

MÓDULO	MATERIA	CURSO	SEMESTRE	CRÉDITOS	TIPO
MATERIAS COMUNES	TECNOLOGÍA ELECTRÓNICA	3º	5º	6	Obligatoria
PROFESOR(ES)			DIRECCIÓN COMPLETA DE CONTACTO PARA TUTORÍAS (Dirección postal, teléfono, correo electrónico, etc.)		
<ul style="list-style-type: none"> - Francisco J. Pelayo Valle (Grupos amplios A y B, y grupos reducidos) - Pablo Martínez Cañada (Grupos reducidos) 			Departamento de Arquitectura y Tecnología de Computadores ETS de Ingenierías Informática y Telecomunicaciones C/ Daniel Saucedo Aranda, s/n ; segunda planta. - Francisco J. Pelayo: Telf. 958240581- fpelayo@ugr.es - Pablo Martínez Cañada: Telf.958241775- pablomc@ugr.es		
			HORARIO DE TUTORÍAS		
			http://grados.ugr.es/telecomunicacion/pages/infoacademica/profesorado/*/33 Cita previa mediante e-mail al profesor o profesora correspondiente.		
GRADO EN EL QUE SE IMPARTE			OTROS GRADOS A LOS QUE SE PODRÍA OFERTAR		
Grado en Ingeniería de Tecnologías de Telecomunicación					
PRERREQUISITOS Y/O RECOMENDACIONES (si procede)					
Se recomienda haber superado las asignaturas y adquirido las competencias de cuatrimestres precedentes.					
BREVE DESCRIPCIÓN DE CONTENIDOS (SEGÚN MEMORIA DE VERIFICACIÓN DEL GRADO)					
Introducción a los sistemas electrónicos programables. Microprocesadores y microcontroladores. Interfaces de memoria y de entrada/salida. Dispositivos de hardware reconfigurable. HDL y fundamentos de síntesis automática.					
COMPETENCIAS GENERALES Y ESPECÍFICAS					



ugr | Universidad de Granada

Página 1

INFORMACIÓN SOBRE TITULACIONES DE LA UGR
<http://grados.ugr.es>

Firmado por: FERNANDO JOSE ROJAS RUIZ Secretario/a de Departamento
 Sello de tiempo: 02/06/2018 11:19:27 Página: 1 / 5



E+2PD5bY1JVgAIPcE2P4L35CKCJ3NmbA

La integridad de este documento se puede verificar en la dirección <https://sede.ugr.es/verifirma/pfinicio.jsp> introduciendo el código de verificación que aparece debajo del código de barras.

Competencias Específicas de la Asignatura

- C9: Capacidad de diseño de circuitos combinatoriales, secuenciales, síncronos y asíncronos, y de utilización de microprocesadores y circuitos integrados.
- C10: Conocimiento y aplicación de los lenguajes de descripción de dispositivos de hardware.

Competencias Transversales

- C1: Capacidad para aprender de manera autónoma nuevos conocimientos y técnicas adecuados para la concepción, el desarrollo o la explotación de sistemas y servicios de telecomunicación.
- C2: Capacidad de utilizar aplicaciones de comunicación e informáticas (ofimáticas, bases de datos, cálculo avanzado, gestión de proyectos, visualización, etc.) para apoyar el desarrollo y explotación de redes, servicios y aplicaciones de telecomunicación y electrónica.
- C3: Capacidad para utilizar herramientas informáticas de búsqueda de recursos bibliográficos o de información relacionada con las telecomunicaciones y la electrónica.

OBJETIVOS (EXPRESADOS COMO RESULTADOS ESPERABLES DE LA ENSEÑANZA)

- Conocer las alternativas de implementación de sistemas electrónicos basados en microprocesadores y en chips configurables por el usuario.
- Conocer la arquitectura de procesadores integrados para aplicaciones específicas; especialmente los microcontroladores.
- Aprender la metodología de desarrollo de sistemas electrónicos basados en microprocesadores y en chips configurables por el usuario.
- Comprender el funcionamiento de buses, memorias, e interfaces de entrada/salida en el contexto de los sistemas basados en microprocesadores para aplicaciones específicas.
- Diseñar sistemas electrónicos digitales programables con requisitos especiales de consumo, portabilidad, fiabilidad y coste.
- Saber especificar un sistema electrónico digital mediante un lenguaje de descripción de hardware (HDL)
- Conocer los fundamentos de las herramientas de síntesis automática de hardware digital.
- Distinguir las características tecnológicas, estructurales y funcionales de los chips configurables por el usuario.
- Utilizar herramientas de desarrollo de sistemas electrónicos basados en microprocesadores y de herramientas de síntesis automática de sistemas digitales

TEMARIO DETALLADO DE LA ASIGNATURA

TEMARIO TEÓRICO:

1. Introducción.
 - 1.1 Evolución de la tecnología
 - 1.2 Alternativas de implementación de sistemas electrónicos digitales
 - 1.3 Evolución de metodologías de diseño
 - 1.4 Sistemas programables y de hardware configurable.
2. Microprocesadores
 - 2.1 El microprocesador como componente principal de los sistemas electrónicos digitales.
 - 2.2 Clasificación de los procesadores integrados actuales.
 - 2.3 Sistemas basados en microprocesadores: generalidades, metodología y herramientas de desarrollo. Organización de la memoria y entradas/salidas.
3. Sistemas con microcontroladores
 - 3.1 Arquitectura y programación de microcontroladores.
 - 3.2 Recursos internos para E/S: Puertos paralelo y serie, conversión A/D y módulos CCP



- 3.3 Interrupciones, condiciones de inicialización, modos de bajo consumo.
- 3.4 Diseño de sistemas con microcontroladores: selección del microcontrolador; conexión de memorias externas; conexión de los puertos y buses externos del microcontrolador.
- 4. Lenguajes de descripción de dispositivos de hardware
 - 4.1 Estudio de lenguaje estándar de descripción de hardware: especificaciones estructurales y funcionales.
 - 4.2 Descripciones HDL para síntesis. Inferencia de recursos de hardware.
- 5. Dispositivos de hardware reconfigurable
 - 5.1 Revisión de tecnologías y arquitecturas de chips configurables por el usuario
 - 5.2 Procesadores integrados en chips configurables
- 6. Síntesis de hardware digital
 - 6.1 Compiladores de HDL para simulación y para síntesis.
 - 6.2 Sintetizadores lógicos y RT. Fundamentos y técnicas de optimización.

TEMARIO PRÁCTICO:

Seminarios

- S1 Herramientas de desarrollo de sistemas con microcontroladores
- S2 Entorno integrado de especificación, simulación y síntesis de HDL

Prácticas de laboratorio

- P1 Especificación y simulación de sistemas electrónicos digitales basados en microcontroladores.
- P2 Desarrollo de sistemas basados en microcontroladores.
- P3 Especificación en HDL y simulación de sistemas electrónicos digitales RT
- P4 Síntesis de arquitecturas HDL en circuitos integrados de lógica configurable por el usuario

BIBLIOGRAFÍA

BIBLIOGRAFÍA:

- Compilador C CCS y simulador Proteus para microcontroladores PIC. 2ª edición. Marcombo, 2009.
- Microcontroladores PIC ;José M. Angulo Usategui, Ignacio Angulo Martínez. Mc Graw-Hill, 2003.
- Standard IEEE Std 1076.
- VHDL for Logic Synthesis ; A. Rushton John Wiley and Sons, 2011.
- Maxfield, C., FPGAs: Instant Access, Newnes 2008
- Rapid Prototyping of Digital Systems : SOPC Edition . J.O. Hamblen, T.S. Hall, y M.D. Furman , Springer, 2008.

ENLACES RECOMENDADOS

Webs de fabricantes de circuitos integrados (microcontroladores, FPGAs, etc), y de hardware y software de desarrollo.

METODOLOGÍA DOCENTE

1. ACTIVIDAD FORMATIVA: Lección magistral (Clases teóricas-expositivas; grupos grandes)

- Descripción: Presentación en el aula de los conceptos propios de la materia, haciendo uso de metodología expositiva con lecciones magistrales participativas y medios audiovisuales. Evaluación y examen de las capacidades adquiridas.
- Propósito: Transmitir los contenidos de la materia motivando al alumnado a la reflexión, facilitándole el descubrimiento



ugr | Universidad de Granada

Página 3

INFORMACIÓN SOBRE TITULACIONES DE LA UGR
<http://grados.ugr.es>

Firmado por: FERNANDO JOSE ROJAS RUIZ Secretario/a de Departamento

Sello de tiempo: 02/06/2018 11:19:27 Página: 3 / 5



E+2PD5bY1JVgAIPcE2P4L35CKCJ3NmbA

La integridad de este documento se puede verificar en la dirección <https://sede.ugr.es/verifirma/pfinicio.jsp> introduciendo el código de verificación que aparece debajo del código de barras.

de las relaciones entre diversos conceptos y formarle una mentalidad crítica.

- Contenido en ECTS: 30 horas presenciales (1,2 ECTS).

- Competencias: C9, C10.

2. ACTIVIDAD FORMATIVA: Actividades prácticas (Clases prácticas de laboratorio; grupos pequeños)

- Descripción: Realización de prácticas de laboratorio, aplicando los conceptos de las clases teóricas, así como los recursos impartidos en las sesiones de seminario.

- Propósito: Desarrollo en el alumnado de las habilidades instrumentales de la materia.

- Contenido en ECTS: 25 horas presenciales (1 ECTS).

- Competencias: C9, C10.

3. ACTIVIDAD FORMATIVA: Seminarios (grupos pequeños)

- Descripción: Presentación de herramientas de desarrollo de sistemas electrónicos y sesiones de laboratorio guiadas (tutoriales).

- Propósito: Desarrollo en el alumnado de las competencias cognitivas y procedimentales de la materia.

- Contenido en ECTS: 5 horas presenciales (0,2 ECTS).

- Competencias: C2, C3, C9, C10.

4. ACTIVIDAD FORMATIVA: Actividades no presenciales individuales (Estudio y trabajo autónomo)

- Descripción: 1) Actividades (guiadas y no guiadas) propuestas por el profesor a través de las cuales, y de forma individual, se profundiza en aspectos concretos de la materia, posibilitando al estudiante avanzar en la adquisición de determinados conocimientos y procedimientos de la materia, 2) Estudio individualizado de los contenidos de la materia, 3) Actividades evaluativas (informes, exámenes, ...).

- Propósito: Favorecer en el estudiante la capacidad para autorregular su aprendizaje, planificándolo, diseñándolo, evaluándolo y adecuándolo a sus especiales condiciones e intereses.

- Contenido en ECTS: 45 horas no presenciales (1.8 ECTS).

- Competencias: C1, C3.

5. ACTIVIDAD FORMATIVA: Actividades no presenciales grupales (Estudio y trabajo en grupo)

- Descripción: 1) Actividades (guiadas y no guiadas) propuestas por el profesor a través de las cuales, y de forma grupal, se profundiza en aspectos concretos de la materia, posibilitando a los estudiantes avanzar en la adquisición de determinados conocimientos y procedimientos de la materia.

- Propósito: Favorecer en los estudiantes la generación e intercambio de ideas, la identificación y análisis de diferentes puntos de vista sobre una temática, la generalización o transferencia de conocimiento y la valoración crítica del mismo.

- Contenido en ECTS: 40 horas no presenciales (1,6 ECTS).

- Competencias: C1, C2, C9, C10.

6. ACTIVIDAD FORMATIVA: Tutorías académicas (grupos pequeños)

- Descripción: Consistirán en sesiones en el mismo laboratorio de prácticas, destinadas a la resolución de dudas y problemas relacionados con el desarrollo de las prácticas y de otros trabajos teórico-prácticos propuestos.

- Propósito: 1) Orientan el trabajo autónomo y grupal del alumnado, 2) profundizar en distintos aspectos de la materia y 3) orientar la formación académica-integral del estudiante.

- Contenido en ECTS: 5 horas presenciales, grupales (0,2 ECTS).

- Competencias: C9, C10

METODOLOGÍA DE ENSEÑANZA Y APRENDIZAJE: las actividades formativas propuestas se desarrollarán desde una metodología participativa y aplicada que se centra en el trabajo del estudiante (presencial y no presencial/individual y grupal). Como norma general, se plantearán experiencias a desarrollar por los estudiantes que sean evaluables de forma objetiva e individual (incluso cuando correspondan a trabajos en grupo); y que fomenten en los estudiantes una aptitud cooperativa a la vez que competitiva en su proceso de aprendizaje.



ugr | Universidad
de Granada

Página 4

INFORMACIÓN SOBRE TITULACIONES DE LA UGR
<http://grados.ugr.es>

Firmado por: FERNANDO JOSE ROJAS RUIZ Secretario/a de Departamento

Sello de tiempo: 02/06/2018 11:19:27 Página: 4 / 5



E+2PD5bY1JVgAIPcE2P4L35CKCJ3NmbA

La integridad de este documento se puede verificar en la dirección <https://sede.ugr.es/verifirma/pfinicio.jsp> introduciendo el código de verificación que aparece debajo del código de barras.

EVALUACIÓN (INSTRUMENTOS DE EVALUACIÓN, CRITERIOS DE EVALUACIÓN Y PORCENTAJE SOBRE LA CALIFICACIÓN FINAL, ETC.)

Con objeto de evaluar la adquisición de los contenidos y competencias a desarrollar en la materia, se utilizará un sistema de evaluación diversificado, seleccionando las técnicas más adecuadas para cada asignatura en cada momento, que permita poner de manifiesto los diferentes conocimientos y capacidades adquiridos por el alumnado. De entre las técnicas evaluativas se utilizarán las siguientes:

- Para la parte teórica se realizarán exámenes finales o parciales, sesiones de evaluación y entregas de ejercicios sobre el desarrollo y los resultados de las actividades propuestas. La ponderación de este bloque será del 60%
- Para la parte práctica se realizarán prácticas de laboratorio, resolución de problemas y desarrollo de proyectos (individuales o grupales), y se valorarán las entregas de los informes/memorias realizados por los alumnos y, en su caso, las entrevistas personales con los alumnos y las sesiones de evaluación. La ponderación de este bloque será de un 40%.
- Es necesario aprobar ambas partes por separado para aprobar la asignatura aplicando la ponderación relativa indicada.
- Todo lo relativo a la evaluación se regirá por la Normativa de evaluación y calificación de los estudiantes vigente en la Universidad de Granada, que puede consultarse en http://secretariageneral.ugr.es/bougr/pages/bougr112/_doc/examenes%21

DESCRIPCIÓN DE LAS PRUEBAS QUE FORMARÁN PARTE DE LA EVALUACIÓN ÚNICA FINAL ESTABLECIDA EN LA “NORMATIVA DE EVALUACIÓN Y DE CALIFICACIÓN DE LOS ESTUDIANTES DE LA UNIVERSIDAD DE GRANADA”

Para los estudiantes que se acojan a la evaluación única final (siguiendo el proceso establecido de solicitud al principio del curso, según la normativa de la Universidad de Granada), esta modalidad de evaluación estará compuesta por las pruebas oportunas que permitan acreditar que el estudiante ha adquirido la totalidad de las competencias generales y específicas descritas en el apartado correspondiente de esta Guía Docente.

Para la convocatoria ordinaria la prueba consistirá en:

- Examen escrito del bloque de teoría.
- Examen escrito del bloque de prácticas.

La ponderación relativa en su contribución a la nota final, y el requisito de aprobación de ambas partes por separado, coinciden con los indicados más arriba para la evaluación continua.

Para las convocatorias extraordinarias se aplica el mismo procedimiento de la evaluación única final.

RÉGIMEN DE ASISTENCIA

Para el seguimiento con éxito de la asignatura, se recomienda la asistencia al máximo número de las clases programadas. La asistencia a las clases de teoría no es obligatoria, excepto para las sesiones de ejercicios y pruebas de evaluación que se programen, cuya realización es obligatoria para posibilitar una evaluación continua de la asignatura. Por otro lado, se requiere de la asistencia al 80% de las sesiones programadas de prácticas. En caso de incumplimiento se calificará con 0 puntos la parte correspondiente.

INFORMACIÓN ADICIONAL

Plataforma web de apoyo a la docencia SWAD (<http://swad.ugr.es>).



ugr | Universidad
de Granada

Página 5

INFORMACIÓN SOBRE TITULACIONES DE LA UGR
<http://grados.ugr.es>

Firmado por: FERNANDO JOSE ROJAS RUIZ Secretario/a de Departamento

Sello de tiempo: 02/06/2018 11:19:27 Página: 5 / 5



E+2PD5bY1JVgAIPcE2P4L35CKCJ3NmbA

La integridad de este documento se puede verificar en la dirección <https://sede.ugr.es/verifirma/pfinicio.jsp> introduciendo el código de verificación que aparece debajo del código de barras.