

Curriculum-vitae
de
Alberto Prieto Espinosa
(Versión completa)



Versión web:

<https://icar.ugr.es/informacion/directorio-personal/alberto-prieto-espinosa/web>

Wikipedia:

https://es.wikipedia.org/wiki/Alberto_Prieto_Espinosa#cite_note-7

Google Académico:

<https://scholar.google.es/citations?user=qgV-u4sAAAAJ&hl=es>

DBLP:

<https://dblp.uni-trier.de/pid/18/4462.html>

Enero 2024

A handwritten signature in black ink, appearing to read "Al Prieto", enclosed within a large, loopy oval shape.

Fdo. Alberto Prieto Espinosa

Contenidos

1. Resumen	5
2. Títulos académicos	7
3. Actividad Docente	7
Puestos docentes	7
Materias impartidas	8
Docencia en cursos monográficos de doctorado.....	8
Docencia en cursos de formación continua.....	9
Participación en Proyectos de Innovación Docente	10
Autoría de libros de texto:	11
Enseñanza Virtual:	11
4. Actividades institucionales de gestión universitaria	12
Cargos universitarios	12
Participación en Órganos Colegiados de Gobierno	13
Participación en Comisiones y Comités de la Universidad de Granada	13
Evaluación de la Calidad de las Universidades	13
Evaluación de Profesorado	14
Organización de cursos.....	14
Otras actividades de gestión universitaria	16
5. Premios y distinciones	17
6. Estancias en centros extranjeros	18
7. Experiencia en organización, gestión y evaluación de I+D	18
Creación y dirección de equipos de investigación.....	19
Juntas directivas de sociedades científicas.....	19
Representaciones internacionales.....	19
Coordinación de redes.....	19
Comités de revistas.....	20
Evaluaciones de I+D	20
Evaluación en revistas y congresos	20
Participación en Tribunales de Tesis Doctorales.....	21
8. Organización de congresos	28
Presidencia de congresos	28
Participación en la organización de congresos.....	29
Participación en Comités de Programa.....	30
9. Conferencias impartidas y participación en mesas redondas	31
10. Participación en proyectos de I+D con financiación pública o privada	33
Dirección de proyectos de investigación.....	33
Participación como investigador en proyectos.....	34
Logros en la dotación de infraestructura y recursos de los que ha sido responsable ...	36
11 Publicaciones	37
Introducción valorativa	37
Artículos publicados en revistas internacionales.....	39
Publicaciones en la serie Lecture Notes on Computer Science (Springer Verlag).	44
Artículos publicados en revistas nacionales.....	47
Ponencias invitadas en congresos	48
Comunicaciones presentadas y publicadas en congresos internacionales	49
Comunicaciones presentadas y publicadas en congresos nacionales	56
Edición de libros y números especiales de revistas.....	60
Capítulos de libros.....	61
Monografías e informes técnicos (I+D)	63
Artículos de opinión.....	64
12. Tesis doctorales dirigidas	64
13. Tesinas y proyectos finales de carrera dirigidos	68
Tesinas.....	68
Trabajos fin de carrera Ingeniero Electrónico	69
Proyectos Fin de Carrera de Ingeniero Informático	70

15. Transferencia de tecnología y relaciones con empresas	70
Contratos de I+D+i	70
Patentes:.....	71
Traducciones.....	72
Peritajes.....	73
Divulgación Científica y Tecnológica.....	73

Nombre: Alberto Prieto Espinosa
Fecha de nacimiento: 24/8/1945
Cargo: Catedrático de Universidad (desde 26/1/1991), en la actualidad (desde 1/10/2015), Profesor Emérito
Institución: Universidad de Granada
Departamento: Ingeniería de Computadores, Automática y Robótica
Dirección: ETS de Ingenierías Informática y de Telecomunicación.
Universidad de Granada
C/ Periodista Daniel Saucedo, s/n
E-18071 GRANADA
Universidad de Granada.
E-mail: aprieto@ugr.es
Web: <https://icar.ugr.es/informacion/directorio-personal/alberto-prieto-espinosa/web>

1. Resumen

Alberto Prieto Espinosa (San Sebastián, 1945) se licenció en Ciencias Físicas, Especialidad de Electricidad y Electrónica, en 1968 por la Universidad Complutense de Madrid. En 1976 presentó su tesis doctoral en la Universidad de Granada sobre "Concepción, diseño y construcción de un microcomputador para operar con señales analógicas", que es considerada por la comunidad científica como un trabajo pionero en España sobre microprocesadores, habiendo obtenido el Premio Extraordinario de Doctorado, y el Premio Nacional de la Fundación CITEMA a la mejor Tesis Doctoral en Informática.

Al finalizar sus estudios en la Universidad Complutense, y durante dos cursos académicos (1968-69, 1969-70), desarrolló su actividad investigadora y docente en la E.T.S.I. Industriales de San Sebastián y en el Centro de Investigaciones Técnicas de Guipúzcoa, bajo la dirección del Profesor José Miró Nicolau, acerca de la "Simulación y ensayo de sistemas digitales". En el curso 1970-71 se incorporó a la Universidad de Granada, permaneciendo en ella hasta la fecha.

Ha sido investigador visitante de los siguientes centros:

- 1975 - University of Rennes, Rennes, France (en colaboración con el Prof. G. Boulaye)
- 1987 - The Open University, Milton Keynes, UK (en colaboración con el Prof. S.L. Hurst)
- 1991 - National Polytechnique de Grenoble, Grenoble, France (en colaboración con los Profs. J. Hérault and C. Jutten)
- 1991-92 - University College, London, UK (en colaboración con el Prof. P. Treleaven)

En la actualidad es profesor emérito en el área de Arquitectura y Tecnología de Computadores, e investigador de la unidad "**Advanced Computing Architectures and Smart Embedded Systems**", integrada en el Centro de Investigación en Tecnologías de la Información y de las Comunicaciones de la Universidad de Granada (CITIC-UGR). Hasta septiembre de 2015 catedrático de Universidad.

Por lo que respecta a la **actividad de gestión universitaria**, en 1972 fue encargado por el rectorado de la Universidad de Granada de la creación del **Centro de Cálculo** de la Universidad (hoy Servicio de Informática y de Redes de Comunicaciones), siendo su Director hasta 1984. Al año siguiente (1985) fue encargado de la puesta en marcha de los **estudios de informática** de la universidad (integrados actualmente en la E.T.S.I. Informática y de Telecomunicación), siendo su coordinador hasta 1990. Posteriormente, ocupó el cargo de Subdirector del citado centro hasta que, en 1997, pasó a promover y organizar el nuevo **Departamento de Arquitectura y Tecnología de Computadores**. Fue Director de éste hasta febrero de 2010, fecha en que, también por encargo del rectorado, se hizo responsable del establecimiento y organización del **Centro de Investigación en Tecnologías de la Información y las Comunicaciones** (CITIC-UGR), siendo elegido Director del mismo en julio de 2011 y cesando en julio de 2013.

El Dr. Prieto también fue el promotor, y responsable hasta 2011, del **Grupo de Investigación en "Circuitos y Sistemas para Procesamiento de la Información** (CASIP), reconocido por la Junta de Andalucía como Grupo TIC-117. En la actualidad (2014) está integrado por 36 miembros, de los que 33 son doctores. En el quinquenio 2008-12 se produjo una media anual de 35,4 artículos en

revistas especializadas, la mayoría de ellas indexadas en la ISI WoK, habiendo obtenido en el período citado una financiación media de 940 mil euros por año a través de convocatorias públicas competitivas, incluyendo proyectos de la Comunidad Europea.

En cuanto a la **actividad académica** del Prof. Prieto, en la actualidad imparte su docencia en el Máster “Ingeniería de Computadores y Redes”, integrado en el Programa Oficial de Doctorado en TIC de la UGR (con mención de calidad) así como en los grados de Ingeniería de Telecomunicación e Ingeniería Electrónica Industrial. Es coautor de cinco libros de texto, tres de la editorial McGraw-Hill (uno de ellos en su cuarta edición), otro en Thomson y el último en el Grupo Editorial Garceta. Premio a la Innovación y Calidad Docente (Edición 2018, AENUI).

La **actividad investigadora** del Prof. Prieto se puede resumir indicando que es coautor de más de 250 artículos en revistas o congresos especializados, habiendo además coeditado nueve volúmenes de la serie “Lecture Notes in Computer Science (LNCS)” publicados por Springer Verlag. En marzo de 2022 en Google Scholar figura con más de 5.800 citas, índice h= 40 e índice i10=126.

Ha obtenido evaluaciones positivas de su actividad investigadora de los últimos 36 años (6 sexenios) por parte de la Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI)

- [Relación de publicaciones referenciadas en la ISI Web of Knowledge.](#)
- [Relación de publicaciones referenciadas en la Computer Science Bibliography database \(DBLP\)](#)
- [Relación de publicaciones referenciadas en Google Scholar.](#)

Desde 1989 participa ininterrumpidamente en proyectos de investigación del Plan Nacional de Investigación (en muchos de ellos como IP), y desde 2002 en proyectos de la Comunidad Europea, destacando la reciente concesión del proyecto Human Brain (línea de Neurobótica), siendo IP de estos proyectos el Prof. Eduardo Ros.

El Dr. Prieto fue miembro del “Editorial Board” de las revistas “Neurocomputing (Elsevier)”, “Neural Processing Letters (Springer)” e “International Journal of High Performance Systems Architecture (Inderscience)”, y fue promotor y Presidente del Comité Organizador de varias ediciones del “International Workshop on Artificial Neural Networks (IWANN)”, que inició su andadura en Granada (17-19 de septiembre de 1991). Este congreso bianual, en la última edición de CORE (2011), figura en la categoría B. También organizó la “7th International Conference on Microelectronics for Neural, Fuzzy Logic and Bio-inspired Systems” (MicroNeuro’99, Granada del 7 al 9 de abril de 1999), y el “5th International Conference on Independent Component Analysis and Blind Signal Separation” (ICA’2004, Granada 22 al 24 de septiembre de 2004). Con el Prof. Juan José Moreno Navarro, en 2005, promovió la creación del Congreso Español de Informática (CEDI), participando en su comité de dirección en las distintas ediciones mantenidas y recibiendo, por ello, junto con el Prof. Moreno, el Premio Nacional de Informática “Ramón Llull” en 2006.

Además del premio citado anteriormente, y de los obtenidos por su tesis doctoral, también ya mencionados, el Prof. Prieto consiguió, en su primera edición, el Premio de Investigación de la Universidad de Granada (en el ámbito de Ingeniería y Arquitectura, 2006), el Premio de Excelencia Docente (campo de Ingeniería y Arquitectura, 2010) y el Premio Nacional de Calidad e Innovación Docente otorgado por la AENUI (2018). También es miembro numerario de la Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada (elegido el 15 de mayo de 2007). Desde el 8 de junio de 2015 a 11 de mayo de 2021 fue Presidente de la Sección de Físico-Química de dicha Academia.

Por otra parte, fue designado miembro del IFIP WG 10.6 (“Neural Computer Systems”) así como “Senior Live” de la IEEE. El Dr. Prieto fue el creador, y Presidente hasta junio de 2013, del “Spanish RIG of the IEEE Neural Networks Council”, hoy “IEEE Computational Intelligence Society”.

De lo que, sin duda, el Prof. Prieto se siente más orgulloso es de la labor formativa desarrollada en la Universidad, plasmada en la creación del Grupo de Investigación anteriormente citado, habiendo codirigido 29 tesis doctorales y habiéndose formado en dicho grupo 10 catedráticos de universidad; así como de que las estructuras que puso en marcha hayan coadyuvado a que la investigación en informática (*Computer Science*) en la UGR llegue a estar, en cuanto a publicaciones científicas, en el

primer puesto de toda España, entre las 10 primeras de Europa y las 50 primeras del mundo, según los datos de los últimos rankings de Shangai y de la National Taiwan University Ranking (NTU).

2. Títulos académicos

- Bachiller Superior en la Universidad de Salamanca; 1962
- Licenciado en Ciencias Físicas (especialidad de Electricidad y Electrónica) en la Universidad Complutense de Madrid. Título expedido el 30-9-1968. Título de la tesina: "Regulación de la velocidad de motores por medio de tiristores".
- Doctor en Ciencias Físicas en la Universidad de Granada. Título de la Tesis: "Concepción, diseño y realización de un microcomputador para operar con señales analógicas". Director: Prof. Dr. D. Bernardo García Olmedo. Calificación: de Sobresaliente cum-laude por unanimidad (14/5/76). Premio Extraordinario de Doctorado y Premio Nacional CITEMA a la mejor Tesis Doctoral en Informática.

3. Actividad Docente

Cincuenta años de docencia ininterrumpida, tanto en primer y segundo ciclo como en asignaturas de doctorado o de máster (con mención de calidad).

Preparación de nuevas asignaturas y material cuando surgieron las titulaciones de Físicas, Informática, Telecomunicaciones e Ingeniería Electrónica

Libros de texto en las editoriales McGraw-Hill y Thomson, con difusión internacional.

Premio de Excelencia Docente de la Universidad de Granada, Área de Ingeniería y Arquitectura (Edición de 2009)

Premio Nacional a la Innovación y Calidad Docente, edición 2018, otorgado por la AENUI (Asociación de Asociaciones de Enseñantes Universitarios de la Informática)

Ocho tramos docentes (quinquenios).

Autor del curso Fundamentos de Informática en forma de 37 video-clases que se encuentran en-línea en abierto (Youtube), habiendo tenido (datos del 21/06/2018) 229.400 visualizaciones con una duración total de 968.728 minutos. Un 47% de las visitas proceden de España, y el resto (53 %) de otros 103 países entre los que se encuentran, además de los países latinoamericanos, entre otros los siguientes (por orden de número de accesos): Estados Unidos, Italia, Suecia, Francia, Reino Unido, Portugal, Alemania, Rumania, Canadá, etc. (Ver en: http://atc.ugr.es/APrieto_videoclases),

Puestos docentes

- Nombramiento: Profesor Ayudante
Escuela Técnica Superior de Ingenieros Industriales (S. Sebastián)
Fecha: 1-10-68 a 30-9-70
- Nombramiento: Profesor Ayudante
Universidad de Granada
Fecha: 1-10-70 a 30-9-72
- Nombramiento: Profesor Adjunto Contratado
Universidad de Granada
Fecha: 1-10-72 a 30-9-73
- Nombramiento: Profesor Ayudante
Universidad de Granada
Fecha: 1-1-74 a 30-4-76
- Nombramiento: Profesor Adjunto interino de Electrónica

- Universidad de Granada
 - Fecha: 1-5-76 a 3-6-81
- Nombramiento: Profesor Agregado interino de Electrónica
Universidad de Granada
Fecha: 4-6-81 a 18-4-83
- Nombramiento: Encargado de Agregaduría de Electrónica
Universidad de Granada
Fecha: 19-4-83 a 3-7-84
- Nombramiento: Profesor Adjunto numerario de Electrónica/ Profesor Titular de Universidad.
Universidad de Granada
Fecha: 19-4-83 a 25/1/91
- Nombramiento: Catedrático de Universidad
Universidad de Granada
Fecha: 26/1/1991
- Nombramiento: Profesor Emérito
Universidad de Granada
Fecha: 1/10/2016

Materias impartidas

- Desde el 1710/1979 hasta el curso académico 1985-86 impartió, en diversos cursos académicos, las asignaturas de Electrónica General (en C. Químicas y C. Físicas), Teoría de Sistemas, Electrónica I y Electrónica II (en la especialidad de Electricidad y Electrónica de Ciencias Físicas).
- Desde el curso 1979-80 hasta el 1999-93 impartió en 5º de Ciencias Físicas (especialidad de Electrónica) la asignatura de "Automática (Estructura de Computadores y microprocesadores)"
- Desde el curso 1985-86 hasta el 1993-94, en 1º de Informática la asignatura "Informática General".
- Desde el curso 1994-95 al 2009-10 impartió "Introducción a los Computadores", en 1º de la titulación de Ingeniero Informático.
- Desde el curso 1993-94 hasta el curso 1999-2000 impartió "Fundamentos de Computadores II", asignatura del curso de adaptación del primer ciclo de Físicas a Ingeniero Electrónico, y en la actualidad optativa del título de Licenciado en Física.
- Desde sus inicios (curso 1994-95) a la actualidad profesor imparte una tercera parte de la asignatura "Sistemas Telemáticos" del último curso de la titulación Ingeniero Electrónico.
- Desde sus inicios (curso 2004-05) al curso 2009-10 impartió la asignatura Fundamentos de Computadores en los estudios de Ingeniero de Telecomunicación.
- Desde sus inicios (curso 20010-11) a la actualidad imparte la asignatura "Fundamentos de Informática" en los grados en Ingeniería de Tecnologías de Telecomunicación y en el de Ingeniería Electrónica Industrial.

Docencia en cursos monográficos de doctorado

En la Universidad de Granada

- "Teoría de la señal y modulación". Cursos Monográficos de Doctorado del Departamento de Electricidad y Electrónica de la Universidad de Granada (Cursos 82-83 y 83-84)
- "Estructura de ordenadores"; curso 1984-85
- "Estructuras de Computadoras de Alta Velocidad", Cursos Monográficos de Doctorado del Departamento de Electricidad y Electrónica de la Universidad de Granada (Curso 85-86).
- "Arquitecturas Avanzadas de Computadores", Cursos Monográficos de Doctorado del Departamento de Electrónica de la Universidad de Granada (Curso 86-87 a 88-89)
- "Circuitos y Redes Neuronales", Programa: Nuevas Perspectivas en Microelectrónica y Tecnología de Computadores, (Cursos 89-90 al 94-95).
- "Arquitecturas híbridas para sistemas inteligentes", Programa: Nuevas Perspectivas en Microelectrónica y Tecnología de Computadores, (Cursos 95-96, 98-99).
- "Modelos de redes neuronales artificiales", Programa: Nuevas Perspectivas en Microelectrónica y Tecnología de Computadores, (Cursos 95-96, 98-99, 99-00).
- "Sistemas de procesamiento inteligentes", Programa: Ingeniería de Computadores: Perspectivas y Aplicaciones, (Cursos 2000- 2001 a 2003-2004).
- "Periféricos avanzados e interfaces persona-computador", Máster en Ingeniería de Computadores y Redes", Departamento de Arquitectura y Tecnología de Computadores.

Universidad de Granada. Reconocido por la Junta de Andalucía e integrado en el programa de Postgrado en Tecnología de la Información y de la Comunicación, con mención de Calidad del Ministerio de Educación y Ciencia. Curso 2006-07 a 2013-14.

- “Metodología de la Investigación”, Master Universitario Oficial en Ciencia de Datos e Ingeniería de Computadores. Curso 2014-15 y 2015-16.

En otras universidades

- *Universidad Carlos III* (Madrid). Impartición el 23 y 24 de Noviembre de 1998, en el Programa de Doctorado Tecnologías de la Comunicaciones organizado por los departamentos de Ingeniería Telemática y Teoría de Señal y de las Comunicaciones de la ETSI de Telecomunicaciones, de 8 horas, de los temas: “Sistemas bioinspirados” y “Separación ciega de fuentes”.
- *Universidad de Holguín (Cuba)*. Impartición del 17 a 21 de Febrero de 2003, en el Programa de Doctorado en Informática organizado en colaboración con la Universidad de Granada, de 10 horas sobre el tema “Nuevas metodologías y perspectivas en tecnología de computadores”

Docencia en cursos de formación continua

Participación como profesor en los siguientes cursos (algunos impartidos completamente):

- “Lenguaje de Programacion Fortran V”, Centro de Cálculo de la Unv. de Gra. Director y profesor del Curso. Febrero-Abril 1973.
- “Lenguaje de Programacion Fortran V”, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Oct.-Enero 1973
- “Fundamentos de Informática”, Centro de Cálculo de la Unv. Gr. Director y profesor del Curso. Nov. 1973
- “Aplicaciones de la Informática en la Educación”, CAP, ICE, Unv. Granada, Profesor, Junio 1973.
- “Lenguaje de Programacion Fortran V”, Colegio Unv. de Málaga, Profesor del Curso. Febrero-Abril, 1973
- “Lenguaje de Programacion Fortran V”, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Octubre- dic. 1974
- “Lenguaje de Programacion Fortran V”, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Octubre- Septiembre 1974
- “Fundamentos de Informática”, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct.-Dic. 1975
- “Fundamentos de Informática”, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct. Diciembre 1976
- “Fundamentos de Informática”, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct. Diciembre 1976
- "Introducción a los microprocesadores"; Departamento de Electrónica. Universidad de Granada; 21/5/84 a 8/6/1984
- "Microprocesadores y Microordenadores"; Facultad de Ciencias de la Universidad de Granada; Programa de Formación Ocupacional del Fondo Social Europeo. cursos 1985-86; 1986-87; 1987-88
- “Microprocesadores y Microordenadores”, Curso de Formación Ocupacional de la U. de G. en colaboración con el Fondo Social Europeo (225 horas), Granada 5 de Septiembre-15 Diciembre 1989 (impartición de 21 horas).
- "Control de procesos industriales", Facultad de Ciencias de la Universidad de Granada; Programa de Formación Ocupacional del Fondo Social Europeo. 1986-87; 1987-88; 1988-89
- “Seminario sobre la situación actual y perspectivas de la Informática”, (15 horas) ICE, febrero-abril 1988. Director del curso.
- "Utilización de procesadores de textos: el WordPerfect", V Cursos de Verano de la Universidad de Granada, ICE, Septiembre 1989 Facultad de Ciencias, (Coordinador y profesor del curso)
- “Control de Procesos Industriales”, Curso de Formación Ocupacional de la U. de G. en colaboración con el Fondo Social Europeo y la J. de A. (225 horas). Coordinador: Ramón Román; 18 septiembre a 15 diciembre 1989. (impartición de 28 horas).
- "Curso de ampliación de Electrónica Digital y Microprocesadores"; Facultad de Ciencias. INISEL (Coordinador y profesor del curso) (impartición de 30 horas). 1989-90

- "Sistemas Neuronales Artificiales", VI Cursos de Verano de la Universidad de Granada, ICE, Facultad de Ciencias, 9 a 16 de Septiembre 1991, (Coordinador y profesor del curso)
- "Modelos matemáticas de redes neuronales artificiales" (20 horas) Instituto de Ciencias de la Educación (ICE). 27 a 30 de Abril de 1992. Coordinador y profesor del curso.
- VI Escuela de Microelectrónica, Laredo, 7 a 11 septiembre 1992. Director, Angel Burón. (conferencia invitada)
- "Microprocesadores y microcontroladores de 8 bits", Instituto de Estudios y Aplicaciones de tecnologías Avanzadas, SA (INTAS), 13 a 24 Septiembre 1993 (profesor).
- "Redes Neuronales Naturales y Artificiales", Universidad de Verano de la Unv. de Santiago de Compostela, 5 a 8 de Julio 1993 Director Senén Barro. (impartición de 1.30h)
- Master en Redes y Comunicaciones (FYCSA - INTAS), impartición de la asignatura "El Modelo de referencia OSI" (40 horas)
- "Nuevas Metodologías para el diseño de Sistemas Digitales Electrónicos". (30 horas). X Cursos Internacionales de la Universidad de Granada. (Centro Mediterráneo de la Universidad de Granada. Almuñecar, 19-24 Septiembre 1994). Director y profesor del curso
- "Una visión actual de las redes neuronales artificiales" (30 horas) XI Cursos Internacionales de la Universidad de Granada. (Centro Mediterráneo de la Universidad de Granada. Almuñecar, 25-29 Septiembre 1995). Director y profesor del curso
- "Internet avanzada: Instalación, Administración y Programación de sitios web", (36 horas), Centro de Enseñanzas Propias. U.de Gr., 15 a 20 Julio 1996. Profesor y Coordinador del Curso
- "Arquitecturas de cómputo especializadas" (30 horas), Centro Mediterráneo de la Universidad de Granada. Almuñecar, 23 a 27 Septiembre 1996. Director y pofesor del curso
- "Some topics about intelligent systems"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. Director y pofesor del curso 15-19/9/97
- "Edificios Inteligentes y Domótica"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. 24-27/9/01.
- "Técnicas de (co-)diseño de hard. reconfigurable"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. 16-20/9/02.
- "Técnicas de Seguridad en Internet"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. 21-25/7/03
- Métodos, aplicaciones y tendencias de la Robótica CMUG,(A6), 30 horas, Almuñecar 26-30/7/2004.
- "Tecnologías para el desarrollo de plataformas móviles"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. 25/7/2011.
- "Animación digital y videojuegos"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. Almuñecar, 23-27 Julio 2012.
- "Tendencias en ingeniería de computadores"; Centro Mediterráneo de la Universidad de Granada. Almuñecar. 22 a 26 Julio 2013.
- "Fundamentos teórico-prácticos de drones remotamente pilotados"; Centro Mediterráneo de la UGR. Granada, de 6 de octubre a 1 de diciembre de 2017.

Participación en Proyectos de Innovación Docente

Proyectos de innovación docente, obtenidos en convocatorias públicas del rectorado de la UGR y con evaluación final, en que ha participado:

- Uso de bitácoras en una asignatura de Informática. Código: 03-02-08. Año: 2003.
- Uso de bitácoras y wikis en clases de informática. Código: 04-03-51. Año: 2004.
- Creación de portal de gestión de conocimiento. Código: 05-03-47. Año: 2005.
- Creación de un portal de aprendizaje y gestión de contenidos docentes. Código: 06-03-17. Año: 2006.
- ADAII: Propuesta de Actividades Docentes para los Alumnos de asignaturas de Introducción a la Informática. Unidad de Innovación Docente de la UGR. 29 de octubre de 2010 al 29 de Julio de 2011.
- FI-Invertido: Desarrollo y producción de un curso de Fundamentos de Informática para difusión en-línea, de acceso abierto y su utilización siguiendo la metodología de aula invertida. PID 15-62. Unidad de Calidad, Innovación y Prospectiva de la UGR. 1 de octubre de 2015 a 30 de septiembre de 2017. (2.840,00 €). Investigador principal.

- RLAB (Remote Lab): Acceso remoto a laboratorios basados en microcontroladores y sistemas electrónicos digitales, IP: Antonio Díaz. Unidad de Calidad, Innovación Docente y Prospectiva (1 de enero 2021 a 30 de mayo de 2022) (2.960,00 €)- Investigador.

Autoría de libros de texto:

1. Fundamentos de Fortran V. Alberto Prieto Espinosa, Secretariado de Publicaciones de la Univ. de Granada, Dp. Legal. Gr. 418. 1982.
2. Introducción a la informática (1ª Edición); Prieto Espinosa, Alberto ; Lloris Ruiz, Antonio ; Torres Cantero, Juan Carlos; McGraw-Hill / Interamericana de España, S.A. ISBN: 84-7615-367-8 ; 978-84-7615-367-3 (500 p. ; 16x23 cm), 1989.
3. Introducción a la informática (2ª Edición); Prieto Espinosa, Alberto ; Torres Cantero, Juan Carlos ; Lloris, Antonio; McGraw-Hill / Interamericana de España, S.A. ISBN: 84-481-1627-5 ; 978-84-481-1627-9 (500 p. ; 24x19 cm), 1995
4. Diseño lógico ; Lloris Ruiz, Antonio; Alberto Prieto Espinosa; McGraw-Hill / Interamericana de España, S.A. ISBN: 84-481-0646-6 ; 978-84-481-0646-1 (450 p. ; 24x19 cm), 1996
5. Introducción a la informática (3ª Edición); Prieto Espinosa, Alberto ; Lloris Ruiz, Antonio ; Torres Cantero, Juan Carlos; McGraw-Hill / Interamericana de España, S.A. ISBN: 84-481-3217-3 ; 978-84-481-3217-0; (736 p. ; 25x20 cm), 2001
6. Sistemas digitales ; Lloris Ruiz, Antonio ; Prieto Espinosa, Alberto ; Parrilla Roure, Luís; McGraw-Hill / Interamericana de España, S.A. ; ISBN: 84-481-2146-5 ; 978-84-481-2146-4; (624 p. ; 24x17 cm); 2003.
7. Arquitectura de computadores ; Ortega Lopera, Julio; Anguita López, Mancia; Prieto Espinosa, Alberto; Thomson Paraninfo, S.A.; ISBN: 84-9732-274-6 ; 978-84-9732-274-4; (672 p. ; 26x20 cm) 2005.
8. Conceptos de informática: a prueba tu examen con Schaum; Prieto Espinosa, Alberto ; Prieto Campos, Beatriz; Serie Schaum, McGraw-Hill / Interamericana de España, S.A. ISBN: 84-481-9857-3; 978-84-481-9857-2; (552 p. ; 28x22 cm); 2005.
9. Introducción a la informática (4ª Edición); Prieto Espinosa, Alberto; Lloris Ruiz, Antonio ; Torres Cantero, Juan Carlos; McGraw-Hill / Interamericana de España, S.A.; ISBN: 84-481-4624-7 ; 978-84-481-4624-5 (832 p. ; 25x20 cm), 2006
10. Periféricos Avanzados, A. Prieto (Edt.), Grupo Garceta Editorial. 2012.
11. Tecnología y estructura de computadores. Autores: Alberto Prieto Espinosa, Fernando Rojas Ruiz, Pedro A. Castillo Valdivieso, Beatriz Prieto Campos. Editorial: Centro de Estudios Financieros; 352 páginas. ISBN: 978-84-454-3275-4; ISBN PDF: 978-84-454-3369-0; ISBN EPUB: 978-84-454-3777-3. 2016. *Libro de texto utilizado en la Universidad a Distancia de Madrid (UDIMA), (ver <https://tienda.cef.udima.es/libros/tecnologia-estructura-computadores.html>)*
12. Gómez Mula, F., Beatriz Prieto Campos, B., Prieto Espinosa, A. (2024). Domótica e Inmótica. En S. Montero Martínez (Ed.), Tendencias e innovación en la construcción sostenible: Materiales, eficiencia energética y tecnologías inteligentes (Capítulo 7). Cátedra Cívitas - UGR. Capítulo de libro (*en prensa*)

Enseñanza Virtual:

- Autor del curso Fundamentos de Informática en forma de video-clases (37), como material de ayuda de esta asignatura que se imparte en los Grados en Ingeniería de Tecnologías de Telecomunicación y en Ingeniería Electrónica Industrial, ambos de la Universidad de

Granada (UGR). Más detalles en: http://atc.ugr.es/APrieto_videoclases. Las video-clases se encuentran en-línea en abierto (YouTube).

- Coordinador Académico, preparación de todo el material docente y profesor del MOOC Información Digital, las vídeoclases se encuentran en abierto en YouTube.
 - Primera edición: 25 de febrero a 8 de abril de 2018, Alumnos participantes (inscritos): 2314; aprueban el curso 1129 (el 48,79%); solicitan certificado: 896 (79,36%)
 - Segunda edición: 1 de octubre a 18 de noviembre de 2018. Alumnos participantes (inscritos): 1569; aprueban el curso 666 (el 42,45 %); solicitan certificado: 598 (89,79%).
 - Tercera edición: 11 de noviembre 2019 a 8 de enero de 2020. Alumnos participantes (inscritos): 1468; aprueban el curso 573 (el 39 %); solicitan (abonan 36 €) certificado: 495.
 - Cuarta edición: 7 de septiembre a 26 de octubre de 2020. Alumnos participantes (inscritos): 1598; aprueban el curso 665 (el 41,6 %); solicitan certificado: 665.
 - Quinta edición: 6 de septiembre a 25 de octubre de 2021. Alumnos participantes (inscritos): 1645; aprueban el curso 1018; solicitan certificado: 929.
 - Sexta edición: 5 de septiembre a 24 de octubre de 2022. Alumnos participantes (inscritos): 1556 de 8 países distintos; aprueban el curso 937.
- Coordinador Académico, preparación del material docente de dos de sus seis módulos y profesor del MOOC Internet de las Cosas (IoT): hacia la Globalización Digital, las vídeoclases se encuentran en YouTube.
 - Primera edición: 16 de mayo a 4 de julio de 2022, Alumnos participantes (inscritos): 1262 de los cuales 104 son extranjeros de 10 países distintos; aprueban el curso 547; solicitan certificado: 447.

Los vídeos desarrollados por el Prof. Prieto y difundidos en YouTube a fecha de 17 de enero de 2023, tiene 4.900 subscriptores han obtenido un total de 762.921 visualizaciones, la mayoría de ellas (el 65,5%) procedentes de 47 países extranjeros entre los que se encuentran, además de los países latinoamericanos, los siguientes (por orden de número de accesos): Estados Unidos, Portugal, Italia, Reino Unido, Japón, Alemania, Francia y Brasil.

4. Actividades institucionales de gestión universitaria

Miembro por elección del Claustro de la Universidad de Granada ininterrumpidamente desde su constitución después de la transición democrática (28 años).

Miembro por elección en los claustros o juntas de los centros donde ha desarrollado la mayor actividad docente (ininterrumpidamente, durante 41 años).

Desde octubre de 1972 hasta julio de 2013 (es decir, 41 años) de forma casi ininterrumpida ha sido responsable de cargos académicos, o por nombramiento directo del Rector o por elección.

Cargos universitarios

- Desde octubre de 1972, fecha en que fue encargado por el Rectorado, hasta el 14/6/1984, Director del Centro de Cálculo/Informática de la Universidad, bajo la dependencia orgánica del Vicerrector de Investigación.
- Coordinador/Director de los Estudios de Informática (Diplomatura y Licenciatura); desde 15/10/1985 hasta el 17/9/90.

- Subdirector de la Escuela Técnica Superior de Ingeniería Informática (Biblioteca y Relaciones Externas): 1/1/95 a 16/12/1997.
- Director del Departamento de Arquitectura y Tecnología de Computadores, de 17/12/97 a 19 de febrero de 2010.
- Coordinador del Centro de Investigación en Tecnologías de la Información y de las Comunicaciones (CITIC-UGR); desde el 30/1/2009 hasta 14/7/2011.
- Director del Centro de Investigación en Tecnologías de la Información y de las Comunicaciones (CITIC-UGR); desde el 15/7/2011 a 17/7/2013.

Participación en Órganos Colegiados de Gobierno

- Vocal de la Comisión de Investigación de la Universidad de Granada por acuerdo de la Junta de Gobierno de la Universidad, de 15-1-1980 a 4-1984.
- Secretario de la Comisión de Investigación de la Universidad de Granada desde el 7-7-1982 a 4-1984.
- Miembro del Claustro de la Facultad de Ciencias de 15/10/79 a 4/11/80; y de 26/10/82 a 11/6/86
- Miembro de la Junta de la Facultad de Ciencias de 11/6/86 a 22/3/95
- Miembro de la Junta de la Sección de Físicas de la Facultad de Ciencias, de marzo del 1993 hasta febrero del 1996.
- Miembro de la Junta de la Escuela Técnica Superior de Ingeniería Informática desde 8 de marzo de 1995 a 30 de agosto de 2016.
- Miembro del Claustro de la Universidad desde el 3/2/1992 a la actualidad. Desde noviembre de 2015 en representación de los Profesores Eméritos de la universidad.

Participación en Comisiones y Comités de la Universidad de Granada

- Miembro de la Comisión de Estatutos de la Universidad de Granada, por elección de su Claustro: desde el 30 de marzo de 1984 al 20 de febrero de 1986.
- Miembro de la Comisión para el Inicio de los Estudios de Informática (28 de Noviembre de 1984 a 28/11/1986)
- Miembro de la Comisión para la Creación de la Diplomatura de Informática en el Colegio Universitario de Almería Septiembre 1985 a Julio 1986 (6/11/85; BOE 7/10/86)
- Miembro de la Comisión del Servicio de Informática de la Universidad (sector Profesorado) por elección de la Junta de Gobierno de 8/2/1988 a 27/4/89
- Miembro de la Comisión de Integración de los Estudios de Informática en la Facultad de Ciencias, desde 15 Septiembre 1989 hasta 28 de Enero de 1991.
- Miembro de la Comisión para el establecimiento del Plan de Estudios de la Licenciatura de Informática: 15 Enero de 1988 a 15 de Mayo de 1988.
- Miembro de la Comisión Docente de Informática, de la Facultad de Ciencias, desde 15 de Septiembre de 1989 a 7 de marzo 1995.
- Miembro de la Comisión Docente de Ingeniería Electrónica de la Facultad de Ciencias, desde 20/12/1994 a la actualidad.
- Miembro de la Comisión de Planes de Estudio de la ETSI Informática, desde 5 octubre 1993 hasta 24 marzo de 1994.
- Miembro de la Comisión de Evaluación de Espacios de la ETSI Informática, desde el 12 de noviembre de 1996 a 27 de octubre de 1997.
- Miembro de la Comisión de Infraestructura y Asuntos Económicos de la ETSI Informática, desde 4/6/98 a 17/12/98.
- Miembro de la Comisión del Centro de Investigación en Tecnologías de la Información y de las Comunicaciones (CITIC-UGR); desde el 27/2/2008 a la actualidad.
- Miembro del Consejo de Dirección Campus de Excelencia GENIL (UGR), desde el 27 de enero de 2010 a 17/7/2013.

Evaluación de la Calidad de las Universidades

Evaluador Externo del I y II Plan de la Calidad de las Universidades, nombrado por el Consejo de Universidades y el Consejo de Coordinación Universitaria, habiendo actuado en las siguientes evaluaciones:

- Vocal del Comité de Evaluación Externa de los estudios de Informática de la Universidad de La Coruña, Plan Nacional de Evaluación de la Calidad de las Universidades. Mayo 2001

- Presidente del Comité de Evaluación Externa de los estudios de Informática de la Universidad de Burgos. Plan Nacional de Evaluación de la Calidad de las Universidades. Noviembre 2002
- Presidente del Comité de Evaluación Externa de los estudios de Informática de la Universidad de Extremadura (Campus de Mérida). Plan Nacional de Evaluación de la Calidad de las Universidades. Octubre 2003.
- Presidente del Comité de Evaluación Externa de las titulaciones Ingeniero Informático, Ingeniero Técnico de Informática de Sistemas, e Ingeniero Técnico de Informática de Gestión de la Universidad de las Palmas de Gran Canaria. Plan Nacional de Evaluación de la Calidad de las Universidades. Mayo 2004.
- Presidente del Comité de Evaluación Externa de la titulación Ingeniería Automática y Electrónica Industrial de la Universidad de Sevilla. Programa de evaluación Institucional. Agencia Nacional de Evaluación de la Calidad y Acreditación (ANECA), Octubre 2006.

Evaluación de Profesorado

- Miembro del panel de expertos del programa ACADEMIA de la Agencia Nacional de Evaluación de la Calidad y Acreditación (ANECA), 27 de junio de 2008 a 18 de junio de 2009, y de octubre de 2011 a actualidad. En estos periodos de tiempo he evaluado 2 expedientes de candidatos a profesores titulares de universidad y 25 propuestas a catedráticos de universidad.
- Presidente de la Comisión de Acreditación para las Disposiciones Adicionales primera y tercera del RD 1312/2007, para el acceso de profesores Titulares de Universidad, en fase de Reclamaciones, Agencia Nacional de Evaluación de la Calidad y Acreditación (ANECA), 19 de junio de 2009 a 17 de septiembre de 2011.

Organización de cursos

Dirección o coordinación de los siguientes cursos:

De 200 o más horas:

- Curso de Programador de Aplicaciones Científicas, Centro de Informática de la Universidad de Granada (200 horas) 1975-76;
- Curso de Programador de Aplicaciones Científicas, Centro de Informática de la Universidad de Granada (200 horas). En los años académicos: 75-76; 76-77; 77-78; 78-79, 79-80, 80-81; 81-82; 82-83; 83-84
- Curso de Programador de Aplicaciones de Gestión. (200 horas). , Centro de Informática de la Universidad de Granada. En los años académicos: 76-77; 77-78; 78-79, 79-80, 80-81; 81-82; 82-83; 83-84.
- Curso "Control y Comunicaciones industriales" (300 horas) (1ª Edc.), Propone: Dto. ATC e ICR; Organiza: Centro de Formación Continua. Univ. de Granada; Programa de formación ocupacional avanzada en acciones vinculadas a I+D; 15de marzo a 30 de junio 2000. Dirección del curso.

De menos de 200 horas:

- Lenguaje de Programacion Fortran V, Centro de Cálculo de la Unv. de Gra. Director y profesor del Curso. Febrero-Abril 1973.
- Lenguaje de Programacion Fortran V, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Oct.-Enero 1973
- Fundamentos de Informatica, Centro de Cálculo de la Unv. Gr. Director y profesor del Curso. Nov. 1973
- Aplicaciones de la Informatica en la Educación, CAP, ICE, Unv. Granada, Coordinador y profesor, Junio 1973.
- Lenguaje de Programacion Fortran V, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Octubre- dic. 1974
- Lenguaje de Programacion Fortran V, Centro de Cálculo de la Unv. de Gra., Director y profesor del Curso. Octubre- Septiembre 1974
- Fundamentos de Informatica, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct.-Dic. 1975
- Fundamentos de Informatica, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct. Diciembre 1976
- Fundamentos de Informatica, Centro de Cálculo de la Unv. Gr., Director y profesor del Curso. Oct. Diciembre 1976

- "Seminario sobre la situación actual y perspectivas de la Informática", (15 horas) ICE, febrero-abril 1988. Director del curso.
- "Utilización de procesadores de textos: el WordPerfect", V Cursos de Verano de la Universidad de Granada, ICE, Septiembre 1989 Facultad de Ciencias, (Coordinador y profesor del curso)
- "Sistemas Neuronales Artificiales", VI Cursos de Verano de la Universidad de Granada, ICE, Facultad de Ciencias, 9 a 16 de Septiembre 1991, (Coordinador y profesor del curso)
- "Diseño de circuitos analógicos VLSI" (18 horas). Instituto de Ciencias de la Educación (ICE). 21 a 24 de Abril de 1992. Coordinador
- "Modelos matemáticas de redes neuronales artificiales" (20 horas) Instituto de Ciencias de la Educación (ICE). 27 a 30 de Abril de 1992. Coordinador y profesor del curso.
- Nuevas Metodologías para el diseño de Sistemas Digitales Electrónicos. (30 horas). X Cursos Internacionales de la Universidad de Granada. (Centro Mediterráneo de la Universidad de Granada. Almuñecar, 19-24 Septiembre 1994). Director del curso
- "Una visión actual de las redes neuronales artificiales" (30 horas) XI Cursos Internacionales de la Universidad de Granada. (Centro Mediterráneo de la Universidad de Granada. Almuñecar, 25-29 Septiembre 1995). Director del curso
- "Internet avanzada: Instalación, Administración y Programación de sitios web", (36 horas), Centro de Enseñanzas Propias. U.de Gr., 15 a 20 Julio 1996. Profesor y Coordinador del Curso
- "Arquitecturas de cómputo especializadas" (30 horas), Centro Mediterráneo de la Universidad de Granada. Almuñecar, 23 a 27 Septiembre 1996. Director del curso
- Some topics about intelligent systems 15-19/9/97
- Diseño de sistemas digitales con ayuda de computador, CFC-UGR, 20/10-7/11/97
- Programación. orientada al hardware. CFC-UGR,20-28/11/97.
- Linux: Configuración y administración de servicios en red; CFC-UGR, 9-27/3/98.
- ORCAD: Diseño de sistemas digitales con ayuda de computador; CFC-UGR, 21/9-2/10/98.
- Programación orientada al hardware; CFC-UGR, 9/98
- Webmaster; CFC-UGR, 13-24/7/1998.
- MatLab; CFC-UGR, 6-17/4/99.
- Diseño y programación web; CFC-UGR, 22/9-6/10/99.
- Introducción al Linux CFC-UGR, 20-26/99
- Linux: Configuración y administración de servicios en red; CFC-UGR, 9/10/99.
- ORCAD; CFC-UGR, 20/9-5/10/99.
- MatLab; CFC-UGR, 22/9-5/10/1999
- Webmaster; CFC-UGR, 19-30/7/99.
- Programación orientada al hardware; CFC-UGR, 20/9-1/10/99.
- Adción. y pción. de comercio electrónico; CFC-UGR,
- Comercio Electrónico, CFC-UGR, 10-21/7/2000
- Pción. orientada al hard. CFC-UGR, 18-29/9/00
- MatLab; CFC-UGR, 18-30/9/2000
- Diseño y pción web; CFC-UGR, 18-19/9/00
- Linux: Configuración..., CFC-UGR, 18-29/9/00 y 13-24/11/00
- Edificios Inteligentes y Domótica , CMUG, 24-27/9/01.
- Diseño y programación de páginas web, CFC-UGR, 17-28/9/00.
- Diseño y programación web, CFC-UGR, 01/CA/086.
- Linux: Configuración... CFC-UGR, 9/-10/01.
- Técnicas de (co-)diseño de hard. reconfigurable.CMUG, 16-20/9/02.
- Diseño y pción. web, CFC-UGR, 9/02.
- Linux: Configuración y administración de servicios en red; CFC-UGR, Sep-Oct./02.
- MatLab; CFC-UGR , 31/3-3/4/03.
- Técnicas de Seguridad en Internet CMUG, 21-25/7/03
- Diseño y pción. web, CFC-UGR, 22/9-3/10/203
- Linux, CFC-UGR, 22-26/9/03.
- Linux: Configuración y administración de servicios en red, 29/9- 3/10/03.
- Pción de Servicios Interactivos (Web), CFC-UGR, 22-30/10/03
- Métodos, aplicaciones y tendencias de la Robótica CMUG,(A6), 30 horas, 26-30/7/2004
- Diseño y programación de páginas web (6ª Edic.) CFC-UGR, 04/CA/0xx, 40 horas; 20 al 31 de Septiembre 2004
- Introducción al Linux (3ª Edic.), CFC-UGR, 04/CA/0xx; 20 horas. 20 al 24 septiembre. Linux:

- Configuración y administración de sistemas personales y en red, (5ª Edic.), CFC-UGR, 04/CA/0xx; 20 horas. 27 septiembre al 1 octubre 2004.
- Automática y comunicaciones industriales, CMUG (A10), 30 horas, Almuñécar 25 a 29 de julio de 2005.
- Tecnologías de la información y de las comunicaciones en Ingeniería Biomédica (A7), 30 horas, Almuñécar, 24-28 Julio 2006.
- Las tecnologías de la información y de las comunicaciones en el ámbito de la atención socio-sanitaria (A11), 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 23-27 Julio 2007.
- Inteligencia Ambiental para Apoyo a la Salud y a la Vida Independiente (A10), 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 21-25 Julio 2008.
- Animación digital y realidad aumentada, 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 27-31 julio 2009
- Nuevas perspectivas y retos de las tecnologías web. 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 26-30 julio 2010.
- Plataformas móviles de comunicación y procesamiento. 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 25-29 julio 2011.
- Animación y videojuegos. 30 horas. Centro Mediterráneo de la Universidad de Granada. Almuñécar, 24-28 julio 2012.
- Tendencias en Ingeniería de Computadores. Centro Mediterráneo de la UGR, Almuñécar 24 de julio 2013.
- Biología Computacional: Análisis de inmensas cantidades de datos ómicos, Centro Mediterráneo de la UGR, Almuñécar 21 a 25 de Julio 2014.
- Fundamentos teórico-prácticos de drones remotamente pilotados"; Centro Mediterráneo de la UGR. Granada, de 6 de octubre a 1 de diciembre de 2017 (Director y profesor del curso).
- Información Digital (MOOC). Coordinador Académico, preparación de todo el material docente y profesor del curso. Primera edición: 25 de febrero a 8 de abril de 2018. Segunda edición: 1 de octubre a 18 de noviembre de 2018.

Otras actividades de gestión universitaria

- Coordinador del Programa Erasmus en la ETSI Informática (18/04/1995 a 16/12/1997). Realizó y fomento algunos de los intercambios de alumnos más importantes, y que se siguen manteniendo en la actualidad.
- Tutor académico de alumnos ERASMUS de las titulaciones de informática y telecomunicaciones con destino a los siguientes centros, desde el inicio de la firma de los acuerdos respectivos a curso 2016-17:

Cod. ERASMUS	Universidad	Ciudad	Pais	Nº alumnos (2014-15)
B LOUVAIN01	Université Catholique de Louvain	Louvain	Bélgica	4
CH DELEMON02	Haute Ecole d'Ingénierie et de Gestion du Canton de Vaud	Yverdon-les-Bains	Suiza	4
CH LAUSANN06	École Polytechnique Fédérale de Lausanne	Lausanne	Suiza	2
D DARMSTA01	Technische Hochschule Darmstadt	Darmstadt	Alemania	2
F LYON01	Université Claude Bernard Lyon 1	Lyon	Francia	2
F RENNES01	Université de Rennes 1	Rennes	Francia	2
F RENNES10	Institut National des Sciences Appliquées -INSA Rennes	Rennes	Francia	6
I TORINO02	Politecnico di Torino	Turín	Italia	2

- Asesor Científico del Servicio de Mecatrónica y Sistemas Electrónicos, integrado en el Centro de Instrumentación Científica (CIC) de la Universidad de Granada. Hasta abril de 2017. Este servicio cuenta con dos unidades:
 - Laboratorio de Mecatrónica y Robótica (LMR) , y
 - Laboratorio de Hardware y Circuitos Impresos (LHC).

- Colaborador en la organización de la exposición “Crónica de un paisaje. Descubriendo el Campus de Cartuja” mostrada en el Crucero bajo del Hospital Real, 5 de octubre de 2017 a 27 enero 2018 (asesor informático).
- Colaborador en la organización de la exposición “Ciencia, Ciudad y Cambio” mostrada en el Crucero bajo del Hospital Real, del 6 de febrero al 17 de mayo de 2019 (asesor informático).
- Comisario de la exposición permanente: ‘La evolución de los computadores en la UGR: un viaje por la historia de la informática’. Sala de Exposiciones de Parque Tecnológico de la Salud. Granada. 27 noviembre 2023 a 31 julio de 2024.
<https://canal.ugr.es/evento/exposicion-permanente-la-evolucion-de-los-computadores-en-la-ugr-un-viaje-por-la-historia-de-la-informatica/>

5. Premios y distinciones

- "Premio extraordinario de Doctorado" de Ciencias Físicas. Curso 1975-76. Universidad de Granada.
- "Premio Nacional a la mejor Tesis Doctoral en Informática"; 1977. Fundación Citema
- Concurso de selección de módulos experimentales destinados al uso y aprendizaje de la Informática en EGB y BUP (accesit de 500.000 ptas.); 14-7-82. Fundación Social para el Desarrollo de las Comunicaciones (FUNDESCO).
- Medalla de Plata de la Universidad de Granada. 27-7-1995. Junta de Gobierno de la Universidad de Granada.
- Premio del Consejo Social al Departamento o Instituto o Grupo de Investigación de la Universidad de Granada que se ha distinguido especialmente en contratar investigación y actividades con empresas e instituciones. Beneficiario: Grupo de Investigación CASIP, que coordina el Prof. Prieto; 2003. Consejo Social de la Universidad de Granada.
- Premio Nacional de Informática Ramón LLull, 2006. Por haber satisfecho, como Presidente del I Congreso Nacional de Informática (CEDI2005), una necesidad latente de juntar a todos los investigadores de informática en España, marcando el éxito de este encuentro un antes y un después en la organización de la investigación en Informática en este país. Barcelona 11 mayo 2006.
- Medalla de la Escuela Técnica Superior de Ingenierías de Informática y de Telecomunicación. (Dos medallas de acuerdo con los artículos 3.1 y 3.2 del reglamento de Honores y Distinciones de la citada Escuela). 29 de noviembre de 2006.
- Placa de la Escuela Técnica Superior de Ingenierías de Informática y de Telecomunicación; de acuerdo con el Artículo 10.1 del reglamento de Honores y Distinciones de la citada Escuela). 29 de noviembre de 2006
- Premio de Investigación de la Universidad de Granada, (1ª Edición, 2006) Área de Ingeniería y Arquitectura. (Premios que tratan de reconocer la trayectoria de investigadores en activo que hayan desarrollado gran parte de su carrera profesional en esa Universidad y hayan ejercido una influencia importante en su campo tanto por sus logros científicos como por su capacidad para impulsar y liderar grupos de investigación).
- Miembro numerario de la Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada (elegido el 15 de mayo de 2007).
- Premio de Excelencia Docente de la Universidad de Granada, Área de Ingeniería y Arquitectura (Edición de 2009).
- Nombramiento de “Life Senior Member” del Institute of Electrical and Electronics Engineers (IEEE) de Estados Unidos “In recognition of many years of loyal membership and support of the activities of the IEEE”; 1 enero 2011.
- Mención del Institute of Electrical and Electronics Engineers (IEEE) de Estados Unidos en la que textualmente se hace constar lo siguiente: /IEEE hereby expresses its appreciation for Notable Services and Contributions towards the advancement of IEEE and the Engineering Professions to Alberto Prieto, Chair Computational Intelligence Society Chapter Spain Section (2003-2013).
- Mención de la Sociedad de Arquitectura y Tecnología de Computadores en “Agradecimiento a su labor docente e investigadora en Arquitectura y Tecnología de Computadores”, entrega en XXVII Jornadas SARTECO, Salamanca, septiembre 2016.
- Mención de la Universidad de Granada en “Reconocimiento por su excelente trayectoria investigadora y en agradecimiento a su aportación al desarrollo del conocimiento”. 4 de octubre de 2017.

- Premio a la “Comunicación e Innovación en Medios Digitales” otorgado por la Universidad de Granada y Caja Rural de Granada a los investigadores con actividades científicas de mayor calidad. Edición 2017 (entregado el 10 de mayo de 2018).
- Premio AENUI a la Innovación y Calidad Docente 2018. 19 de diciembre de 2017. Entrega del premio 4 de julio de 2018 en la Universidad Oberta de Catalunya, Barcelona. [Más información.](#)
- Premio del Consejo Social a la Actividad Formativa Impartida en la UGR en la Modalidad On-line, al Curso abierto en línea (MOOC) “Fundamentos de Informática” desarrollado por Alberto Prieto. (21 de marzo de 2019).
- Presidente de la Sección de Físico-Químicas de la Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada desde 8 de junio de 2015 a 11 de mayo de 2021

6. Estancias en centros extranjeros

- "Stage Scientifique" en el "Equipo de investigación en arquitectura de ordenadores" de la Universidad de Rennes (Francia). Mayo 1974
- Estancia en el Departamento de Informática (Facultad de Ciencias) de la Universidad de Rennes, asistiendo a cursos y relacionadas con la Electrónica Digital y el hardware de ordenadores, e impartiendo clases de TP a los alumnos de Maitrise d'Informatique y desarrollando la investigación sobre microordenadores antes citada. Todo ello bajo la dirección del Prof. Guy Boulaye. “Arquitecturas de sistemas con microprocesador”, (7 meses) Enero a Julio 1975:
- "Stage Scientifique" en el "Equipo de investigación en arquitectura de ordenadores" de la Universidad de Rennes. Septiembre 1976.
- Estancia dentro de una acción integrada entre las Universidades de Rennes I y Granada sobre "Pequeños sistemas informáticos en gestión". Efectúa una estancia en la Universidad de Rennes de tres meses. Junio, julio y agosto 1980.
- Estancia en la Open University (Milton Keynes, Reino Unido), trabajando bajo la dirección del Prof. Dr. S.L. Hurst; dentro del marco de una acción integrada Hispano-Británica. “Test de circuitos integrados”, Julio 1987 y julio, agosto 1990.
- Estancia en el LTIRF DEL INSTITUTO POLITECNICO DE GRENOBLE (FRANCIA), trabajando bajo la dirección de los Profs. Jenny Herault y Cristian Jutten, en el campo de “Redes Neuronales Artificiales”, dentro del Programa Mercurio, (3 meses), junio a agosto 1991
- Estancia en el University College de Londres, trabajando bajo la dirección del Prof. Philip Treleaven en “Redes neuronales Artificiales”, Acción Integrada Hispano-Británica, (1 mes), 1992.
- Estancia en el Departamento de Microelectrónica de la Universidad de Dortmund (Alemania). Program of Scholar Visits of Spanish Scientist to Germany (DAAD). 8 a 21 Junio de 1992.

7. Experiencia en organización, gestión y evaluación de I+D

(Ver Organización de congresos, y Organización de Cursos en la Sección 8)

Promotor (1990), y responsable hasta 2011, del Grupo de Investigación en “Circuitos y Sistemas para Procesamiento de la Información (CASIP), reconocido por la Junta de Andalucía como Grupo TIC-117. En la actualidad (2014) está integrado por 36 miembros, (Físicos, Informáticos, Ingenieros Electrónicos e Ingenieros de Telecomunicación) de los que 33 son doctores. En el quinquenio 2008-12 se produjo una media anual de 35,4 artículos en revistas especializadas, la mayoría de ellas indexadas en la ISI WoK, habiendo obtenido en el período citado una financiación media de 940 mil euros por año a través de convocatorias públicas competitivas, incluyendo proyectos de la Comunidad Europea.

En las evaluaciones para financiación de los Grupos de Investigación de la Junta de Andalucía o de la propia Universidad suele ocupar uno de los primeros puestos, sino el primero, de toda la comunidad o de la universidad, respectivamente.

Obtuvo el "Premio del Consejo Social al Grupo de Investigación de la Universidad de Granada que se ha distinguido especialmente en contratar investigación y actividades con empresas e instituciones" (edición 2003).

Creación y dirección de equipos de investigación

En 1990 constituyó el Grupo de Investigación en *Circuitos y Sistemas para Procesamiento de la Información (CASIP)*, siendo responsable del mismo hasta 2011. Este grupo está reconocido por la Junta de Andalucía como Grupo Competitivo (TIC-117) habiendo obtenido en las convocatorias de 2.003 y 2.004 la máxima valoración (25 puntos sobre 25); en el segundo de los años citados obtuvo de la Junta de Andalucía la máxima financiación de todos los Grupos de Investigación de la Comunidad Andaluza.

Del año 2000 al 2006 el grupo obtuvo una financiación de 2.532.793,05 € de Proyectos de Investigación con financiación pública tanto nacional como de la Unión Europea. En la convocatoria de la UE de 2005, dentro del VI Programa Marco de I+D (2003-2006) de los 10 proyectos aprobados en los que a Universidad de Granada participaba, 2 son de nuestro grupo y suponen el 55,7% del total de fondos recibidos por nuestra Universidad del programa citado.

En cuanto a transferencia de tecnología, de 2000 a 2006 se realizaron 29 contratos de colaboración con empresas, con unos ingresos totales de 328.525,00 €. Las principales entidades y empresas con las que los miembros del grupo han realizado contratos de I+D+i han sido las siguientes: Mando de Adiestramiento y Doctrina (MADOC) del Ejército de Tierra, Atico7, BOA COR S.A., Data General, ETC Media, S.L., Fujitsu España S.A., ICR (Ingeniería y Control Remoto S.A.), INFOTEL (Información y Telecomunicaciones S.A.), Atico7, Control in Situ, S.L., Southern Star, Automation Consultants, S.L., Civista y HEFAGRA Informática, S.L., Telvent-Abengoa, CIATESA, Intecna Solutions, y Telefónica I+D. De nuestro grupo han surgido tres empresas spin-off: Ingeniería y Control Remoto (ICR), Logic Factory, y Seven Solutions, siendo sus promotores y gestores profesores del Departamento e integrantes del Grupo de Investigación.

(Información actualizada sobre el Grupo CASIP puede verse en:
[http://atc.ugr.es/pages/idi/resumen_casip/!](http://atc.ugr.es/pages/idi/resumen_casip/))

Juntas directivas de sociedades científicas

- Miembro de la Junta Ejecutiva del Consejo Directivo de la Asociación Española de Informática y Automática (AEIA); Mayo de 1991 – Julio 1998
- Chairman del Capitulo Español de IEEE Computational Intelligence Society. (1993- a la actualidad).
- Miembro de la Comisión gestora de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), Febrero 2006.
- Vocal de la Junta Directiva de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), de Marzo 2006 a septiembre de 2013.
- Presidente de la Sección de Físico-Químicas de la Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada desde 8 de junio de 2015 a 11 de mayo de 2021.
-

Representaciones internacionales

- Nombrado por la International Federation for Information Processing (IFIP) miembro del Grupo de Trabajo 10.6 (Computer System Technology-Neural Computer Systems). 1991
- Nombrado por el Ministerio de Ciencia y Tecnología representante español en el Working Group on Neuroinformatics perteneciente al 7th Global Science Forum de la **OCDE** (2002).

Coordinación de redes

- Proyecto "Fellowships for Research on Artificial Neural Networks" (14 instituciones europeas, 33.600.000 ptas.). EC Human Capital and Mobility (ERBCHBGCT920227). Investigador principal de una de las 14 instituciones. 1993 y 1994.

Comités de revistas

- Miembro del *Editorial Board*: de "Neural Processing Letters" (editorial: Springer Netherlands) (editada desde septiembre 1994 a enero 1996 D facta Publ. Bruselas; desde febrero 1996 a actualidad,). Revista recogida en el ISI con índice de impacto.
- Miembro del *Editorial Board* de "Neurocomputing" (Editorial Elsevier, Nueva York) Revista recogida en el ISI con índice de impacto. Desde 7 de agosto de 2006 a actualidad.
- Miembro del *Editorial Board* del "International Journal of High Performance Systems Architecture" (Inderscience, www.inderscience.com/ijhpsa, Suiza), desde junio 2006 a actualidad.

Evaluaciones de I+D

- Evaluador de Proyectos para la Agencia Nacional de Evaluación y Prospectiva (ANEP) 2000, 2001, 2002, 2004, 2005 y 2006, 2007, 2008 y 2014.
- Evaluador de Proyectos para la Agencia Nacional de Evaluación de la Calidad y Acreditación (ANECA) 2003 y 2004.
- Evaluador de la Dirección General de Enseñanzas Universitarias e Investigación de la Junta de Extremadura (años 2001, 2002 y 2004)
- Vocal de la Comisión para la selección de solicitudes presentada dentro del Programa Nacional de Tecnologías Informáticas, Área de Computación de Altas Prestaciones e Interfaces. Plan Nacional de Investigación Científica, Desarrollo e Innovación Tecnológica 2004-2007. Dirección General de Investigación, Ministerio de Ciencia y Tecnología. 8 de marzo 2004.
- Vocal del Comité Técnico de Seguimiento de Proyectos TIN, Plan Nacional de Investigación Científica, Desarrollo e Innovación Tecnológica 2004-2007. Dirección General de Investigación, Ministerio de Ciencia y Tecnología, Málaga 11/11/2004.
- Vicepresidente del Comité Técnico de la Jornada de Seguimiento de Proyectos en Tecnologías Informáticas Subdirección General de Proyectos de Investigación, Ministerio de Educación y Ciencia (13 de septiembre 2005).
- Vocal de la Comisión para la selección de solicitudes presentadas dentro del Programa Nacional de Tecnologías Informáticas (Área de Interfaces Avanzadas, Sistemas Distribuidos y Abiertos, y Computación de Altas Prestaciones). Dirección General de Investigación, Ministerio de Educación y Ciencia, 2007. Dirección General de Investigación, Ministerio de Ciencia e Innovación, 2009.
- Evaluador del Premio Panhispánico de Traducción Especializada (PPHTE), tercera edición (2007), convocado por la Fundación Española para la Ciencia y Tecnología (FECYT) y la Unión Latina.
- Vocal de la Comisión para la selección de solicitudes presentadas dentro del Programa Nacional de Tecnologías Informáticas. Dirección General de Investigación, Ministerio de Ciencia e Innovación, 2009.
- Vocal de la Comisión de Selección para la valoración y selección de solicitudes de ayudas (Área de Tecnologías Informáticas – hardware, redes, arquitecturas). Dirección General de Investigación y Gestión del Plan Nacional de I+D+i, Ministerio de Ciencia e Innovación. Nombramiento de 8 de marzo de 2011.

Evaluación en revistas y congresos

Ha sido revisor de múltiples revistas y congresos, entre los que se encuentran, además de en los que ha pertenecido a sus comités de organización o de programa (ver Sección 8), los siguientes:

- "3rd world Conference on Computer Education" organizado por la IFIP, julio 1981. Lausanne. Suiza.
- Revisor, por encargo de su autor (Prof. J.D. Nicoud, de la École Polytechnique Fédérale de Lausanne), del manuscrito del libro "Calculatrices" publicado por Editions Giorgi (Suiza). 1883.
- IEEE Asia-Pacific Conference on Circuits and Systems (APCCAS'92) (1992)
- IEEE Transactions on Computer (1992).
- IEEE International Conference on Neural Networks. San Francisco, California, March 28-April 1, 1993.
- Sixth International Conference on Neural Networks and their Industrial and Cognitive Applications. Sponsored by IFIP WG 10.6, ARC, y JSA&SEE. Nimes, October 25-29, 1993.
- IJCNN (2004, 2005)

- IEEE Transactions on Circuits and Systems (1992, 1994, 1997, 1998).
- IEE Proceedings Computers and Digital Techniques (1994).
- Neural Processing Letters (1996 a 2004),
- IEEE Trans. on Neural Networks (1997, 1998, 2001, 2002, 2003, 2005)
- IEEE Trans. on Fuzzy Systems (1998)
- IEEE Trans. on Systems, Man and Cybernetics - Part B (2001)
- Neural Computation (2003)
- Fuzzy Sets and Systems (2004)
- Neurocomputing (2005).
- Fuzzy-Neural Computation and Robotics (2005).
- IEEE Transactions on Fuzzy Systems (2005).

Participación en Tribunales de Tesis Doctorales

Por invitación de las universidades respectivas, ha participado en distintos tribunales de tesis doctorales, en la mayoría de ellos como Presidente; entre otros los siguientes **53**:

1. Título: Digital VLSI Architectures for Neural Networks
 Autor: Francisco Castillo
 Director: Joan Cabestany Moncusí
 Universidad: Politécnica de Cataluña
 Fecha: Septiembre 1992

2. Título: VLSI Architectures for Evolutive Neural Models
 Doctorando: J. Manuel Moreno Arostegui
 Director: Joan Cabestany Moncusí
 Universidad: Politécnica de Cataluña
 Fecha: 15 de diciembre 1994

3. Título: Concepción y modelado de un paradigma biológico de redes neuronales artificiales
 Doctorando: Francisco José Vico Vela
 Director: Prof. Francisco Sandoval Hernández
 Universidad: de Málaga
 Fecha: 1995

4. Título: Interferencia catastrófica en redes neuronales: soluciones y relación con otros problemas del conexionismo
 Doctorando: Vicente Ruiz de Angulo
 Universidad: del País Vasco (San Sebastián)
 Directora: Carme Torras
 Fecha: 31 enero 1996

5. Título: Interpretación geométrica de redes neuronales recurrentes discretas mediante grafos completos
 Doctorando: Víctor Giménez Martínez
 Directores: Prof. Pedro Gómez Vilda, Prof. Emilio Torrano Giménez
 Universidad: Politécnica de Madrid
 Fecha: octubre 1996

6. Título: Procedimientos paralelos basados en los coeficientes de Reed-Muller para la generación de patrones de test en circuitos digitales
 Doctorando: Consolación Gil Montoya
 Director: Prof. Julio Ortega Lopera
 Universidad: de Granada
 Fecha: 1996

7. Titulo: Desarrollo e Implementación Electrónica de Sistemas Difusos
 Doctorando: Ignacio Rojas Ruiz
 Realizada en: Departamento de Electrónica y Tecnología de Computadores. Universidad de Granada

- Directores: Fco. Pelayo y Julio Ortega
 Calificación: Apto Cum Laude
 Fecha: 15 de Julio de 1996
8. Título: Maquinas de Boltzmann para la optimización combinatorial y la simulación del aprendizaje.
 Doctorando: Mari Carmen Hernández
 Director: F. Javier Torrealdea, Manuel Graña
 Universidad del País Vasco (San Sebastián)
 Fecha: 31 marzo 1997
9. Título: Procesamiento de Imágenes de Macromoléculas Biológicas A Alta Resolución: Nuevos Desarrollos Metodológicos y Aplicación Experimental.
 Autor: José Jesús Fernández Rodríguez
 Director: José María Carazo García, Francisco Pelayo Valle y Jose M^a Valpuesta Moralejo
 Titulación: Doctor en Informática
 Calificación: Apto cum laude y Premio Extraordinario de Doctorado
 Fecha: 23 Septiembre 1997
10. Título: Contribución de las redes neuronales artificiales de alto orden al diseño de sistemas autónomos
 Doctorando: Gonzalo Joya Caparrós
 Director: Prof. Francisco Sandoval Hernández
 Universidad de Málaga
 Fecha: 1997
11. Título: Estudio y realización de una arquitectura jerárquica bioinspirada para el reconocimiento del habla
 Doctorando: José Manuel Ferrández Vicente
 Directora: Prof. M^a Victoria Rodellar Biarge
 Universidad Politécnica de Madrid
 Fecha: Junio 1998
12. Título: Segmentación de imágenes digitales mediante la divergencia de Jensen-Shannon. Aplicaciones
 Doctorando: Chakir Atae-Allah
 Directores: Prof. Ramón Román Roldán, Prof. Juan F. Gómez Lopera
 Universidad de Granada
 Fecha: septiembre 1998
13. Título: Métodos de Contorno en clasificación estadística de patrones
 Doctorando: José Luís Sancho Gómez
 Directores: Prof. Aníbal R. Figueiras Vidal, Prof. Stanley C. Ahalt
 Universidad Carlos III de Madrid
 Fecha: 1999
14. Título: Análisis y evaluación de la planificación de sistemas distribuidos de tiempo real. Aplicación a tecnologías de la rehabilitación
 Doctorando: Claudio Antonio Amaya Rodríguez
 Directores: Prof. Antón Civit Balcells, Prof. José Luis Sevillano Ramos
 Universidad de Sevilla
 Fecha: 1999
15. Título: Integración de sistemas para la supervisión, control y optimización de redes de abastecimiento de magua (aplicación a la ciudad de Granada)
 Autor: Miguel Damas
 Director: Francisco Gómez Mula y Gonzalo Olivares Ruiz
 Titulación: Doctor Ingeniero Informático
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
 Calificación: Sobresaliente cum laude, por unanimidad. Premio Extraordinario.
 Fecha: 7 de Julio de 2000

16. Título: Memorias Asociativas Difusas: Diseño e Implementación
 Autor: Antonio Bautista Bailón Morillas
 Director: Miguel Delgado Calvo-Flores
 Universidad de Granada
 Fecha: 13 Julio 2001
17. Título: Aplicación de técnicas de separación ciega de fuentes al procesado de señales y comunicaciones
 Autor: Juan José Murillo Fuentes
 Director:
 Universidad Carlos III
 Fecha: 19 de Julio 2001
18. Título: Hacia un Diseño Óptimo de la Arquitectura Multilayer Feedforward.
 Autor: Mercedes Fernández Redondo.
 Director: Carlos Hernández
 Universidad Jaume I
 Fecha: 11 de Septiembre 2001
19. Título: Identificación y Optimización de Redes de Funciones Base Radiales para Aproximación Funcional
 Autor: Jesús González Peñalver
 Directores: Julio Ortega e Ignacio Rojas
 Titulación: Doctor en Informática
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 25 de septiembre de 2001
20. Título: Redes neuronales auto-organizativas basadas en optimización funcional: Aplicaciones en bioinformática y biología computacional.
 Autor: Alberto Domingo Pascual Montano
 Director: José María Carazo García
 Universidad Autónoma de Madrid
 Defensa: 25 de Noviembre de 2002
21. Título: Algoritmos Genéticos y Redes Neuronales aplicadas al campo de la clasificación morfológica.
 Autor: Horacio González Velasco
 Director: Javier López Aligue
 Universidad de Extremadura
 Fecha: 29 noviembre 2002
22. Título: Técnicas de Inteligencia Artificial en Criptología
 Autor: Julio César Hernández
 Director: Arturo Ribagorda Garnacho y Pedro Isasi Viñuela,
 Universidad Politécnica de Madrid
 Fecha: 6 de febrero 2003
23. Título: Estudio y Evaluación de Interfaces para la Conexión de Sistemas Neuromórficos mediante Address-Event-Representation
 Autor: Alejandro Linares Barranco
 Director: Bernabé Linares Barranco
 Universidad de Sevilla
 Fecha: 18 junio 2003
24. Título: Computación evolutiva distribuida asíncrona en redes heterogéneas usando una máquina virtual Java.
 Autor: María Isabel García Arenas
 Directores: Juan Julián Merelo Guervós
 Titulación: Doctor Ingeniero Informático
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada

- Calificación: Sobresaliente cum laude, por unanimidad
Fecha: 10 Septiembre 2003
25. Título: Algoritmos Genéticos para la separación ciega de señales en medios lineales y no lineales
Autor: Fernando Rojas Ruiz
Directores: Carlos García Puntonet y Julio Ortega Lopera
Titulación: Doctor Ingeniero Informático
Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada
Calificación: Sobresaliente cum laude, por unanimidad
Fecha: 13 Julio 2004
26. Título: Computación Evolutiva y Distribución Dinámica de Carga en Clusters de Computadores
Autor: Mohammed Aldasht
Directores: Julio Ortega Lopera y Carlos García Puntonet
Titulación: Doctor en Informática
Realizada en: Dto. de Arquitectura y tecnología de Computadores
Calificación: Sobresaliente cum laude
Fecha: 23 Julio 2004
27. Título: Fenómenos Cooperativos en Autómatas Neuronales Estocásticos con Sinapsis Dinámicas.
Autor: Jesús Cortes Díaz
Directores: Joaquín Marro Borau y Joaquín J. Torres Agudo.
Titulación: Físicas. (*Doctorado Europeo*).
Realizada en: Instituto Carlos I de Física Computacional, y Departamento de Electromagnetismo y Materia Condensada. Universidad de Granada
Calificación: Sobresaliente cum laude
Fecha: 15 abril 2005
28. Título: Clasificación Robusta con redes Neuronales para Problemas con Información Imprecisa.
Autor: Rocío Alaiz Rodríguez
Directores: Dr. Jesús Cid Sueiro y Dra. Alicia Gerrero Curieses
Titulación: Ingeniero de Telecomunicación
Realizada en: Dto. de Teoría de la Señal y de Comunicaciones. Univ. Carlos III
Calificación: Sobresaliente cum laude por unanimidad
Fecha: 23 de junio 2.005
29. Título: Desarrollo y optimización de Nuevos Modelos de Redes Neuronales Basadas en Funciones de Base Radial
Autor: Mohammed Awad
Directores: Dr. D. Ignacio Rojas Ruiz y Dr. D. Héctor Emilio Pomares Cintas
Realizada en: Dto. Arquitectura y Tecnología de Computadores. Univ. de Granada
Calificación: Sobresaliente
Fecha: 29 de junio de 2005
30. Título: Desarrollo y optimización de nuevos modelos de redes neuronales basados en funciones de base radial
Autor: Mouncef Filali Bouami
Directores: D. Ignacio Rojas Ruiz y D. Carlos García Puntonet
Realizada en: Dto. Arquitectura y Tecnología de Computadores. Univ. de Granada
Calificación: Sobresaliente
Fecha: 1 de Julio de 2005
31. Título: Estudio y evaluación de un sistema inteligente para la recuperación y el filtrado de información en Internet
Autor: Juan José Samper Márquez
Directores: Julián Merelo Guervós y Pedro Ángel Castillo Valdivieso
Realizada en: Dto. Arquitectura y Tecnología de Computadores. Univ. de Granada
Calificación: Sobresaliente cum laude

- Fecha: 9 de Diciembre de 2005
32. Título: Aplicación de dispositivos FPGA a la instrumentación espacial: los instrumentos GIADA y OSIRIS de la misión Rosetta.
 Autor: Antonio C. López Jiménez
 Directores: Juan José López Moreno y Rafael Rodrigo Montero.
 Realizada en: Instituto de Astrofísica de Andalucía Oriental
 Calificación: Sobresaliente cum laude
 Fecha: 9 de junio de 2006
33. Título: Sistemas evolutivos para el entrenamiento y optimización de modelos neuronales recurrentes dinámicos. Aplicación en modelado y predicción de series de datos.
 Autor: Manuel Pegalajar Cuéllar
 Directores: Miguel Delgado Calvo-Flores y María del Carmen Pegalajar Jiménez.
 Realizada en: Instituto de Astrofísica de Andalucía Oriental
 Calificación: Sobresaliente cum laude
 Fecha: 6 de julio 2006
34. Título: Hardware/Software Environment for visual prosthetics research
 Autor: Samuel Romero García
 Directores: Francisco Pelayo, Eduardo Fernández
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 3 de noviembre 2006
35. Título: Nuevos criterios de ayuda para conjuntos de decisores cooperativos.
 Autor: Vanessa Gómez Verdejo
 Directores: Aníbal R. Figueiras Vidal y Jerónimo Arenas García
 Realizada en: Departamento de Teoría de Señal y de Comunicaciones. Universidad Carlos III
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 16 de mayo de 2007
36. Título: Diseño de Sistemas Inteligentes en Plataformas de Cómputo Paralelas
 Autor: Alberto Guillen Perales
 Directores: Ignacio Rojas, Jesús González, Héctor Pomares
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 5 de julio de 2007
37. Título: Sistemas inteligentes adaptativos para aproximación y predicción utilizando plataformas de altas prestaciones
 Autor: Luíis Javier Herrera Maldonado
 Directores: Ignacio Rojas Ruiz, Héctor Emilio Pomares Cintas.
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 10 de julio de 2007
38. Título: Una aportación al procesamiento de la información visual mediante técnicas bio-inspiradas.
 Autor: Rafael Paz Vicente
 Directores: Alejandro Linares Barranco y Gabriel Jiménez Moreno.
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. Universidad de Sevilla.
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 16 de abril 2009
39. 1. Título: Simulación eficiente de estructuras neuronales basadas en el sistema nervioso
 Autor: Richard R. Carrillo Sánchez
 Directores: Eduardo Ros, Eva Martínez, Francisco Pelayo

- Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR.
 Calificación: Sobresaliente cum laude (Doctorado europeo)
 Fecha: 20 de julio 2009.
40. Título: Contributions to Brain MRI Processing and Analysis.
 Autor: Maite García Sebastián
 Directores: Manuel Graña Romay
 Realizada en: Departamento de Ciencias de la Computación e IA. Unv. País Vasco. San Sebastián
 Calificación: Sobresaliente cum laude (Doctorado europeo)
 Fecha: 11 de noviembre de 2009
41. Título: Sparse Gaussian Processes for Large-scale Machine Learning.
 Autor: Miguel Lázaro Gredilla
 Directores: Aníbal R. Figueiras Vidal
 Realizada en: Departamento de Teoría de Señal y de Comunicaciones. Universidad Carlos III
 Calificación: Sobresaliente cum laude por unanimidad
 Fecha: 20 de mayo de 2010
42. Título: Pyramidal architecture for stereo vision and motion estimation in real-time FPGA-based devices.
 Autor: Matteo Tomasi
 Directores: Eduardo Ros, y Javier Díaz
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR.
 Calificación: Sobresaliente cum laude
 Fecha: 15 de junio 2010.
43. Título: Aprendizaje Máquina para Imputación y Clasificación Simultanea de Patrones con Datos Incompletos
 Autor: Pedro J. García Laencina
 Directores: José Luís Sancho Gómez y Anibal Figueiras Vidal
 Realizada en: Departamento de Tecnologías de la Información y las Comunicaciones. Universidad Politécnica de Cartagena.
 Calificación: Sobresaliente cum laude (Doctorado europeo)
 Fecha: 22 de junio 2010.
44. Título: Modelos Avanzados de Inteligencia Computacional para Aproximación Funcional y Predicción de Series Temporales en Arquitecturas Paralelas
 Autor: Ginés Rubio Flores
 Directores: Héctor Pomares Cintas, Ignacio Rojas Ruiz, Alberto Guillén Perales
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR.
 Calificación: Sobresaliente cum laude
 Fecha: 5 de julio 2010.
45. Título: Ensembles of Artificial Neural Networks: Analysis and Development of Design Methods
 Autor: Joaquín Torres Sospedrá
 Directores: Carlos Hernández Espinosa, y Mercedes Fernández Redondo
 Realizada en: Dto. De Ingeniería y Ciencias de Computadores.
 Calificación: Sobresaliente cum laude
 Fecha: 30 de octubre de 2011.
46. Título: Emergence of long-range correlations and criticality in neural media and other biological systems
 Autor: Sebastiano de Franciscis
 Directores: Joaquín Torres Agudo
 Realizada en: Departamento de Electromagnetismo y Física de Materiales
 Calificación: Sobresaliente cum laude
 Fecha: 3 de octubre de 2011

47. Título: Intelligent systems for function approximation and the integration of heterogeneous biological data
 Autor: Javier Pérez Florido
 Directores: Ignacio Rojas Ruiz, y Héctor Pomares Cintas
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores
 Calificación: Sobresaliente cum laude (mención europea)
 Fecha: 10 de octubre de 2011
48. Título: Análisis, evaluación de prestaciones y mejora de las interfaces de red mediante modelos HDL
 Autor: Waseem M. Haider
 Directores: Ignacio Rojas Ruiz, y Héctor Pomares Cintas
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores
 Calificación: Sobresaliente cum laude
 Fecha: 27 de octubre de 2011
49. Título: New Methodologies for the Design of Evolving Fuzzy Systems for Online Intelligent Control
 Autor: Ana Belén Cara Carmona
 Directores: Ignacio Rojas Ruiz, Héctor Pomares Cintas, Miguel Damas Hermoso
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores
 Calificación: Sobresaliente cum laude; mención europea
 Fecha: 27 de marzo de 2012
50. Título: Contributions to Unsupervised and Supervised Learning with Applications in Digital Image Processing
 Autor: Ana Isabel González Acuña
 Directores: Manuel Graña Romay
 Realizada en: Departamento de Ciencias de la Computación e I.A. de la Univ. Del País Vasco.
 Calificación: Sobresaliente cum-laude, mención europea
 Fecha: 17 de abril de 2012.
51. Título: The Computer Input/Output Subsystem Education in an undergraduate introductory course: Multiperspective Study
 Autor: Edurne Larraza Mendiluze
 Directores: Nestor
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. de la Univ. Del País Vasco.
 Calificación: Sobresaliente cum-laude, mención europea
 Fecha: 24 de marzo de 2014.
52. Título: Robust Expert Systems for more Flexible Real-Word Activity Recognition
 Autor: Oresti Baños Legrán
 Directores: Miguel, Damas, Héctor Pomares e Ignacio Rojas
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR
 Calificación: Sobresaliente cum-laude, mención europea
 Fecha: 18 de abril de 2014.
53. Título: Development of Advanced Computational Systems for Multiple Sequence Alignments by using Heterogeneous Biological Information
 Autor: Francisco Manuel Ortuño Guzmán
 Directores: Ignacio Rojas
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR
 Calificación: Sobresaliente cum-laude, mención europea
 Fecha: 28 de julio de 2014.
54. Título: Inteligencia computacional y juegos aplicados a la enseñanza.
 Autor: José Carpio Cañana
 Directores: Juan Julián Merelo Guervos y Victor Manuel Rivas Santos.
 Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR

Calificación: Sobresaliente.
Fecha: 13 de enero de 2016.

55.

Título: Ontology Engineering and Reasoning to Support Real World Human Behavior Recognition
Autor: Claudia Villalonga Palliser
Directores: Héctor Pomares Cintas y Oresti Baños Legrán
Realizada en: Departamento de Arquitectura y Tecnología de Computadores. UGR
Calificación: Sobresaliente cum laude.
Fecha: 16 de diciembre de 2016

56.

Título: Futuros sistemas embebidos en SmartGrid. Nuevas aportaciones en unidades terminales remotas
Autor: Francisco Ramos Peñuela
Directores: Miguel Damas Hermoso y Héctor Pomares Cintas.
Realizada en: Schneider Electric y Departamento de Arquitectura y Tecnología de Computadores, UGR
Calificación: Sobresaliente cum laude.
Fecha: 30 de octubre de 2018

8. Organización de congresos

Presidencia de congresos

- 1st International Work-Conference on Artificial and Natural Neural Networks (IWANN'91), Organizing Committee Chairman . Granada 17-19 Sept. 1991.
- 2nd International Work-Conference on Artificial and Natural Neural Networks (IWANN'93), General Chairman, Sitges, Junio 1993.
- 3rd European Conference on Artificial Life, Chairman of Local Committee, Granada 4-6 June 1995. Spanish RIG IEEE Neural Networks Council.
- 3rd International Work-Conference on Artificial and Natural Neural Networks (IWANN'95), General Chairman, Torremolinos. June, 7-9 1995
- 4th International Work-Conference on Artificial and Natural Neural Networks (IWANN'97), Co-Chair del Comité de Programa, Lanzarote 4-6 Junio 1997.
- 5th International Conference on Microelectronics for Neural, Fuzzy and Bio-inspired Systems, MicroNeuro'99 General Chair. Granada, April 7-9, 1999.
- XI Jornadas de Paralelismo, Presidente del Comité Organizador; Granada 11 a 13 Septiembre 2000.
- 6th International Work-Conference on Artificial and Natural Neural Networks (IWANN'2001), Chair del Comité Local, Granada 13-15 Junio 2001.
- II Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA2002), Almuñécar (Granada), 18-20 Septiembre 2002. Coordinador del Comité Organizador.
- 5th International Conference on Independent Component Analysis and Blind Signal Separation (ICA'2004), Organizing Chairman, Granada 22-24 Septiembre 2004.
- 8th International Work-Conference on Artificial Neural Networks (IWANN'2005) (Computational Intelligence and Bioinspired Systems), Conference Co-chair. Vilanova i la Geltrú (Barcelona), 8-10 Junio 2005
- I Congreso Español de Informática (CEDI'2005), Presidente; Este Congreso agrupo un total de 25 simposios, jornadas o congresos relacionados con la Informática (más de 1.600 participantes). Granada, 14 a 16 de Septiembre de 2005.
- I Jornadas Técnicas de Telecontrol del Ciclo Integral del Agua (JTAG2006), Presidente del Comité organizador. Sierra Nevada, 27 y 28 de Abril de 2006.
- 9th International Work-Conference on Artificial Neural Networks (IWANN2007), Conference Co-chair. San Sebastian, 8-10 Junio 2007
- II Congreso Español de Informática (CEDI'2007), Presidente. Zaragoza, 11 a 14 de Septiembre de 2007.

- II Jornadas Técnicas de Telecontrol del Ciclo Integral del Agua (JTAG2008), Presidente del Comité organizador. Sierra Nevada, 2 al 4 de abril de 2008.
- XIV Jornadas de Enseñanza Universitaria de la Informática (JENUI2008), organizadas por la Asociación de Enseñantes Universitarios de la Informática (AENUI). Presidente del Comité Organizador, Granada 9 a 11 de julio de 2008.
- 11th International Work-Conference on Artificial Neural Networks (IWANN2009), Conference Co-chair. Salamanca, 10-12 Junio 2009.
- Chair del 2010 International Joint Conference on Neural Networks (IJCNN 2010), integrado en el 2010 IEEE World Congress on Computational Intelligence (IEEE WCCI 2010), el mayor evento técnico mundial en el campo de la inteligencia computacional, Barcelona 18-23 de Julio de 2010.
- III Congreso Español de Informática (CEDI'2010), Vicepresidente. Valencia, 7 a 10 de Septiembre de 2010.
- 12th International Work-Conference on Artificial Neural Networks (IWANN2011), Honorary Chair. Torremolinos (Málaga), 7-10 Junio 2011.
- 13th International Work-Conference on Artificial Neural Networks (IWANN2013), Honorary Chair. Puerto de la Cruz (Tenerife), 12-14 Junio 2013.
- 14th International Work-Conference on Artificial Neural Networks (IWANN2014), Honorary Chair. Palma e Mallorca, 10-12 Junio 2015.
- 15th International Work-Conference on Artificial Neural Networks (IWANN2014), Honorary Chair. Cadiz, 14-16 junio 2017.

Participación en la organización de congresos

- III Ecole d'été d'Informatique, Organizada por el AFCET. Miembro del Comité Organizador, Granada Julio de 1973
- IV Escuela de Verano de Informática (EVI-IV) organizada por la Asociación Española de Automática e Informática. Miembro del Comité Organizador. Julio 1982.
- VI Escuela de Verano de Informática (EVI-VI) organizada por la Asociación Española de Automática e Informática. Miembro del Comité Organizador Granada julio 1984.
- V Escuela de Microelectrónica, organizada por la Real Sociedad de Física (Grupo Especializado en Física del Estado Sólido) y el Departamento de Electrónica y Tecnología de Computadores de la Universidad de Miembro del Comité Organizador Local. Granada 24-28 Septiembre de 1990.
- International Conference on Brain Processes, Theories and Models. Las Palmas de Gran Canaria, Spain. Miembro del Comité de Organizador. November 12-17, 1995.
- Conference on Computational Physics (CCP 1998) september 2-5, 1998, Granada (Spain) (European Physical Society, International Union of Pure and Applied Physics, and American Physical Society). Miembro del Local Advisory and Organizing Committee.
- International Work-Conference on Artificial and Natural Neural Networks (IWANN'99) (Miembro del Stearing Committe), Alicante 2-4 Junio 1999.
- XII Jornadas de Paralelismo, Miembro del Comité de Coordinación, Valencia, Septiembre 2001
- XIII Jornadas de Paralelismo, Miembro del Comité de Coordinación, Lérida, Septiembre 2002.
- International Work-Conference on Artificial and Natural Neural Networks (IWANN'2003) (Miembro del Congress Borad), Menorca, 3-6 Junio 2003.
- XIV Jornadas de Paralelismo, Miembro del Comité de Coordinación, Septiembre, Unv. Carlos III, Leganés (Madrid), 2003.
- XV Jornadas de Paralelismo, Miembro del Comité de Coordinación, 15-17 Septiembre 2004, El Ejido (Almería).
- Learning'2004 (<http://learn04.tsc.uc3m.es/>). Technical Committee Co-Chair. Organizado por el Departamento de Teoría de la Señal y de Comunicaciones, Universidad Carlos III; Elche (Spain), 20-22 octubre 2004.
- XVI Jornadas de Paralelismo, Miembro del Comité de Coordinación, 13-16 Septiembre 2005, Granada.
- XVII Jornadas de Paralelismo, Miembro del Comité de Coordinación, 18-20 Septiembre 2006, Albacete.
- XVIII Jornadas de Paralelismo, Miembro del Comité de Coordinación, 11-14 Septiembre 2007, Zaragoza.

- II Simposio Nacional de la Docencia de la Informática (SINDI07), 12-14 Septiembre 2007, Zaragoza.
- XIX Jornadas de Paralelismo, Miembro del Comité de Coordinación, Septiembre 2008, Castellón, 17, 18 y 19 de septiembre de 2008.
- XX Jornadas de Paralelismo, Miembro del Comité de Coordinación, 16-18 Septiembre 2009. La Coruña.
- IV Congreso Español de Informática (CEDI'2010), Miembro del Comité Director. Madrid, 17 a 20 de Septiembre de 2013.
- V Congreso Español de Informática (CEDI'2016), Miembro del Comité Organizador. Salamanca, 13 a 16 de Septiembre de 2016.

Participación en Comités de Programa

- IEEE International Conference on Neural Networks. San Francisco, California, March 28-April 1, 1993.
- ESANN (European Symposium on Artificial Neural Networks. (Scientific Committee).
 - ESANN'93 Brussels- April 7-8-9, 1993.
 - ESANN'94 Bruselas
 - ESANN'95 Bruselas 19-21 Abril 1995
 - ESANN'96
 - ESANN 1997, 5th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 16-18, 1997.
 - ESANN 1998, 6th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 22-24, 1998.
 - ESANN 1999, 7th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 21-23, 1999.
 - ESANN 2000, 8th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 26-28, 2000.
 - ESANN 2001, 9th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 25-27, 2001
 - ESANN 2002, 10th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 24-26, 2002.
 - ESANN 2003, 11th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 23-25, 2003.
 - ESANN 2004, 12th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 28-30, 2004.
 - ESANN 2005, 13th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 27-29, 2005.
 - ESANN 2006, 14th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 26-28, 2006.
 - ESANN 2007, 15th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 25-27, 2007.
 - ESANN 2008, 16th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 23-25, 2008.
 - ESANN 2009, 17th European Symposium on Artificial Neural Networks, Bruges, Belgium, April 22-24, 2009
 - ESANN 2010, 18th European Symposium on Artificial Neural networks, Computational Intelligence and Machine Learning Bruges, Belgium, April 28-30, 2010.
 - ESANN 2011, the European Symposium on Artificial Neural Networks, Computational Intelligence and Machine Learning. Bruges (Belgium), on April 27-28-29, 2011.
 - ESANN 2016, the European Symposium on Artificial Neural Networks, Computational Intelligence and Machine Learning. Bruges (Belgium), on April 27-28-29, 2016
- International Conference on Microelectronics for Neural Networks and Fuzzy Systems
 - 5th, MicroNeuro'96 Lausanne, 12-14 Febrero 1996
 - 6th, MicroNeuro'97 Dresden . 24-26 septiembre 1997
 - 7th, MicroNeuro'99 Granada marzo 1999 (General Chair)
- International Conference on Neural Networks and their Applications

- 5th Nimes (Francia) 2-6 Noviembre 1992.
- 6th Nimes
- 7th Marseille, 15-16 Dec. 1994.
- 8th Marsella, 13-15 Diciembre 1995 (NEURAP'95)
- 9th Marsella
- 10th Marsella, 12-14 Marzo 1997 (NEUROPOP'97)
- International Workshop on Neural Networks for Identification, Control, Robotics and Signal/Image processing. Venecia, 21-31 Agosto 1996
- International Conference on Artificial Neural Networks
 - 6th ICANN'96, Bochum- Alemania, 17-19 Julio 1996.
 - 7th ICANN'97, Lausanne - Suiza 8-10 Octubre 1997.
- IEEE-INNS-ENNS International Joint Conference on Neural Networks (IJCNN-2000) (Como, Italia, 24-27 Julio 2000).
- IV Simposio Internacional de Sistemas de Información e Ingeniería del Software en la Sociedad del Conocimiento. Universidad Distrital Francisco José de Caldas y la Universidad Pontificia de Salamanca en Madrid (España), en colaboración la Fundación Pablo VI (España). Cartagena de Indias, Colombia 23 al 25 de agosto de 2006.
- XXXV Conferencia Latinoamericana de Informática (CLEI2009) organizado por el Centro Latinoamericano de Estudios en Informática (CLEI) y la Brazilian Computer Society, Pelotas (Brasil); 8 a 12 Septiembre 2009

9. Conferencias impartidas y participación en mesas redondas

- "Cibernética e Informática". Instituto Técnico de Motril (Granada), 24 mayo 1972
- "Historia y evolución de la Informática". Facultad de Ciencias. Universidad de Granada. 8 mayo 1973:
- "Cibernética". Facultad de Ciencias. Universidad de Málaga. 13 mayo 1976.
- "Repercusiones sociales del desarrollo de la Electrónica y de la Informática". Colegio Mayor Albaycin. Universidad de Granada. 12 febrero 1980.
- "El ordenador como instrumento para la gestión de documentación". Facultad de Farmacia. Universidad de Granada. (Organizada por el Centro Andaluz de Estudios, Documentación e Información de Medicamentos) 27 abril 1983
- "Microelectrónica". Colegio Universitario y UNED. Almería. 12 mayo 1983:
- "Ordenadores e información del medicamento". Facultad de Farmacia. Universidad de Granada. 19 noviembre 1983:
- "Situación actual y perspectivas de la Robótica". Colegios Mayores Santo Domingo y Santa Cruz la Real. 13 mayo 1989
- "Computadores con conjunto reducido de instrucciones (RISC)". Departamento de I+D. Fujitsu. Málaga. 21 diciembre 1990
- "Perspectivas de investigación en el campo de soft-computing, Departamento de Microelectrónica de la Universidad de Dortmund (Alemania) 10 Junio de 1992.
- "Una visión actual sobre Neurocomputación", Conferencia inaugural del Curso 1996-97 en la E.T.S. de Ingenieros Informáticos. Secretariado de Publicaciones de la Universidad de Granada. ISBN: 84-338-2229-2; 15 de octubre 1996.
- "Los computadores y las matemáticas", Ciclo del año mundial de las matemáticas. Facultad de Ciencias. Universidad de Granada, 10 de Noviembre de 2000. ([enlace web](#)).
- "La docencia en Arquitectura y Tecnología de Computadores", ponente en esta Mesa Redonda organizada en el seno de las XI Jornadas de Paralelismo, septiembre 2.000.
- "Las pruebas de habilitación en el contexto del área de Arquitectura y Tecnología de Computadores", Mesa redonda organizada y presentada por A.Prieto, XIII Jornadas de Paralelismo. Universidad de Lleida, 9 Septiembre 2002.
- "Ingeniería Neuromórfica con hardware reconfigurable". Universidad de Málaga, 24 de octubre de 2002.
- "La Influencia del Espacio Europeo de Educación Superior y de los Nuevos Currícula en los Estudios de Ingeniería Informática". Mesa redonda organizada y presentada por A.Prieto, XIV Jornadas de Paralelismo. Leganés, Universidad Carlos III, 15 septiembre 2003.
- "Desarrollo y evolución de la Informática". Conferencia dentro del ciclo Nuevas Tecnologías en la Sociedad Actual, Centro de Formación Séneca, Melilla, 21 febrero 2005.

- “Evolución y perspectivas futuras de los computadores”, Colegio Mayor Cisneros, Granada, 19 de abril de 2005. ([enlace web](#))
- “¿Libros? Edición comercial, universitaria y digital”, Ponente en esta Mesa redonda organizada dentro de las XII Jornadas de Enseñanza Universitaria de la Informática (JENUI2006), 13 de julio de 2006.
- “Transferencia de tecnología de las TIC en el Dpto. de Arquitectura y Tecnología de Computadores de la Univ. De Granada”. Ponencia invitada en la Jornada Las TIC en la Sociedad del Conocimiento, organizada por Telefónica y el Consejo Social de la Universidad de Granada, ETSI Informática y de Telecomunicaciones. 15 de Noviembre de 2007.
- “Redes inalámbricas de microsensores y monitorización de señales bio-médicas”, Ponencia invitada del Encuentro Empresarial eSalud y eBienestar Andalucía, Plataforma Tecnológica eVIA y Consejería de Innovación, Ciencia y Empresa de la Junta de Andalucía. Sevilla, 17 de Diciembre de 2007. ([enlace web](#))
- “Aplicación de las Tecnologías de la Información y de las Comunicaciones en la Atención Socio-Sanitaria”, Campus de Ceuta de la Universidad de Granada, Conferencia inaugural del curso académico. Ceuta 25 de enero de 2008. ([enlace web](#))
- “Emular la naturaleza, además de observarla”, Discurso de ingreso en Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada, 26 de septiembre de 2008. ([enlace web](#))
- “Salidas profesionales de Ingeniero Informático en el contexto del nuevos sistema del espacio europeo de educación superior”. Estudios de Informática, Ceuta 24 de abril de 2009.
- “Sensor networks to aid health and independent living” Workshop on Computational Intelligence Trends and Methodologies; Facultad de Informática. Universidad del País Vasco. San Sebastián. 10 de diciembre de 2009. ([enlace web](#))
- “Retos de la aplicación de las TIC en la atención socio-sanitaria”, ETSI Informática, Universidad de Valladolid, 7 de octubre de 2010. ([enlace web](#))
- “Aplicaciones de las tecnologías de la información y de las comunicaciones a la atención de personas dependientes”. Colegio Mayor Cardenal Cisneros; 8 de noviembre de 2010.
- “Evolución tecnológica en la informática”. Conferencia conmemorativa del centenario de la creación de la Escuela Politécnica Superior de Jaén. 20 de enero de 2011. ([enlace web](#))
- “Tecnologías para plataformas móviles de comunicación y procesamiento”; Centro Mediterráneo de la Universidad de Granada. Almuñécar, 25-29 Julio 2011. ([enlace web](#))
- “Pasado, presente y futuro de la Ingeniería Informática”. Estudios de Informática. Campus Universitario de Ceuta de la Universidad de Granada, 23 de marzo de 2012.
- “Cómo presentar oralmente un trabajo científico” Organizada dentro del ciclo Seminarios de Formación para la Investigación en TIC (SEFORI-2012) del CITIC-UGR. 10 de mayo de 2012. ([enlace web](#)).
- “La microprogramación de Wilkes como contribución europea a los primeros ordenadores”. ETSI Informática y de Telecomunicación. UGR. 18 Octubre de 2012. ([enlace web](#))
- “Retos actuales en la ingeniería de computadores”; Centro Mediterráneo de la UGR, Almuñécar 21 de Julio 2013. ([enlace web](#))
- “Nuevos retos y tecnologías para el sistema de memoria de computadores”. Centro Mediterráneo de la UGR, Almuñécar 23 de Julio 2013. ([enlace web](#))
- “Brain Computer Interfaces (BCI)”; Centro Mediterráneo de la UGR, Almuñécar 24 de Julio 2013. ([enlace web](#))
- Nuevas metodologías de la enseñanza en estructura de computadores: docencia semipresencial. Jornadas de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO). Jornadas de Paralelismo. V Congreso Español de Informática. Salamanca, 15 de Septiembre de 2016. ([enlace web](#))
- Una aplicación de e-learning: el modelo Flipped Classroom. Jornada Anual de la Cátedra Telefónica Universidad de Sevilla; 20 de octubre de 2016.
- Conocimiento y emulación de redes neuronales. Conferencia en el Aula Magna de la Facultad de Ciencias; Granada 20 de enero de 2017. 2017 ([enlace web](#))
- Aplicaciones de los drones remotamente tripulados (haciendo especial hincapié en las de ámbito científico). Conferencia en el CITIC-UGR en el contexto del curso “Fundamentos teórico-prácticos de drones remotamente tripulados” organizado por el CEMED-UGR; Granada 3 de noviembre de 2017 ([enlace web](#))
- Redes Neuronales: modelos y aplicaciones. Conferencia pronunciada en la Escuela Superior de Ingenieros de Almería, con motivo de la fiesta de su patrón, 17 de mayo de 2018. ([enlace web](#))

- Participación como ponente en la mesa redonda “Will Neural Technology Improve Lives?”. First Annual Meeting Research Consortium on Brain-Computer Interfaces Granada 16 de mayo de 2017. Meeting organizado por: Brain Computer Interfaces and Ethics, international transdisciplinary project to investigate ethical, legal and social implications of Brain-Computer Interfaces (BCI). Coordinated by Ralf J. Jox (LMU Munich, Germany) and Orsolya Friedrich (LMU Munich, Germany); with scientific partners in Montreal (Canada), Granada (Spain), Hamburg and Munich (Germany). Funded by the Canadian Institutes of Health Research – Institute of Neurosciences, Mental Health and Addiction (CIHR-INMHA), the Spanish National Institute of Health Carlos III (ISCIII) and the Federal Ministry of Education and Research (BMBF) in Germany.
- Redes Neuronales: modelos y aplicaciones. Conferencia pronunciada en la Escuela Superior de Ingenieros de Almería, con motivo de la fiesta de su patrón, 17 de mayo de 2018. ([enlace web](#))
- Resultados preliminares tras 50 años de docencia”. Conferencia pronunciada en las XXIV Jornadas de la Asociación de Enseñantes Universitarios de la Informática (JENUI), Universita Oberta de Catalunya, con motivo de la entrega del Premio a la Calidad e Innovación Docente (2018), Barcelona, 4 de julio de 2018. ([enlace web](#))
- Evolución y Retos de la Arquitectura de Computadores. IES Zaidín-Vergeles (Granada). 30 abril 2019. ([enlace web](#))
- De las mesas de arena a los supercomputadores. Ciclo “La evolución de los computadores en la Universidad de Granada: un viaje por la historia de la Informática”. Palacio de La Madraza, 16 mayo 2023.
- "El reto de la computación verde". Alberto Prieto Espinosa, Profesor Emérito del Dto. de Ingeniería de Computadores, Automática y Robótica. Conferencia organizada por la Academia de Ciencias Matemáticas, Físico-Químicas y Naturales de Granada, Facultad de Ciencias Universidad de Granada, 2 de noviembre 2023.

10. Participación en proyectos de I+D con financiación pública o privada

Desde 1989 participa de forma ininterrumpida en proyectos de investigación obtenidos en convocatorias públicas competitivas y/o en contratos con entidades privadas.

Hasta el año 1998 participa como IP en la mayoría de los proyectos indicados; a partir de ese año, y de común acuerdo con el Grupo de Investigación que dirigía, decidió que, salvo causas excepcionales, no solicitaría proyectos como IP para que otros miembros del grupo pudieran hacerlo con objeto de mejorar la formación investigadora de éstos.

Desde enero de 2002, participa en 9 proyectos europeos, de los programas marco de investigación (excluyendo redes temáticas), destacando el Human Brain Project.

Dirección de proyectos de investigación

- Codirector de beca de la Fundación Juan March concedida al Dr. D. Leandro Sequeiros, “Realización de un banco de datos peleo-biogeográfico”. 1975-1976.
- "Arquitecturas avanzadas con microprocesadores". Convenio con Fujitsu España S.A. Tutor del Proyecto (3,3 años). 1 Abril 1988 a 31 de Marzo de 1992.
- “Empleo de pequeños sistemas informáticos en información”. (434.000 ptas.). Acción integrada Hispano-Francesa (80-23-80, 18-90-1). 1980 y 1981. Responsable del proyecto por parte española.
- "Desarrollo de circuitos y redes neuronales en tecnología CMOS" (8.040.000 ptas.). (MIC89-0415). CICYT 1989-1991. Investigador principal. (3 años).
- "Realización de un prototipo de red neuronal para reconocimiento del habla en tiempo real". (15.000.000 ptas.) (TIC-90-0606, TIC92-1194-E). CICYT 1990-1992. Investigador principal. (3 años)

- "Realizaciones hardware de redes neuronales". Proyecto con el Laboratoire de Traitement et de Reconnaissance des Formes. Programa Mercurio (Hispano-Francés). Institute d'Informatique et de Mathématique Appliquée. Grenoble (Prof. Herault). 1991. Responsable del proyecto por parte española. (1 año)
- "Realización de un subsistema de preprocesamiento para reconocimiento del habla con redes neuronales". Acción Integrada hispano-británica (Cov. 1990, HB-022). Proyecto conjunto con el Department of Computer Science (Grupo del Prof. P. Treleaven). University College (Londres). Responsable del proyecto por parte española. (1 año)
- "Desarrollo de nuevos procedimientos de test de circuitos analógicos integrados: aplicación a circuitos neuronales". (10.835.000 ptas.) (TIC92-0603). CICYT, 1992-94. Investigador principal. (3 años)
- "Redes Neuronales Autoorganizativas y Sistemas Difusos". Acción Integrada hispano-alemana. (Cov. 1992, HA-056, prorrogada 1994 y 1995). Proyecto conjunto con el Instituto de Microelectrónica de la Universidad de Dortmund (Alemania), (Prof. Karl Goser) . Responsable del proyecto por parte española. (3 años)
- "Eliminación de ruido y separación de señales utilizando redes neuronales artificiales". Acción Integrada hispano-francesa. (Cov. 1992, HA-273, prorrogada para 1994 y 1995). Proyecto conjunto con el Instituto Nacional Politécnico de Grenoble (Francia), (Profesores J. Herault y C. Jutten). Responsable del proyecto por parte española. (3 años)
- "Sistema Neuronal Integrado para Control de Robot". Acción Integrada hispano-italiana. (Cov. 1993, HI-120A). Proyecto conjunto con el Dipartimento di Elettronica. Politecnico di Torino (Italia) (Prof. Dante del Corso). Responsable del proyecto por parte española. (1 año)
- "Concepción, diseño y realización de un controlador difuso utilizando nuevos operadores de inferencia" (2.500.000 ptas) (TIC94-0523-E). 15/6/94 a 14/6/95. Investigador responsable
- "CODIPRO: Concepción, diseño y realización de un controlador difuso programable utilizando técnicas analógicas y digitales". (11.660.000 ptas.) (Julio 1995 a Junio 1998) TIC95-049. Investigador Principal (3 años).
- "AmiVital: Entorno personal digital para la salud y el bienestar"; (Grupo de Granada: 786.228,00 €); Proyecto CENIT2007-1010. Del 01-04-2007 al 31-12-2010. Investigador principal del Grupo de Granada (4 años).

Participación como investigador en proyectos

Proyectos europeos:

1. CORTIVIS (Cortical Visual neuroprosthesis for the blind). Unión Europea, Rfcia. QLK6-CT-2001-00279; IP: Francisco Pelayo; 1 de Enero de 2002 al 31 de Diciembre de 2004.
2. ECOVISIÓN (Artificial vision system based on early cognitive cortical processing). Unión Europea. Rfcia. IST-2001-32114. IP. Eduardo Ros; 1 de Enero de 2002 al 31 de Diciembre de 2004.
3. SpikeFORCE (Real-time spiking networks for robot control); Rfcia: IST-2001-35271. IP: Eduardo Ros; 1 de Mayo de 2002 al 31 de Abril de 2004.
4. SENSOPAC (Sensory motor structuring of perception and action for emerging cognition). Unión Europea. Rfcia. FP6-IST-028056; IP: Eduardo Ros; 1 de Febrero de 2006 al 30 de Diciembre de 2009.
5. DRIVSCO (Learning to emulate perception action cycles in a driving school scenario). Unión Europea; Rfcia. FP6-IST-016276-2; IP: Eduardo Ros; 1 de Febrero de 2006 al 31 de Julio de 2009
6. RECOMP: Reduced Certification Costs for Trusted Multi-core Platforms. Unión Europea, Rfcia: ARTEMIS-100202; IP: Javier Díaz; 1 de Abril de 2010 al 31 de Marzo de 2013.
7. REALNET (Realistic real-time networks: computation dynamics in the cerebellum). Rfcia: ICT-2009-6-270434. IP: Eduardo Ros. 1 de febrero de 2011 a 31 de enero de 2014
8. TOMSY (Topology based Motion Synthesis for dexterous manipulation); Rfcia: ICT-2009-6-270436. IP: Eduardo Ros. 1 de abril de 2011 a 31 de marzo de 2014.
9. HBP: Human Brain Project. Future Neuroscience. Rfcia.: WP FP7 Flagship Project 604102. IP: Eduardo Ros. 1 de octubre 2015 a septiembre de 2023.

Proyectos internacionales:

1. "Empleo de pequeños sistemas informáticos en información". (434.000 ptas.). Acción integrada Hispano-Francesa (80-23-80, 18-90-1). 1980.
2. "Diseño de redes lógicas multivaluadas sin incertidumbre utilizando elementos con posibles incertidumbres" (600.000 ptas.). (Rfcia. 14/48). Acción integrada Hispano-Británica. 1987 y 1988.

Redes:

1. Nodo asociado de la Network of Excellence in Neural Networks (NeuroNet) (responsable de un nodo asociado)
2. Network of Excellence in Evolutionary Computing (EvoNet). Research and technological development under the ESPRIT programme. European Commission DG III Industry. (Managint Node). (Sub-contrac Univ. Granada 10 May 1996: 26.000 ECUs) (participante).

Proyectos nacionales:

1. "Sistemas de memoria de señales analógicas: su aplicación como elemento de cálculo y como elemento constitutivo de un sistema híbrido" (3.200.000 ptas). Proyecto de Investigación financiado por la CAICYT. 1974-1975 (Departamentos de Electrónica de las Unvs. de Granada y Santander).
2. "Desarrollo de sistemas para codificación y reconocimiento de la voz" (TIC-88-0774). (20.760.000 ptas.). CICYT. 1989-1990. Coordinador del Proyecto, del que es Responsable el Dr. D. A. Rubio.
3. "Realización de una red industrial reconfigurable de teledirigida y telecontrol". (10.220.000 ptas.) (PTR90-0040, 26/6/91). CICYT, 1991.
4. "Un sistema de control distribuido neuro-difuso con capacidad de aprendizaje y de adaptación continua. (TAP97-1166) (12.029.000 ptas). 1/10/97 a 30/9/2000 (investigador).
5. "Algoritmos y arquitecturas para separación de señales (ALYASS)" TIC98-0982 (4.980.000 ptas.) (1/9/1998, 31/8/2001). (Investigador).
6. "Diseño e implementación de nuevas metodologías híbridas neuro-difusas en sistemas de cómputo paralelos: aplicación al modelado y control de sistemas complejos en tiempo real" CICYT DPI2001-32197.400.000 pta, 1/12/2001 a 30/11/2004, (investigador).
7. "Procedimientos e implementaciones para separación de señales en biomedicina y comunicaciones (PROBIOCOM)", TIC2001-2845 (10.600.000 ptas.) (1/12/2001 a 30/11/2004), (investigador).
8. "Procedimientos híbridos para optimización paralela en clusters. Aplicaciones en planificación y predicción" TIC 2000-1348 (13.440.000) (28/12/2000 a 27/12/2003) (investigador).
9. "Servicios web, paralelismo, evolución y sistemas complejos: NADEWEB (Nuevos algoritmos distribuidos y evolutivos en la web)", TIC2003-09481-C04-01, (135.200€) (1/11/2003 a 30/10/2006). (investigador).
10. "Sistemas inteligentes adaptativos para modelado, predicción y optimización en clusters de computadores", TIN2004-01419; Plan Nacional de Investigación. Dotación: 229.000 € y 2 becarios; 13 de Diciembre de 2004 al 12 de Diciembre de 2007 (investigador).
11. Computación de altas prestaciones para sistemas inteligentes adaptativos; MEC TIN-2007-60587. Dotación: 212.960,00 €, del 1 de octubre de 2007 al 30 de septiembre de 2010 (investigador).
12. Desarrollo de sistemas inteligentes avanzados en plataformas de altas prestaciones. Aplicación en problemas bioinformáticos y biomédicos. (DSIPA-BIO). MICINN SAF2010-20558, IP: Ignacio Rojas Ruiz; de 1 de enero de 2010 a 31 de diciembre de 2012 (investigador).
13. Optimización multiobjetivo de altas prestaciones y aplicaciones en neuroingeniería y técnicas para rehabilitación (hpMooN). MINECO TIN2012-32039. IP: Julio Ortega. Dotación: 40.903,00 €, del 1 de enero de 2013 a 31 de diciembre de 2015. (investigador).
14. Optimización Multi-objetivo de Altas Prestaciones y Energéticamente Eficiente en Arquitecturas de Computador Heterogéneas. Aplicaciones en Ingeniería Biomédica (e-hpMOBE). TIN2015-67020-P. IP: Julio Ortega Lopera y Jesús González Peñalver. Financiación: 78.400€ + costes indirectos. Organismo: Ministerio de Economía y Competitividad y Fondos FEDER. Fechas: 1/1/2016 - 31/12/2018 (3 años).
15. Nuevos paradigmas de cómputo y arquitecturas heterogéneas paralelas para la mejora en velocidad y energía de tareas de optimización y clasificación en aplicaciones biomédicas (HIPEE-COBE). Agencia Estatal de Investigación, Proyectos de I+D+i Retos

Investigación. IP: Jesús Gonzáles Peñalver y Miguel Damas. Dotación: 244.000 € y un investigador contratado. 1/1/2019 a 31/12/2022 (cuatro años).

16. Modelado del cerebro para estimación de parámetros del circuito cortical a partir de señales neuronales no-invasivas mediante computación de alto rendimiento y energéticamente eficiente" (HPEEC-BIOBRAIN (ref. PID2022-137461NB-C31) Agencia Española de Investigación. "Proyectos de Generación de Conocimiento 2022. PID2022-137461NB-C31. IPs: Christian Morillas y Jesús González. Dotación: 201.250 €. 01/09/2023 - 31/08/2027. (cuatro años)

Proyectos regionales:

1. "Plataforma Sw-Hw para sistemas de visión 3D en tiempo real", JA-TIC02007, Proyecto de Investigación de Excelencia de la Junta de Andalucía. Dotación 142.077,62 € y un becario. (BOJA nº 71, de 11 de abril de 2007, página 8), Del 12 de Abril de 2007 al 11 de Abril de 2010 (investigador).
2. Sistema de interacción cerebral para discapacitados (BRAINS); Junta de Andalucía. Proyectos de Excelencia. JA-P07-TIC-03310. Dotación: 338.001,54 €, del 01 de Febrero del 2008 a 31 de Enero del 2012. (investigador).
3. PLAT-EEG: Plataforma de altas prestaciones para la adquisición, extracción y procesamiento inteligente de señales EEG. Proyectos de Excelencia Consejería de Economía, Innovación y Ciencia. Rcia: P11-TIC-7983. IP: Francisco Pelayo; del 27 de junio de 2013 al 26 de junio de 2017. Dotación: 10.0639,00 € (investigador).

Proyectos de investigación en innovación docente obtenidos en convocatorias públicas del rectorado de la Universidad de Granada

1. Uso de bitácoras en una asignatura de Informática. Código: 03-02-08. Año: 2003.
2. Uso de bitácoras y wikis en clases de informática. Código: 04-03-51. Año: 2004.
3. Creación de portal de gestión de conocimiento. Código: 05-03-47. Año: 2005.
4. Creación de un portal de aprendizaje y gestión de contenidos docentes. Código: 06-03-17. Año: 2006.
5. ADAII: Propuesta de Actividades Docentes para los Alumnos de asignaturas de Introducción a la Informática. Unidad de Innovación Docente de la UGR. 29 de octubre de 2010 al 29 de Julio de 2011.
6. FI-Invertido: Desarrollo y producción de un curso de Fundamentos de Informática para difusión en-línea, de acceso abierto y su utilización siguiendo la metodología de aula invertida. PID 15-62. Unidad de Calidad, Innovación y Prospectiva de la UGR. 1 de octubre de 2015 a 30 de septiembre de 2017. (2.840,00 €). Investigador principal.
7. RLAB (Remote Lab): Acceso remoto a laboratorios basados en microcontroladores y sistemas electrónicos digitales, IP: Antonio Díaz. Unidad de Calidad, Innovación Docente y Prospectiva (1 de enero 2021 a 30 de mayo de 2022) (2.960,00 €)- Investigador.

Logros en la dotación de infraestructura y recursos de los que ha sido responsable

En las evaluaciones para financiación de los Grupos de Investigación de la Junta de Andalucía o de la propia Universidad el Grupo TIC-117, que dirigía el Prof. Prieto, solía ocupar (y sigue haciéndolo) uno de los primeros puestos, sino el primero, de toda la comunidad o de nuestra universidad. Además, cabe destacar, como logro en la dotación de medios para investigación, la obtención, como Investigador Principal, del Proyecto de Infraestructura Científica UNGR05-25-057 (Orden Ministerial ECI/1372/2004 de 12 de mayo de 2004) solicitado para la construcción del edificio para el Centro de Investigación en Ciencias y Tecnologías de la Información (CITIC), dotado con 2.850.414,00 €.

- "Dotación de instrumental de medida para sistemas microelectrónicos" (2.600.000 ptas.) (BOJA nº 16 de 19/2/85). Junta de Andalucía. 1985.

- Dotación de un Taller (tipo C) para diseño de circuitos integrados (10.000.000 ptas.), por la Comisión Interministerial de Ciencia y Tecnología (Acción Especial dentro del Programa Nacional Científico Técnico de Microelectrónica). Noviembre 1988. Responsable del Proyecto.
- Ayuda al grupo de investigación del que era codirector, (1.950.000 ptas.). Junta de Andalucía. Diciembre 1988.
- Ayuda al grupo de investigación del que era codirector, (4.000.000 ptas.). Junta de Andalucía. Diciembre 1989. Codirector del grupo.
- Proyecto de infraestructura para mejora de la red local de transmisión de datos del grupo de investigación (800.000 ptas.). Junta de Andalucía. 1990.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (7039), BOJA 10/8/90; 1.877.990 ptas. 1990.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (7039), BOJA 5/11/91; 3.321.342 ptas. 1991.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (7039), BOJA 1//93; 3.562.342 ptas. 1993.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (TIC-117), BOJA 7/6/96; 1.714.166 ptas. 1996.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (TIC-117); 2.567.449 ptas. 2000.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (TIC-117); 1.350.459 ptas. 2001
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (TIC-117), BOJA 2001; 31.740 €.
- Subvención Junta de Andalucía al Grupo de Investigación CASIP (TIC-117), BOJA 2003; 42.989,18 €. 2003 (*máxima subvención obtenida de todos los Grupos de Investigación reconocidos por la Junta de Andalucía*).
- Subvención para la construcción de Edificio para Centro de Investigación en Ciencias y Tecnologías de la Información (CITIC) Proyecto de Infraestructura Científica UNGR05-25-057 (Orden Ministerial ECI/1372/2004 de 12 de mayo de 2004). 2.850.414,00 €, 2005-2006. Programa Operativo FEDER-FSE Investigación, Desarrollo e Innovación de Objetivo 1 período 2000-2006.

11 Publicaciones

En marzo de 2016, en la base de datos "ISI Web of Science", se contabilizaban 151 publicaciones, con un total de 1.293 veces citado (excluyendo auto-citas) e índice h = 19.

En Google Scholar figura (6/4/2016) con más de 4.129 citas, índice h= 32 e índice i10=107.

Ha obtenido evaluaciones positivas de su actividad investigadora de los últimos 36 años (6 sexenios) por parte de la Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI).

Premio de Investigación de la Universidad de Granada, (1ª Edición, 2006) Área de Ingeniería y Arquitectura.

Introducción valorativa

Los trabajos de investigación desarrollados pueden incluirse en las siguientes líneas:

- Sistemas con microprocesador (*década de los 1970*)
- Lógicas y circuitos multiumbrales y multivaluados (*década de los 1980*)

- Test de circuitos integrados (*década de los 1980*)
- Sistemas inteligentes; incluyendo dentro de este campo Redes Neuronales Artificiales, Lógica difusa, Algoritmos genéticos y sistemas evolutivos (*décadas de los 1990 y 2000*)

Los trabajos desarrollados han dado lugar a numerosas Tesis doctorales (ver Sección 12), la publicación de más de 100 artículos en revistas especializadas, y la presentación de más de 120 comunicaciones en Congresos, todas ellas publicadas en sus actas.

La práctica totalidad de revistas en las que se ha publicado (a partir de 1980) son recogidas en el “*Electrical & Electronics Abstracts*” y en el “*Computer & Control Abstract*”, tienen comités editoriales y revisores internacionales que evalúan rigurosamente los trabajos publicados, y se recogen en el *SCI Journal Citation Report* en las materias de *Computer Science y Engineering, Electrical & Electronic*, con altos índices de impacto (primer cuartil), dentro de los campos científico-técnicos citados. Las principales revistas en las que aparecen los artículos son las siguientes:

Décadas de los 70 y los 80

- Revista de Informática y Automática
- IEEE Proceedings.
- Journal of Electrostatics
- International Journal of Electronics
- IEE Proceedings
- Electronics Letters
- Microcomputer Applications
- IEEE Transactions on Circuits and Systems
- Lecture Notes in Computer Science

Últimas décadas:

- Neural Computation
- IEEE Transactions on Fuzzy Systems
- IEEE Transactions on Computers
- IEEE Transactions on Neural Networks
- Electronics Letters
- IEEE Transactions on Circuits and Systems
- IEEE Transactions on System, Man, and Cybernetics
- IEEE Transaction on Image Processing
- Signal Processing
- Neurocomputing
- Fuzzy Sets and Systems
- Lecture Notes in Computer Science
- Neural Processing Letters
- IEE Proceedings in Computer and Digital Techniques
- International Journal of Neural Systems

En cuanto a las presentaciones en congresos (más de 120), la mayoría de ellas lo han sido en congresos internacionales de prestigio en las áreas en las que se encuadran los trabajos de investigación realizados. Así, en el campo de redes neuronales y la lógica difusa se han aportado contribuciones en congresos patrocinados por la asociación *IEEE* como *MicroNeuro*, *IJCNN*, o *Cellular Neural Networks & Applications Int. Workshop*, y en otros congresos de prestigio como el *IPMU*.

En el área de la Computación Evolutiva, se han presentado comunicaciones en conferencias de prestigio y amplia difusión en este área, tales como el *CEC (Congress on Evolutionary Computation)*, el *ICANNGA*, y el *PPSN (Parallel Problem Solving from Nature)*.

En el campo del paralelismo, se han presentado trabajos en congresos con amplia difusión e impacto en el área tales como el *Euromicro (Parallel and Distributing Processing)*, el *VECPAR*, el *ICPP (International Conference on Parallel Processing)*, o el *Cluster Computing* patrocinado por la asociación *IEEE*. En cuanto a las aplicaciones en Diseño y Test de Circuitos, se han publicado resultados de nuestro trabajo en el congreso internacional *IEEE Conference on Circuits and Systems*.

Por lo que respecta a los congresos de ámbito nacional, el trabajo de investigación realizado se ha presentado en los Congresos Nacionales más relevantes dentro de los campos respectivos, que sirven de punto de encuentro a los investigadores españoles especializados dichos campos. Concretamente, se ha participado en distintas ediciones del *Congreso de Diseño de Circuitos Integrados (DCIS)* (que en sus últimas ediciones ha pasado a ser Congreso Internacional), en las *Jornadas de Informática*, en el *Congreso de la Sociedad Española de Informática Distribuida (SEID)*, en el *Seminario Anual de Automática, Electrónica Industrial e Instrumentación*, y en las *Jornadas de Paralelismo* que sirven de encuentro a profesores e investigadores del área de Arquitectura y Tecnología de Computadores.

Artículos publicados en revistas internacionales.

1. A.Prieto; B.Garcia: "An interpreter for processing analog signals". *MicroScope* (Lausanne-Suiza). Vol. XI. n.11. págs.1-7. 1978.
2. Lloris; A. Prieto; J. Velasco: "CMOS circuit for implementation of unary operators in ternary logic". *Electronic Letters*, 1980, vol.16, no. 5, pp. 161-2.
3. Lloris; A. Prieto: "Relaxation procedure for calculation of potential distribution in nonlinear dielectrics". *IEE Proc.* vol. 128 pt. A, no. 5, Julio 1981, pp. 362-363.
4. Lloris; A. Cobo; A. Prieto: "Implementation of the unary operators in ternary logic: a universal CMOS circuit". *Int. J. of Electronic.* 1982, vol 52, no. 4, pp. 307-311.
5. Lloris; A. Cobo; A. Prieto: "Tabular implementation for the ternary functions of two variables". *IEE Proc.* pt. E, vol 129, no. 3, Mayo 1982, pp. 11-118.
6. Lloris; A. Prieto: "Numerical calculation of some potential distributions in nonlinear dielectrics". *Journal of Electrostatics*, 13 (1982), pp. 139-150.
7. Prieto; A. Lloris: "Design of active circuits with non-linear transfer characteristics". *Int. J. Electronics*, 1983, vol. 54, no. 6, pp. 813-824.
8. Lloris; A. Prieto; J. Sanchez-Dehesa: "Distribution of Natural Frequencies in Electrical Ladder Networks". *IEEE Proceedings*, Vol. 71, No. 6, June 1983, pp. 773-775.
9. Lloris; A. Prieto; J.C. Torres: "Calculation of potential distribution in homogenous anisotropic nonlinear dielectrics". *J. Appl. Phys.* 54(11), Nov. 1983, pp.6610-6614.
10. Prieto; F. Pelayo; A. Lloris: "Multithreshold logic circuits implemented with operational amplifiers". *Int. J. Electronics*, 1985, vol. 58, no. 3, pp 395-406.
11. J.L. Valero; A. Prieto; A. Lloris; G. Olivares: "Automatic procedure for the measurement of surface tensions". *Microcomputers Applications*, 1985, vol. 4, nº 3, pp. 65-69.
12. F. Pelayo; C. Garcia; A. Prieto; A. Lloris: "Some improvements in the implementation of multithreshold and multivalued I²L circuits". *Int. J. of Electronics*, Vol. 66, Nº 1. pp.19-34. 1989.
13. G.Olivares; A.Prieto; F.Gomez-Mula: "An automatic system for the detection and analysis of microearthquakes". *Microcomputer Applications*. Vol.8, Nº3, pp.1-7, 1989.
14. Prieto,A.; Martin-Smith,P.; Merelo,J.J.; Pelayo,F.J.; Ortega,J.; Fernandez,F.J.; Pino,B.: "Simulation and hardware implementation of competitive learning neural networks". In: *Statistical Mechanics of Neural Networks. Lectures Notes in Physics*. Springer-Verlag. Vol. 368. 1990, pp 189-204, Doi: 10.1007/3540532676_50
15. A.Prieto; F.J. Pelayo; A.Lloris; F.Gomez-Mula: "Description and use of a simple didactic computer". *EC Newsletter (Education in Computing Computers in Education)*. Vol.2; Nº 1, Jan-Apr 19-90, pp.1729. 1990

16. Lloris,A; Ortega,J.; Prieto,A.: "The Fast Tamari Transform". IEE Proceedings-E (ISSN 0143-7062), Vol.138, No.3, pp.147-153. May, 1991.
17. Pelayo,F.J.; Prieto,A.; Lloris,A.; Ortega,J.: "CMOS current-mode multivalued PLAs". IEEE Transactions on Circuits and Systems (ISSN 0098-4094). Vol.38, No.4, pp. 434-441. April 1991
18. Prieto,A.; Martin-Smith,P.; Pelayo,F.J.; Lloris,A.: "Implementation and applications of multivalued decoders". International Journal of Electronics (ISSN 0020-7217). Vol.70, No.4, pp.785-794. 1991.
19. Gomez,F.; Olivares,G.; Prieto,A.; Gazquez,J.A.: "SPIRAL: A Microprocessor-based Telemetry and Telecontrol System". Microcomputer Applications (ISSN: 0820-0750). Vol.10, No.1, pp. 22-28. 1991.
20. Ortega,J.; Prieto,A.; Lloris,A.; Pelayo,F.: "Universal built-in self test procedure for CMOS PLAs". IEEE Transactions on Circuits and Systems (ISSN 0098-4094). Vol.38, No. 8. pp. 941-945. April 1991.
21. Pelayo,F.J.; Prieto,A.; Lloris,A.: "Characterisation and Design of Hybrid-Mode CMOS Circuits". International Journal of Electronics (ISSN 0020-7217). Vol.70, No.10, pp. 591-607, 1991.
22. Ortega,J.; Lloris,A.; Prieto,A.; Pelayo,F.J.: "Using Reed-Muller coefficients to synthesise optimal prediction modules for concurrent testing". Electronics Letters (ISSN 0013-5194), Vol.27, No.14, pp.1243-1245. July, 1991.
23. Anguita,M.; Pelayo,F.J.; Prieto,A.; Ortega,J.: "Analog CMOS implementation of a cellular neural networks with programmable cloning templates". IEEE Trans. on Circuits and Systems, Vol.40, No.3, pp.215-218, March 1993. (ISSN 1057-7130).
24. F.J. Pelayo, I. Rojas, A. Prieto, J. Ortega: "Current-mode analogue defuzzifier", *Electronics Letters*. Vol. 29, No.9, 29th April 1993, pp.743-744, 1993
25. J.J.Merelo, M.Patón, A.Cañas, A.Prieto, F.Morán: "Genetic Optimization of a Multilayer Neural Network for Cluster Classification Tasks", *Neural Network World*, Vol.3, pp.175-186, 1993.
26. Ortega,J.; Prieto,A.; Lloris,A.; Pelayo,F.J.: "A generalized Hopfield Neural Network for concurrent testing". IEEE Trans. on Computers. (ISSN 0018-9340). Vol.42, No.8, pp. August 1993.
27. Ortega,J.; Lloris,A.; Prieto,A.; Pelayo,F.J.: "Test-pattern generation based on Reed-Muller coefficients". IEEE Transactions on Computer. (ISSN 0018-9340). Vol.42, No.8, pp. August 1993.
28. Merelo,J.J.; Andrade,M.A.; Prieto,A.; Morán,F.: "Proteinotopic feature maps", *Neurocomputing* (ISSN 0925-2312), Vol.6, No.4, pp.443-454, August 1994.
29. Puntonet,C.G.; Prieto,A.; Jutten,C.; Rodríguez-Alvarez,M.; Ortega,J.: "Separation of Sources: A geometry-based procedure for reconstruction of n-valued signals", *Signal Processing*, Vol. 46, No.3, pp.267-284, Dec. 1995.
30. Puntonet,C.G.; Prieto,A.: "An adaptive geometrical procedure for blind separation of sources", *Neural Processing Letters*, (ISSN: 1370-4621), Vol.2, No.5, pp. 23-27, Sept. 1995.
31. Anguita,M.; Pelayo,F.J.; Fernández,F.J.; Prieto,A.: "A Low-Power CMOS Implementation of Programmable CNNs with Embedded Photo-Sensors", *IEEE Trans. on Circuits and Systems, Part I*. Vol.44, No.2, pp.149-153, February 1997.

32. Rojas,I; Pelayo,F.; Ortega,J.; Prieto,A.: "Compact CMOS fuzzy controllers using the normalized product of adaptive membership functions", *Electronics Letters*, Vol.33, No.3, pp. 221-223, Jan. 1997
33. C.G. Puntonet and A.Prieto, "Geometric Approach for Blind Separation of Signals", *Electronics Letters*, Vol.33, N.10, pp.835-836, April,1997.
34. Pelayo,F.J.; Ros,E.; Arreguit,X.; Prieto,A.: "VLSI neural model using spikes", *Analog Integrated Circuits and Signal Processing*, Vol. 13, No. 1/2, pp. 111-121, May-June 1997.
35. A.Prieto, C.G.Puntonet, B.Prieto; *A neural Learning Algorithm for Blind Separation of Sources Based on geometric Properties*, *Signal Processing*, Vol.64, N.3, pp. 315-331, 1998 (Special issue on Neural Networks).
36. J.Ortega, I.Rojas, A.F.Díaz, A.Prieto, "Parallel Coarse Grain Computing of Boltzmann Machines", *Neural Processing Letters (NPL)*, Vol. 7, No. 3, pp. 169-184, June 1998.
37. J.J. Merelo, A.Prieto, F.Morán, R.Marabini, J.M.Carazo, Automatic classification of biological particles from electron-microscopy images using conventional and genetic-algorithm optimized learning vector quantization", *Neural Processing Letters (NPL 327)*, Vol.8, No. 1., pp. 55-65, 1998.
38. Anguita,M.; Pelayo,F.J.; Ros,E.; Palomar,D.; Prieto,A.: "Focal-plane and Multiple Chip VLSI Approaches to CNNs", *Analog Integrated Circuits and Signal Processing*. Vol. 15, No.3, pp. 263-275, 1998, Kluwer Acad. Publ.
39. Puntonet, C.G.; Prieto,A. "Neural Net Approach for Blind Separation of Sources based on Geometric Properties", *Neurocomputing* Vol. 18, No.1-3, pp. 141-164, Jan. 1998.
40. M.Anguita, F.J.Pelayo, I.Rojas, A.Prieto, "Area efficient implementations of fixed-template CNNs", *IEEE Trans. on Circuits and Systems I*, Vol.45, No.9, pp.968-973, September 1998.
41. J.J. Merelo, A.Prieto, V.Rivas, J.L. Valderrábano, "A neural-based model for decision making in marketing", *Accting. Mgmt. & Info. Tech.* Vol.8, pp. 237-253. Pergamon – Elsevier Sc. Ltd. 1998.
42. I.Rojas, O.Valenzuela, M.Anguita, A.Prieto, "Analysis of the operators involved in the definition of the implication functions and in the fuzzy inference process", *International Journal of Approximate Reasoning*, Vol. 19, pp. 367-389, 1998.
43. Rojas,I.; Ortega,J.; Pelayo,F.J.; Prieto,A.: "Statistical analysis of the main parameters in the fuzzy inference process", *Fuzzy Sets and Systems* Elsevier, Vol.102, pp.157-173, 1999.
44. I.Rojas, H.Pomares, F.J.Pelayo, M.Anguita, E.Ros, A.Prieto, "New methodology for the development of adaptive and self-learning fuzzy controllers in real time", *International Journal of Approximate Reasoning* , Vol. 21, No. 2, pp. 109-136, 1999.
45. J.L. Bernier, J. Ortega, M.M. Rodriguez, I. Rojas, A. Prieto, "An Accurate Measure for Multilayer Perceptron Tolerance to Weight Deviations", *Neural Processing Letters*. Vol 10, 2, pp. 121-130, October 1999.
46. E.Ros, F.J.Pelayo, D.Palomar, I.Rojas, J.L.Bernier, A.Prieto, "Stimulus correlation and adaptive motion detection using spiking neurons", *International Journal of Neural Systems*, Vol.9, No.5 pp.485-490, october 1999.
47. I.Rojas, F.J.Pelayo, M.Anguita, J.L.Bernier, A.Prieto, "Implementation of adaptable and hierarchical fuzzy T-norm", *Electronics Letters*, Vol.35, No.24, pp. 2150-2152, 25th November 1999. UK

48. J.L. Bernier, J. Ortega, E. Ros, I. Rojas, A.Prieto. "A new measurement of noise immunity and generalization ability for MLPs". *International Journal of Neural Systems*, Vol. 9, No. 6, pp.511-522 . December 1999. UK
49. I.Rojas, H.Pomares, J.Ortega, A.Prieto, "Self-organized fuzzy system generation from training examples", *IEEE Trans. Fuzzy System*. Vol.8, No.1, pp.23-36, February 2000. USA
50. H.Pomares, I.Rojas, J.Ortega, J. González, A.Prieto, "A systematic approach to self-generating fuzzy rule-table for function approximation", *IEEE Transactions on Man, Systems and Cybernetic*, Part B. Vol.30, No.3, pp. 431-447, June 2000. USA
51. E.Ros, F.J. Pelayo, P. Martín-Smith, I.Rojas, D.Palomar, A.Prieto, "Competitive and Temporal Inhibition Structures with Spiking Neurons", *Neural Processing Letters*, Vol. 11, No.3, pp.197-208, June 2000.
52. B.Prieto, A.Prieto, C.G.Puntonet, P.Martín-Smith, "Neural network for demixing super-Gaussian signals", *Electronic Letters*, Vol.36, No. 17, pp.1474-1476, 17th August 2000.
53. I.Rojas, H.Pomares, J.Gonzalez, J.L.Bernier, E.Ros, FJ Pelayo, A.Prieto, "Analysis of the functional block involved in the design of Radial basic Functions", *Neural Processing Letters* , Vol.12, No.1 , pp.1-17, Aug.. 2000. HOLANDA
54. P.A. Castillo; J. Carpio; J.J. Merelo; V. Rivas; G. Romero; A. Prieto, "Evolving Multilayer Perceptrons", *Neural Processing Letters* , Vol.12, No.2, pp.115-127, Oct. 2000. HOLANDA
55. J. L. Bernier, J. Ortega, I. Rojas, E. Ros, A. Prieto "Obtaining Fault Tolerant Multilayer Perceptrons Using an Explicit Regularization", *Neural Processing Letters* , Vol. 12, No.2, pp. 107-113, Oct. 2000.
56. J.L. Bernier, J. Ortega, I. Rojas, A. Prieto, "Improving the tolerance of multilayer perceptrons by minimizing the statistical sensitivity to weight deviations." *Neurocomputing*, Vol. 31, No. 1-4. pp.87-103, 2000. USA
57. P.Martín-Smith, F.J.Pelayo, E.Ros, A.Prieto, "Self-organization by temporal inhibition (SOTI)", *Neural Processing Letters*, Vol.12, No.3, pp.199-213, Dec. 2000. HOLANDA
58. J.L. Bernier, J. Ortega, E. Ros, I. Rojas, A. Prieto; "A Quantitative Study of Fault Tolerance, Noise Immunity and Generalization Ability of MLPs", *Neural Computation*, Vol. 12, pp. 2941-2964, MIT, 2000. USA
59. P.A. Castillo, J.J. Merelo, A. Prieto, V. Rivas, G. Romero, "G-Prop: Global Optimization of Multilayer Perceptrons using GAs", *Neurocomputing* Vol.35, No. 1-4, pp149-163, 2000. USA
60. I.Rojas, J.González, H.Pomares, F.J.Rojas, F.J. Fernández, A.Prieto, *Multidimensional and multideme genetic algorithms for the construction of fuzzy systems*, *International Journal of Approximate Reasoning*, Vol.26, No.3, pp.179-210, (ISSN: 0888-613X), 2001.
61. J.González, I.Rojas, H.Pomares, M.Salmerón, A.Prieto, J.J. Merelo, *Optimization of Web Newspaper Layout in Real Time*, *Computer Networks*, Elsevier, Vol.36, pp.311-321, (ISSN: 1389-1286), 2001.
62. M. Salmerón, J. Ortega, C.G. Puntonet, A. Prieto, *Improved RAN Sequential Prediction using Orthogonal Techniques*, *Neurocomputing*, Vol.41, pp. 153-172, (ISSN: 0925-2312), 2001.
63. J.González, I.Rojas, H.Pomares, J.Ortega, A.Prieto, *A New Clustering Technique for Function Approximation*, *IEEE Trans. on Neural Networks*, Vol. 13, No.1, pp. 132-142, ISSN: 1045-9227, January 2002.
64. A.Prieto, A.Andreou, *Microelectronics for Bio-Inspired Systems*, *Analog Integrated Circuits and Signal Processing*, Vol. 30, pp. 87-90, ISSN: 0925-1030, February 2002.

65. I.Rojas, H.Pomares, J.L. Bernier, J.Ortega, B.del Pino, F.Pelayo, A.Prieto, *Time series analysis using normalized PG-RBF network with regression weights*, Neurocomputing, Vol.42, pp.267-285, (ISSN: 0925-2312), 2002.
66. H.Pomares, I.Rojas, J.González, A.Prieto, *Structure identification in complete rule-based fuzzy systems*, IEEE Trans. Fuzzy Systems, Vol.10, No.3, pp. 349-359, (ISBN: 1063-6706) June, 2002.
67. P.A.Castillo, J.J.Merelo,A.Prieto, I.Rojas, G.Romero: *Statistical Analysis of the Parameters of a Neuro-Genetic Algorithm*, IEEE Transactions on Neural Networks, Vol.13, No. 6, pp. 1374-1394, (ISSN: 1045-9227), November 2002.
68. H.Pomares, I.Rojas, J. González, M.Damas, B.Pino, A.Prieto, *On-line Global Learning in Direct Fuzzy Controllers*, IEEE Transaction Fuzzy System, Vol. 12,No.2, pp.218-229, 2004.
69. S. Mota, E. Ros, J. Díaz, E. M. Ortigosa, A. Prieto; *Motion-Driven Segmentation by Competitive Neural Processing*; Neural Processing Letters, Vol. 22, No. 2, pp. 125-147 ISSN: 1370-4621, October 2005.
70. Herrera, L.J.; Pomares, H; Rojas, I; Valenzuela, O; Prieto, A; TaSe, a Taylor Series-based fuzzy system model that combines interpretability and accuracy; FUZZY SETS AND SYSTEMS 153 (3) pp: 403-427 DOI: 10.1016/j.fss.2005.01.012, AUG 1 2005
71. J. M. Palomares, J. González, E. Ros, A. Prieto, *General Logarithmic Image Processing Convolution*, IEEE Transaction on Image Processing, Vol. 15, No.11, pp. 3602-3608, Nov.2006. DOI: 10.1109/TIP.2006.881967
72. J. Diaz, E. Ros, R. Carrillo, A. Prieto, *Real-time system for high-image-resolution disparity estimation*. IEEE Transactions on Image Processing, Vol. 16, No. 2, pp. 274-279, Jan. 2007. DOI: 10.1109/TIP.2006.884931
73. J. Díaz, E. Ros, A. Prieto, F. J. Pelayo; *Fine grain pipeline systems for real-time motion and stereo-vision computation*; Int. J. High Performance Systems Architecture, Vol. 1, No. 1, pp.60-68, ISSN1751-6528; 2007.
74. L. J. Herrera, H. Pomares, I. Rojas, A. Guillen, A. Prieto, O. Valenzuela, *Recursive Prediction for Long Term Time Series Forecasting Using Advanced Models*, Neurocomputing, Vol.70 , No.16-18, Pages: 2870-2880, October 2007.
75. A.Prieto, J.Cabestany, F.Sandoval, *Computational Intelligence and Bioinspired Systems*, Neurocomputing, Vol.70 , No.16-18, Pages: 2701-2703, October 2007.
76. A. Guillen, I. Rojas, J. González, H. Pomares, L.J. Herrera, O. Valenzuela, A. Prieto, *Using Fuzzy Logic to Improve a Clustering Technique for Function Approximation*, Neurocomputing, Vol.70 , No.16-18, pages: 2853-2860, October 2007.
77. Beatriz Prieto, Fernando Tricas, Juan J. Merelo, Antonio Mora, and Alberto Prieto. *Visualizing the evolution of a web-based social network*. Journal of Network and Computer Applications, Vol. 31, No. 4, Pages 677-698, November 2008.
78. Miguel Ángel López, Francisco J. Pelayo, Eduardo Madrid, Alberto Prieto: *Statistical Characterization of Steady-State Visual Evoked Potentials and Their Use in Brain-Computer Interfaces*. Neural Processing Letters, Vol. 29, No. 3; pp 179-187. 2009.
79. Joan Cabestany, Francisco Sandoval, Alberto Prieto. *Computational and Ambient Intelligence*, Neurocomputing, Vol. 72, Nos. 16-18, pp. 3539-3540, October 2009.
80. Ortiz, Andres; Ortega, Julio; Diaz, Antonio F.; Cascon, Pablo; Prieto, Alberto; *Protocol offload analysis by simulation*; Journal of Systems Architecture, Vol. 55; No. 1; pp. 25-42; JAN 2009.

81. Andrés Ortiz, Julio Ortega, Antonio F. Díaz, Alberto Prieto: Network interfaces for programmable NICs and multicore platforms. *Computer Networks* 54(3): 357-376 (2010).
82. M. A. Lopez-Gordo, Alberto Prieto, Francisco J. Pelayo, Christian A. Morillas: Use of Phase in Brain-Computer Interfaces based on Steady-State Visual Evoked Potentials. *Neural Processing Letters* 32(1): 1-9 (2010).
83. M.A. Lopez-Gordo, A. Prieto, F. Pelayo, C. Morillas; Customized stimulation enhances performance of independent binary SSVEP-BCIs; *Clinical Neurophysiology, Clinical Neurophysiology* 122(1): 128–133 (2011)
84. F. Sandoval, J. Cabestany, A. Prieto; Bio-inspired systems: Computational and ambient intelligence. *Neurocomputing* 74(16): 2591-2593 (2011).
85. J.M. Urquiza, I. Rojas, H. Pomares, LJ Herrera, J. Ortega, A. Prieto; Method for prediction of protein-protein interactions in yeast using genomics/proteomics information and feature selection. *Neurocomputing* 74(16): 2683-2690 (2011).
86. M. A. Lopez-Gordo, F. Pelayo, A. Prieto, and E. Fernandez, An Auditory Brain-Computer Interface with Accuracy Prediction. *International Journal of Neural Systems* 22(3) (2012)
87. Lopez-Gordo, M. A.; Fernandez, E.; Romero, S.; Prieto, A.: .An auditory brain-computer interface evoked by natural speech; *Journal of Neural Engineering*, 9 (3) (2012).
88. Oresti Banos, Miguel Damas, Hector Pomares, Alberto Prieto, Ignacio Rojas; Daily living activity recognition based on statistical feature quality group selection, *Expert Systems with Applications*, 39(9): 8013-8021 (2012)
89. Pablo García-Sánchez, Jesús González, Antonio Miguel Mora, and Alberto Prieto: Deploying intelligent e-health services in a mobile gateway. *Expert Syst. Appl.* 40(4): 1231-1239 (2013).
90. Alberto Prieto, Miguel A. Atencia Ruiz, Francisco Sandoval Hernández: Advances in artificial neural networks and machine learning. *Neurocomputing* 121: 1-4 (2013).
91. Andrés Ortiz, Julio Ortega, Antonio F. Díaz, Alberto Prieto: Affinity-Based Network Interfaces for Efficient Communication on Multicore Architectures. *J. Comput. Sci. Technol.* 28(3): 508-524 (2013).
92. Miguel Atencia, Francisco Sandoval, Alberto Prieto, Advances in computational intelligence, *Neurocomputing* 164 (2015), 1-4.
93. Alberto Prieto, Beatriz Prieto, Eva Martinez Ortigosa, Eduardo Ros, Francisco Pelayo, Julio Ortega, Ignacio Rojas, Neural networks: an overview of early research, current frameworks and new challenges, *Neurocomputing*, 214 (2016) 242-268.
94. Francisco Sandoval, Alberto Prieto, Miguel Atencia, New Trends in Computational Intelligence, *Neurocomputing*, 250 (2017) 1-4.

Publicaciones en la serie Lecture Notes on Computer Science (Springer Verlag).

95. PELAYO,F.J.; PINO,B.; PRIETO,A.; ORTEGA,J.; FERNANDEZ,F.J.: "CMOS Implementation of Synapse Matrices with programmable analog weights". *Lecture Notes in Computer Science* 540. pp. 307-314, ISSN: 0302-9743, Springer-Verlag. 1991.

96. CAÑAS,A.; ORTEGA,J.; FERNANDEZ,F.J.; PRIETO,A.; PELAYO,F.J.: "An approach to isolated word recognition using multilayer perceptrons". Lecture Notes in Computer Science 540. pp. 340-347, ISSN: 0302-9743. Springer-Verlag. 1991.
97. ANGUITA,M.; PRIETO,A.; PELAYO,F.J.; ORTEGA,J.; Diaz,A.: "CMOS Implementation of a Cellular Neural Network with Dynamically Alterable Cloning Templates". Lecture Notes in Computer Science 540. ISSN: 0302-9743, pp. 260-267, Springer-Verlag. 1991.
98. ORTEGA,J.; PRIETO,A.; PELAYO,F.J.; LLORIS,A.; MARTIN-SMITH,P.: "Optimization problems on concurrent testing solved by neural networks". Lecture Notes in Computer Science 540. ISSN: 0302-9743, pp. 385-394, Springer-Verlag. 1991.
99. MERELO,J.J.; ANDRADE,M.A.; URENA,C.; PRIETO,A.; MORAN,F.: "Application of Vector Quantization Algorithms to Protein Classification and Secondary Structure Computation". Lecture Notes in Computer Science 540. ISSN: 0302-9743. Springer-Verlag. pp. 415-421, 1991.
- 100.J.Ortega, F.J.Pelayo, A.Prieto, B.Pino, C.G.Puntonet: "MapA: An array Processor Architecture for Neural Networks", Lecture Notes in Computer Science 686, ISSN: 0302-9743, Springer Verlag, 1993
- 101.J.J.Fernández-Rodríguez, A.Cañas, E.Roca, F.J.Pelayo, J.Fernández-Mena, A.Prieto: "Application of Artificial neural Networks to Chest Image Classifications", Lecture Notes in Computer Science 686, ISSN: 0302-9743, Springer Verlag, 1993
- 102.P.Martín-Smith, F.J.Pelayo, A.Diaz, J.Ortega, A.Prieto: "A Learning Algorithm to Obtain Self-Organizing Maps using Fixed Neighbourhood Kohonen networks", Lecture Notes in Computer Science 686, ISSN: 0302-9743, Springer Verlag, 1993
- 103.J.J.Merelo, M.Patón, A.Cañas, A.Prieto, F.Morán: "Optimization of a Competitive learning neural Network by Genetic Algorithms", Lecture Notes in Computer Science 686, ISSN: 0302-9743, Springer Verlag, 1993
- 104.Pelayo,F.J.; Ros,E.; Martín-Smith,P.; Fernández,F.J.; Prieto,A.: "A VLSI Approach to the Implementation of Additive and Shunting Neural Networks", Lecture Notes in Computer Science, Vol.930, pp.728-735, Springer Verlag, ISSN: 0302-9743, 1995.
- 105.Puntonet, C.G.; Rodríguez-Álvarez,M.; Prieto,A.: "A Geometrical Based Procedure for Source Separation Mapped to a neural Network", Lecture Notes in Computer Science, Vol.930, pp.736-743, Springer Verlag, ISSN: 0302-9743, 1995.
- 106.Bernier,J.L.; Merelo,J.J.; Ortega,J.; Prieto,A., "Test Pattern Generation for Analog Circuits Using Neural Networks and Evolutive Algorithms". Lecture Notes in Computer Science, Vol.930, pp.838-844, Springer Verlag, ISSN: 0302-9743, 1995.
- 107.Anguita,M.; Pelayo,F.J.; Fernández,F.J.; Prieto,A.: "A Low-Power Analog Implementation of Cellular Neural Networks", Lecture Notes in Computer Science, Vol.930, pp.898-905, Springer Verlag, ISSN: 0302-9743, 1995.
- 108.Bernier, J.L.; Iliá Herráiz, C.; Merelo, J.J.; Olmeda, S.; Prieto, A. "Solving Mastermind Using GAs and Simulated Annealing: A Case of Dynamic Constraint Optimization". Lecture Notes in Computer Science, Vol. 1141, pp. 554-563, ISSN 0302-9743Springer-Verlag, 1996..
- 109.Rojas,I.; Valenzuela,O.; Prieto,A.: "Statistical Analysis of the Main Parameters in the Definition of Radial Basic Function Networks", Lecture Notes in Computer Science, Vol. 1240, pp.882-691, ISSN: 0302-9743, Springer-Verlag, June 1997.
- 110.Bernier,J.L; Ortega,J.; Prieto,A.: "A Modified Backpropagation Algorithm to Tolerate Weight Errors", Lecture Notes in Computer Science, Vol. 1240, pp.763-771. ISSN: 0302-9743, Springer-Verlag, June 1997.

111. Prieto, A.; Puntonet, C.G.; Prieto, B.; Rodríguez-Alvarez, M.: "A competitive Neural Network for Blind Separation of Sources based on Geometric Properties", Lecture Notes in Computer Science, Vol. 1240, pp.1095-1106, ISSN: 0302-9743, Springer-Verlag, June 1997.
112. Merelo, J.J.; Prieto, A.; Morán F, Maravini, R.; Carazo, J.M.: "A GA-optimized neural network for classification of biological particles from electron-microscopy images". Lecture Notes in Computer Science, Vol. 1240, pp.1174-1182, ISSN: 0302-9743, Springer-Verlag, June 1997.
113. Ortega, J.; Parrilla, L.; Prieto, A.; Lloris, A.; Puntonet, C.G.: "Modified Boltzmann machine for an efficient Distributed Implementation", Lecture Notes in Computer Science, Vol. 1240, pp.1221-1232, Springer-Verlag, ISSN: 0302-9743, June 1997.
114. C.Gil, J.Ortega, A.F.Díaz, M.G.Montoya, A.Prieto, "Load Balancing in Parallel Circuit testing with Annealing Based and Genetic Algorithms", Lectures Notes in Computer Science Vol.1498, ISSN: 0302-9743, pp. Springer –Verlag, 1998.
115. P. Martín-Smith, F.J. Pelayo, E. Ros, A. Prieto, "Supervised VQ Learning based on Temporal Inhibition", Lecture Notes in Computer Science, vol. 1606, pp.610-620, ISSN: 0302-9743, Springer-Verlag, 1999.
116. Rojas, H. Pomares, J.L. Bernier, J. Ortega, E. Ros, A. Prieto, "Sequential Learning Algorithm for PG-RBF network using regression weights for Time Series Prediction" Lecture Notes in Computer Science, vol. 1606, pp.631-640, ISSN: 0302-9743, Springer-Verlag, 1999.
117. E. Ros, F.J. Pelayo, I. Rojas, F.J. Fernández, A. Prieto, "A VLSI Approach for Spike Timing Coding", Lecture Notes in Computer Science, vol. 1607, pp.166-175, ISSN:0302-9743, Springer-Verlag, 1999.
118. C.G. Puntonet; M. R. Alvarez; A. Prieto; B. Prieto. "Separation of Speech Signals for Nonlinear Mixtures". Lecture Notes in Computer Science, vol. 1607, pp.665-673, ISSN: 0302-9743, Springer-Verlag, 1999.
119. J.L. Bernier, J.Ortega, M.M.Rodríguez, I.Rojas, A.Prieto, "An Accurate Measure for Multilayer Perceptron Tolerance to Additive Weight deviations", Lecture Notes in Computer Science, vol. 1607, pp.853-862, ISSN: 0302-9743, Springer-Verlag, 1999.
120. A.J. Rivera, J. Ortega, I. Rojas, A. Prieto, *Optimizing RBF Networks with Cooperative/Competitive Evolution of Units and Fuzzy Rules*, Lecture Notes in Computer Science, Vol. 2084, pp. 570-578, (ISSN 0302-9743), June 2001.
121. G. Romero, P.A. Castillo, J.J. Merelo, A. Prieto, *Using SOM for Neural Network Visualization*, Lecture Notes in Computer Science, Vol. 2084, pp. 629-636, (ISSN 0302-9743), June 2001.
122. F.J. Salcedo, J. Ortega, A. Prieto, *Analyzing Boltzmann Machine Parameters for Fast Convergence*, Lecture Notes in Computer Science, Vol. 2085, pp. 144-151, ISSN 0302-9743, June 2001.
123. J.González, I.Rojas, H.Pomares, A.Prieto, K.Goser, *Evolutionary Training of Neuro-Fuzzy Patches for Function Approximation*, Lecture Notes in Computer Science, Vol. 2415, pp.559-564, (ISSN: 0302-9743), 2002.
124. Salmerón, M.; Ortega, J.; Puntonet, C.G.; Prieto, A.; Rojas, I.: "SSA, SVD, QR-cp, and RBF Model Reduction". Lecture Notes in Computer Science, Vol. 2415, pp.589-595, (ISSN: 0302-9743), 2002.
125. F.J.Fernández, A.Cañas, A.F.Díaz, J.González, J.Ortega, A.Prieto, Performance of Message-Passing MATLAB Toolboxes, Lecture Notes in Computer Science, Vol. 2565, pp.228-241, 2003

- 126.F. Rojas, J. Solé-Casals, E. Monte-Moreno, C. G. Puntonet, A. Prieto, A Canonical Genetic Algorithm for Blind Inversion of Linear Channels, Lecture Notes on Computer Science, Vol. 3889, pp. 238 – 245, 2006. DOI: 10.1007/11679363_30.
- 127.A. Guillen, I. Rojas, J. Gonzalez, H. Pomares, L. J. Herrera, A. Prieto; A Fuzzy-Possibilistic Fuzzy Ruled Clustering Algorithm for RBFNNs Design, Lecture Notes in Computer Science, Vol. 4259, pp. 647-656, Springer-Verlag 2006. DOI 10.1007/11908029_67
- 128.M. A. López, H. Pomares, M. Damas, A. Díaz-Estrella, A. Prieto, F. Pelayo, E. M. de la Plaza, Surface Modelling with Radial Basis Functions Neural Networks using Virtual Environments; Lecture Notes in Computer Science, ISSN 0302-9743, Vol. 4507, pp. 168-175, June 2007.
- 129.A. Guillen, I. Rojas, J. Gonzalez, H. Pomares, L. J. Herrera, A. Prieto Parallel Multi-objective Memetic RBFNNs Design and Feature Selection for Function;, Lecture Notes in Computer Science, ISSN 0302-9743, Vol. 4507, pp. 337-344, June 2007.
- 130.B. Prieto, J. J. Merelo, A. Prieto, F. Tricas; Analyzing a Web-Based Social Network using Kohonen's SOM; Lecture Notes in Computer Science, ISSN 0302-9743, Vol. 4507, pp. 901-908, June 2007.
- 131.M. A. López, H. Pomares, M. Damas, E. Madrid, A. Prieto, F. Pelayo, E. M. de la Plaza-Hernández; Use of ANNs as Classifiers for Selective Attention Brain-Computer Interfaces, Lecture Notes in Computer Science, ISSN 0302-9743, Vol. 4507, pp. 946-953, June 2007.
- 132.Joan Cabestany, Francisco Sandoval, Alberto Prieto, Juan M. Corchado: Bio-Inspired Systems: Computational and Ambient Intelligence, 10th International Work-Conference on Artificial Neural Networks, IWANN 2009, Salamanca, Spain, June 10-12, IWANN2009, LNCS Vol. 5517, pp. VII-IX, ISSN 0302-9743, Springer, 2009.
- 133.Miguel Ángel López, Héctor Pomares, Alberto Prieto, Francisco J. Pelayo: Multiple AM Modulated Visual Stimuli in Brain-Computer Interface. IWANN2009, LNCS Vol. 5517, pp. 683-589, ISSN 0302-9743, Springer, 2009.
- 134.Andrés Ortiz, Julio Ortega, Antonio F. Díaz, Alberto Prieto: Improving the Performance of Bandwidth-Demanding Applications by a Distributed Network Interface. , LNCS Vol. 5518, pp. 462-465, ISSN 0302-9744, Springer, 2009.
- 135.García-Bermúdez, R; Rojas, F; González, J; San Román B; Valenzuela O.; A. Prieto, A; L. Velázquez, L; Rodríguez, R. Independent Component Analysis Aided Diagnosis of Cuban Spino Cerebellar Ataxia 2. Lecture Notes in Computer Science, vol. 5768, pp: 259-266, 2009. DOI: 10.1007/978-3-642-04274-4_27.
- 136.Garcia-Sanchez, P; Gonzalez, J; Castillo, PA; Prieto, A; Using UN/CEFACT'S Modelling Methodology (UMM) in e-Health Projects; Lecture Notes in Computer Science; Vol. 5517; pp. 925-932; 2009.

Artículos publicados en revistas nacionales.

137. Prieto: "Realización de un ensamblador cruzado para microordenador". Revista de Informática y Automática. Vol X. n. 33. Julio-Septiembre 1977.
138. A. Prieto; B. Garcia: "Diseño y realización de un microordenador con entrada y salidas para señales analógicas: características y estructura básica". Revista de Informática y Automática. Vol. XI. n. 35-36. pags. 38-52. Enero- Jun. 1978
139. A. Prieto; B. Garcia: "Diseño y realización de un microordenador con entrada y salidas para señales analógicas: señales de control e interfase con los conversores". Revista de Informática y Automática. Vol. XI. n. 37. pags. 17-32. Julio-Septiembre. 1978.
140. A. Prieto; A. Lloris: "Metodología para la implementación de rutinas en memorias de solo lectura". Revista de Informática y Automática. n. 40. Vol. XII. pags. 29-37. 1979.
141. A. Lloris; A. Prieto: "Desarrollo y aplicaciones de la lógica multiumbral". Revista de Informática y Automática. vol XV, nº. 51, En-Marzo 1982, pp. 53-74.
142. F. Pelayo; A. Prieto; A. Lloris; F. Gomez: "Emulador y ensamblador de un ordenador didáctico elemental". Revista de Informática y Automática. vol. XVII, no. 61, pp. 9-17. Julio-Septiembre 1984.
143. Prieto, A.; Ortega, J.: "Procesadores RISC: conceptos y perspectivas". Mundo Electrónico, No. 235, pp.36-42, En-Feb. 1993.
144. Pino, B.; Pelayo, F. J.; Ortega, J.; Anguita, M.; Prieto, A.: "Implementaciones hardware de redes neuronales artificiales". *Inteligencia Artificial (AEPIA)*, Vol. 1, No.1, pp.48-56 1997.
145. P. A. Castillo, J. G. Castellano, J. J. Merelo, A. Prieto, *Diseño de Redes Neuronales Artificiales Mediante Algoritmos Evolutivos*, Inteligencia Artificial, No.14, pp. 2-32. AEPIA (ISSN: 1137-3601), 2001.
146. Prieto, A.; Prieto, B.; del Pino, B.; Illeras, F.: "Utilización de la metodología *flipped classroom* en una asignatura de Fundamentos de Informática" Revista de Enseñanza y Aprendizaje de Ingeniería de Computadores, Vol. 6, junio 2016, pp. 67-76, ISSN: 2173-8688, 2016.
147. Cañas, A., Ortigosa, E. M., Fernández, J., Boyero, J. M., Anguita, M., Ocaña, F. A., Gea, M., Fernández, A. M., García, J., Damas, M., Ortega, J., Prieto A. (2018). Uso y difusión de la plataforma educativa SWAD/OpenSWAD en la Universidad de Granada y en el mundo. Enseñanza y Aprendizaje de Ingeniería de Computadores. Número 8, 2018, pp. 117-144.

Ponencias invitadas en congresos

148. A. Prieto; A. Lloris: "Lógica multiumbral". Ponencia invitada en las 1as Jornadas de diseño lógico. Barcelona. Julio 1981, pp. 58.1-58.30.
149. A. Prieto: "Informática y Enseñanza". I Jornadas de software educativo. Ministerio de Educación y Ciencia. Ponencia inaugural invitada. (Subdirección General de Perfeccionamiento del Profesorado. MEC). I. B. Siete Colinas. Ceuta, 10-12 Julio, 1985.
150. Anguita, M.; Pelayo, F. J.; Ros, E.; Palomar, D.; Prieto, A.: "VLSI Implementation of CNNs for Image processing and Vision Tasks: Single and Multiple Chip Approaches", *invited talk, published in: Proceedings of the 4th IEEE Int. Workshop on Cellular Neural Networks and Applications*, IEEE Cat. Numb. 96TH8180, ISBN: 0-7803-3261-X, pp.479-484, June 24-26, 1996.
151. Alberto Prieto. Docencia semipresencial en estructura de computadores. Jornadas de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO). V Congreso Español de Informática (CEDI2016). Salamanca, 13 a 16 de Septiembre de 2016.

152. Alberto Prieto. Resultados provisionales tras 50 años de docencia. Conferencia invitada, JENUI 2018, Barcelona, 4 a 6 julio 2018.

Comunicaciones presentadas y publicadas en congresos internacionales

153. J. EISMAN; A. PRIETO; A. ECHARRI: "Fortran V program for the design of flat longitudinal Fresnel lenses used as solar energy concentrators". International Conference on New Sources of Energy. Rabat (Marruecos). 20-25 Noviembre 1978
154. A. LLORIS; A. PRIETO; J.M. IGLESIAS: "Computer aided synthesis procedure for the ternary functions of two variables". First International Fuzzy Systems Association (IFSA) Congress. Vol II, Sess. 7, pp. S-7.5.1, S-7.5.12. (ISBN. 84-7632-004-3). Palma de Mallorca. July. 1985.
155. J.L. VALERO; A. PRIETO; A. LLORIS; J. MORALES; G. OLIVARES: "Automatic procedure for the measurement of surface tensions". Proc. of the 29th Inter. Symp. on Mini and Microcomputers and their Applications. International Society for Mini and Microcomputers (ISMM). Sant Feliu. June 1985. pp. 330-334.
156. PRIETO; P. MARTIN-SMITH; F. PELAYO; A. LLORIS: "The design of decoders for q-valued logic circuits". Proceedings of the 18th International Symposium on Multiple-Valued Logic. Baleares. May 24-26. Computer Society of IEEE. pp. 32-39. 1988.
157. J.J. MERELO; J.C. TORRES; A. PRIETO: "Algorithms and structures in Symbolic Computing". Proceedings of the thirty-sixth International Conference "Mini and microcomputers and their applications". International Society of Mini and Microcomputers. Sant Feliu. Spain. June 27-30, (ISBN 84-7488-121-8) pp 228 to 231. 1988.
158. P. MARTIN-SMITH; A. PRIETO; F.J. PELAYO; J. ORTEGA; A. LLORIS: "CMOS design of a neural network model". Abstracts of EUROCAST'89, International Workshop on Computer Aided Systems Theory. Canary Islands (Spain). Feb. 26- Mar. 1. pp. 119-124. 1989.
159. J.J. MERELO; A. PRIETO: "Implementing a language for polynomial processing". Proceeding of the ISMM International Symposium MIMI'89, Mini and Microcomputers and their Applications. Zurich, Switzerland. pp. 87-92 (Acta Press, USA ISBN:0-88986-123-4). June 26-29, 1989.
160. F.J. PELAYO; A. PRIETO; B. PINO; J. ORTEGA; P. MARTIN-SMITH: "Hardware implementation of a neuron model". Proceedings of the 8th International Symposium Applied Informatics. IASTED. Innsbruck (Austria). Acta Press (USA) (ISBN 0-88986) pp. 262-264. February 20-23, 1990.
161. F.J. PELAYO; A. PRIETO; B. PINO; J. ORTEGA; P. MARTIN-SMITH: "A new computational element for neural networks". Proceedings of the 4th International Symposium on Knowledge Engineering. Barcelona (Spain). pp. 247-250. May 9-11, 1990.
162. F.J. PELAYO; A. PRIETO; B. PINO; P. MARTIN-SMITH: "Analog VLSI implementation of a neural network with competitive learning". Proceedings of the IEEE Cellular Neural Networks & Applications International Workshop. IEEE Cat. No. 90TH0312-9; (ISBN 951-721-239-9) pp. 197-205. Budapest, 16-19. Dec. 1990.
163. P. MARTIN-SMITH; A. PRIETO; F.J. PELAYO; J. ORTEGA: "A new type of hierarchical neural-like network. Representation". Proceedings of the IEEE Cellular Neural Networks & Applications International Workshop. Budapest, 17-19. IEEE Cat. No. 90TH0312-9 (ISBN 951-721-239-9); pp. 302-313. Dec. 1990.
164. PELAYO, F.J.; PINO, B.; PRIETO, A.; ORTEGA, J.; FERNANDEZ, F.J.: "Analog implementation of a synaptic matrix with alterable weights". Proceedings of the 2nd

- International Workshop on Microelectronics for Neural Networks (MicroNeuro-91). IEEE German Section. Munich. Kyrill & Method Verlag (ISBN: 3-927527-46-7) pp. 261-267.; October 16-18. 1991.
165. ORTEGA, J.; PRIETO, A.; PELAYO, F.J.; LLORIS, A.; MARTIN-SMITH, P.: "Neural Networks for discrete non-linear programming problems: Application on concurrent testing". 4th Int. Workshop on Neural Networks & their applications (Neuro-Nimes'91). EC2. (ISBN: 2-906899-67-4) pp. 543-554. Nov. 4-8, 1991.
166. MERELO, J.J.; ANDRADE, M.A.; PRIETO, A.; MORAN, F. "Protein classification through a feature map". 4th Int. Workshop on Neural Networks & their applications (Neuro-Nimes'91). (EC2. ISBN: 2-906899-67-4) pp. 765-768. Nov. 4-8, 1991.
167. ORTEGA, J.; PRIETO, A.; LLORIS, A.; Pelayo, F.J.: "Neural networks to solve combinatorial optimization problems in digital circuit testing"; Proceedings of the 2nd. Int. Conference on Fuzzy Logic and Neural Networks; Iizuka, Japan; pp. 797-800. July 17-22; 1992.
168. Chiaberge, M.; Merelo, J.J.; Reyneri, L.M.; Prieto, A.; Zocca, L.: "A Comparison of Neural Networks, Linear Controllers, Genetic Algorithms and Simulated Annealing for Real Time Control", Proceedings of the European Symposium on Artificial Neural Networks (IEEE Region 8, IFIP WG 10.6, Euroconference CEC), pp.205-210, Pub. by D facta (Brussels), ISBN- 2-9600049-1-4. Brussels- April, 20-22, 1994.
169. Pino, B.; Pelayo, F.J.; Prieto, A.: "A digital implementation of self-organizing maps", The fourth Int. Conf. on Microelectronics for Neural Networks and Fuzzy Systems (MICRONEURO'94). IEEE Comp. Soc. Press, pp. 260-267 ISBN 0-8186-6710-9, Torino, Sept. 26-28, 1994
170. Rojas, I.; Pelayo, F.J.; Anguita, M.; Prieto, A.: "Continuous-time analog defuzzifier for product-sum based implementations", The fourth Int. Conf. on Microelectronics for Neural Networks and Fuzzy Systems (MicroNeuro'94). IEEE Comp. Soc. Press, pp.324-330, ISBN 0-8186-6710-9, Torino, Sept. 26-28, 1994
171. Anguita, M.; Pelayo, F.J.; Fernández, F.J.; Prieto, A.: "Analog Implementation of Cellular Neural Networks", Proc. of the 2nd MixVLSI'95 (Mixed Design of VLSI Circuits), ISBN 83-902081-8-0, IEEE Poland Section, pp. 133-139, Kraków, Poland, 29-31 May 1995.
172. Rojas, I.; Pelayo, F.J.; Ortega, J.; Prieto, A.: "A compact VLSI approach for the implementation of fuzzy controllers", Proc. of 2nd Joint Conf. on Information Science, pp.72-75, Wrightsville Beach, North Carolina, Sept. 28 - Oct. 1, 1995.
173. C.G. Puntonet, A. Prieto, J. Ortega. "New geometrical approach for blind separation of sources mapped to a neural network". Proceedings of the 1996 International Workshop on Neural Networks for Identification, Control, Robotics, and Signal/Image Processing (NICROSP-96), 21-23 Agosto, 1996, Venecia, Italia, IEEE Computer Soc. Press (ISBN 0-8186-7456-3), pp. 174-182.
174. C.G. Puntonet, M. Rodriguez, A. Prieto. "Adaptive blind separation of signals through a new geometrical approach". *IASTED-96* (Artificial Intelligence, Expert Systems and Neural Networks, Honolulu, Hawaii (USA), 19-22 Agosto, 1996. Acta Press, ISBN: 0-88986-211-7., pp.257-259.
175. Rojas, I.; Pelayo, F.J.; Ortega, J.; Prieto, A.: "A CMOS Implementation of Fuzzy Controllers Based on Adaptive Membership Function Ranges", Proc. of the Fifth Int. Conf. on Microelectronics for Neural Networks and Fuzzy Systems (MicroNeuro'96). pp. 317- 321, IEEE Computer Science Press. Lausanne, February 12-14, 1996. ISBN 0-8186-7373-7.
176. J.J. Merelo, A. Prieto, "GAGS, a flexible object-oriented library for evolutionary computation", Proc. of the First International Workshop on Machine learning, Forecasting and Optimization (MALFO'96), ISBN 84-89315-03-3, pp. 99-105, Leganés, Junio, 1996.

177. Gil, C.; Ortega, J.: "A parallel test-pattern generator based on spectral techniques", Proc. of the Fifth Euromicro Workshop on Parallel and Distributed Processing (PDP'97), pp. 199-204, ISSN 1066-6192, ISBN 0-8186-7770-8, IEEE Comp. Soc. Press, London January 22-24, 1997.
178. Rojas, I.; Merelo, J.J.; Pomares, H.; Prieto, A.: "Genetic Algorithms for Optimum Designing Fuzzy Controller", Proceedings of the 2nd. Int. ICSC Symposium on Fuzzy Logic and Applications (ISFL'97), International Computer Science Conventions, February 12-14, Zurich, ICSC Academic Press, Canada, ISBN 3-906454-03-7, pp. 165-170, 1997
179. I. Rojas, J.J. Merelo, J.L. Bernier, A. Prieto: "A new approach to fuzzy controller designing and coding via genetic algorithms", *Proc. of the 6th IEEE International Conference on Fuzzy Systems*, Barcelona, July 1997. Vol. II, IEEE Service Center, NJ, USA, pp. 1505-1510.
180. I. Rojas, M. Anguita, H. Pomares, A. Prieto: "Analysis and Electronic Implementation of a Fuzzy System for the Control of a Liquid Tank", *Proc. of the 6th IEEE International Conference on Fuzzy Systems*, Barcelona, July 1997. Vol. II, IEEE Service Center, NJ, USA, pp. 1541-1547.
181. Puntonet, C.G., Rodriguez-Alvarez, M, Prieto, A: "A geometric method for blind separation of sources". Artificial Intelligence and Soft Computing, Proc. of IASTED Inter. Conf. on Artificial Intelligence and Soft Computing, Banff, Canada, 27-31 July, pp. 372-375, IASTED Acta Press, 1997.
182. I. Rojas, M. Anguita, F.J. Pelayo, P. Glösekötter, A. Prieto, "CMOS Implementation of RDF Neural Networks using Adaptive Gaussian Radial Functions", Proc. of the 6th International Conference on Microelectronics for Neural Networks, Evolutionary & Fuzzy Systems", (ISBN 3-86005-190-3), pp. 195-200, University of Technology Dresden, IEEE G.S., September 24-26, 1997.
183. I. Rojas, F.J. Pelayo, M. Anguita, A. Prieto, "Development of a Configurable and Hierarchical Multiple-Input Fuzzy T-norm", Proc. of the 6th International Conference on Microelectronics for Neural Networks, Evolutionary & Fuzzy Systems", (ISBN 3-86005-190-3), pp. 297-304, University of Technology Dresden, IEEE G.S., September 24-26, 1997.
184. E. Ros, F.J. Pelayo, B. del Pino, A. Prieto, "Firing Rate and phase coding circuits for neural computation using spikes", Proc. of the 6th International Conference on Microelectronics for Neural Networks, Evolutionary & Fuzzy Systems", (ISBN 3-86005-190-3), pp. 305-311, University of Technology Dresden, IEEE G.S., September 24-26, 1997.
185. C.G. Puntonet, M.R. Alvarez, A. Prieto, B. Prieto, "Separation of Sources in a Class of Post-Nonlinear Mixtures", Proceedings of European Symposium on Artificial Neural Networks (ESANN'98), IEEE, Bruges- April 22-23-24, pp. 321-326, (ISBN 2-9600049-8-1), 1998.
186. I. Rojas, M. Anguita, E. Ros, H. Pomares, O. Valenzuela, A. Prieto, "What are the main factors involved in the design of a Radial Basic Function Network?", European Symposium on Artificial Neural Networks (ESANN'98), IEEE, Bruges- April 22-23-24, pp. 1-6, (ISBN 2-9600049-8-1), 1998.
187. I. Rojas, H. Pomares, E. Ros, A. Prieto, "Automatic Construction of Fuzzy Rules and Membership Functions from Training Examples", 6th European Congress on Intelligent Techniques and Soft Computing (EUROFIT'98), Aachen, Germany, September 7-10, Verlag Mainz, ISBN 3-89653-500-5, Vol. 1, pp. 618-622, 1998.
188. I. Rojas, F.J. Pelayo, M. Anguita, A. Prieto, "Adaptive and Self-Learning fuzzy controllers in real time", Proceedings of the 6th European Congress on Intelligent Techniques and Soft Computing (EUROFIT'98), Aachen, Germany, September 7-10, Verlag Mainz, ISBN 3-89653-500-5, Vol. 2, pp. 793-797, 1998.

- 189.A.Prieto, B.Prieto, C.G.Puntonet, A.Cañas, P.Martín-Smith, "Geometric separation of linear mixtures of sources: Application to speech signals", International workshop on Independent Component Analysis and Blind Signal Separation (ICA'99), pp. 295-300, Aussois, France, January 11-15, 1999.
- 190.F.Pelayo, A.Prieto, E.Ros, "Microelectronics for Neural, Fuzzy and Bio-inspired Systems", Proceedings of the Seventh International Conference on Microelectronics for Neural, Fuzzy and Bio-inspired Systems (MicroNeuro'99), IEEE Comp. Society, pp.xi-xiii, ISBN: 0-7695-0043-9, Granada, April 7-9, 1999.
- 191.B.Pino, F.Pelayo, J.Ortega, A.Prieto, "Design and evaluation of a Reconfigurable Digital Architecture for Self-Organizing Maps", Proceedings of the Seventh International Conference on Microelectronics for Neural, Fuzzy and Bio-inspired Systems (MicroNeuro'99), IEEE Comp. Society, pp.395-402, ISBN: 0-7695-0043-9, Granada, April 7-9, 1999.
- 192.J.Ortega, J.L.Bernier, A.F.Díaz, I.Rojas,M.Salmeron,A.Prieto, "Parallel Combinatorial Optimization with Evolutionary Cooperation between Processors", Proceedings of the 1999 Congress on Evolutionary Computation (CEC'99), IEEE Service Center, Vol.2, pp.1051-1058, ISBN: 0-7803-5536-9, Washington, July 6-9, 1999.
- 193.P. A. Castillo; J. González; J. J. Merelo; A. Prieto; V. Rivas; G. Romero. G-Prop-II: Global optimization of multilayer perceptrons using GAs. ", Proceedings of the 1999 Congress on Evolutionary Computation (CEC'99), IEEE Service Center, Vol.3, pp.2022-2027, , ISBN: 0-7803-5536-9, Washington, July 6-9, 1999.
- 194.P. A. Castillo; J. González; J. J. Merelo; A. Prieto; V. Rivas; G. Romero. G-Prop-III: Global optimization of multilayer perceptrons using an evolutionary algorithm. Proceedings of the Genetic and Evolutionary Computation Conference (GECCO99), Vol.1, pp.942, Morgan Kaufman Edts. ISBN. 1-55860-611-4, Orlando, July 13-17, 1999.
- 195.I.Rojas, H.Pomares, F.J. Fernández, J.L. Bernier, F.J.Pelayo, A.Prieto, "A New Methodology to Obtain Fuzzy Systems Autonomously from Training Data", Proceedings of the 8th International Conference on Fuzzy Systems (Fuzz-IEEE'99), pp. 527-532, IEEE Service Center, NJ, USA, ISBN-0-7803-5406-0. 22-25 August 1999, Seoul, Korea.
- 196.I.Rojas, H.Pomares, F.Hoffman, F.J.Pelayo, A.Prieto, "New Design for an On-line Adaptive Fuzzy Controller", Proceedings of the 8th International Conference on Fuzzy Systems (Fuzz-IEEE'99), pp. 1287-1292, IEEE Service Center, NJ, USA, ISBN-0-7803-5406-0. 22-25 August 1999, Seoul, Korea.
- 197.H.Pomares, I.Rojas, F.J. Fernández, M.Angueta, E.Ros, A.Prieto, "A New Approach for the Design of Fuzzy Controllers in Real Time", ", Proceedings of the 8th International Conference on Fuzzy Systems (Fuzz-IEEE'99), pp. 522-526, IEEE Service Center, NJ, USA.,ISBN-0-7803-5406-0. 22-25 August 1999, Seoul, Korea.
- 198.M.R.Alvarez, C.G.Puntonet, I. Rojas, A.Prieto, "Geometrical Blind separation of sources using MatLab". International Conference on Applied Informatics (AI 2000), Innsbruck, (Austria), IASTED, February 14-17, 2000.
- 199.J.J. Merelo; M. G. Arenas; J. Carpio; P.A. Castillo; V. M. Rivas; G.Romero; M. Schoenauer. "Evolving Objects", in: M.Graña (ed) FEA2000 (Frontiers of Evolutionary Algorithms), Proc. JCIS'2000 (Joint Conference on Information Sciences), Wang (ed), Vol.I, p.p.1083-1086, ISBN: 0-9643456-9-2, Atlantic City, NJ, Feb. 27 - March 3, 2000
- 200.P.A. Castillo; M.G. Arenas; J.G. Castellano; J. Carpio; J.J. Merelo; A.Prieto; V. Rivas; G. Romero, "Function Approximation with Evolved Multilayer Perceptrons", Proc. of Int'l Workshop on Evolutionary Computation (IWEC'2000) pp.209-224. State Key Laboratory of Software Engineering. Wuhan University, ISBN: nt April 3-8, 2000.
- 201.B.Prieto, C.G.Puntonet, P.M.Smith, A.Prieto, "Demixing of Linear Mixtures of Unimodal Supergaussian signals based on geometric properties", Proceedings of the Second

International Workshop on Independent Component Analysis and signal Separation (ICA'2000). Helsinki (Finland), pp.573-578, ISBN: 951-22-5017-9; 27-30 de Junio, 2000.

202. Rojas, H. Pomares, J. González, M. Anguita, A. Cañas, M. Salmerón, A. Prieto, "Rule-Based Modelling: Obtain fuzzy systems autonomously from training Data", Proceedings of the 8th Information Processing and Management of Uncertainty in Knowledge-Based Systems Conference (IPMU 2000), pp. 1941-1944, ISBN: 84-95479-02-8, Madrid SPAIN, July 3-7, 2000
203. M. Damas, M. Salmerón, A. Diaz, J. Ortega, A. Prieto, G. Olivares, "Genetic Algorithms and Neuro-Dynamic Programming: Application to Water Supply Networks". Proc. of the 2000 Congress on Evolutionary Computation (CEC2000). La Jolla, Ca. (USA), IEEE Service Center, ISBN 0-7803-6375-2, pp.7-14, Vol.1, 16-19 Julio 2000.
204. I. Rojas, H. Pomares, J. Gonzalez, E. Ros, M. Salmeron, J. Ortega, A. Prieto, "A New Radial Basis Function Networks Structure: Application to time series prediction". IEEE-INNS-ENNS International Joint Conference on Neural Networks (IJCNN-2000), IEEE Computer Soc. Press, ISBN 0-7695-0619-4, Vol. IV, pp. 449-445, Como, Italy, 24-27 July 2000.
205. I. Rojas, J.L. Bernier, M. Rodriguez-Alvarez, A. Prieto "What are the main Functional Block involved in the design of Adaptive Neuro-Fuzzy Inference Systems?", ". IEEE-INNS-ENNS International Joint Conference on Neural Networks (IJCNN-2000), IEEE Computer Soc. Press, ISBN 0-7695-0619-4, Vol. VI, pp. 551-556, Como, Italy, 24-27 July 2000.
206. Rivera, A.J.; Ortega, J.; Prieto, A.: *Design of RBF networks by cooperative/competitive evolution of units*, Proceedings of International Conference on Artificial Neural Networks and Genetic Algorithms, ICANNGA 2001, pp.375-378. Springer Computer Science, ISBN 3-211-83651-9, April, 2001.
207. Díaz, A. F.; Ortega, J.; Anguita, M.; Cañas, A.; Prieto, A.: *An efficient OS support for Communication on Linux Clusters*, Workshop on Scheduling and Resource Management for Cluster Computing, ICPP'2001 (International Conference on Parallel Processing), pp.397-402. ISBN 0-7695-1260-7, ISSN 1530-2016. Septiembre, 2001.
208. Diaz, A. F.; Ortega, J.; Cañas, A.; Fernández, F.J.; Prieto, A.: *The Light Weight Protocol CLIC: Performance of an MPI implementation on CLIC*, IEEE International Conference on Cluster Computing (CLUSTER'2001), pp.391-398, ISBN: 0-7695-116-3. Octubre, 2001.
209. H. Pomares, I. Rojas, J. González, M. Damas, A. Prieto, *An Enhanced Self-organizing Controller for Real-time Process-control Applications*, Proceedings of the 10th International Conference on Fuzzy Systems (Fuzz-IEEE'01), Melbourne, Australia, IEEE Service Center, ISBN 0-7803-7294-X, Vol. 2, pp. 319-322, 2-5 December 2001.
210. H. Pomares, I. Rojas, J. González, A. Prieto, *A Method for Structure Identification in Complete Rule-based Fuzzy Systems*, Proceedings of the 10th International Conference on Fuzzy Systems (Fuzz-IEEE'2001), Melbourne, Australia, IEEE Service Center, Vol. 1, pp. 321-324, ISBN 0-7803-7294-X, 2-5 December 2001.
211. H. Pomares, I. Rojas, J. González, M. Damas, A. Prieto, *Fine Tuning of Fuzzy of Fuzzy Controllers Using a Two-stage Algorithm*, Proceedings of the 10th International Conference on Fuzzy Systems (Fuzz-IEEE'01), Melbourne, Australia, IEEE Service Center, ISBN 0-7803-7294-X, Vol.3, pp.383-386, 2-5 December 2001.
212. M. Salmeron, A. Prieto, J. Ortega, C.G. Puntonet, M. Rodríguez: *Orthogonal Transformations for Optimal Time Series Prediction*, Proceedings of the European Symposium on Artificial Neural Networks (ESANN'2002), Bruges (Belgium), pp. 453-458, ISBN 2-930307-02-1, d-side Publis; April 24-26, 2002.
213. S. Mota, E. Ros, F.J. Fernández, A.F. Díaz, A. Prieto, *ECG Parameter Characterization of Paroxysmal Atrial Fibrillation*, Proceedings of the 4th International Workshop on Biosignal Interpretation (IFMBE'2002), pp.247-250, IEEE Engineering in Medicine and Biology Society, Villa Olmo, Como, Italy, 24-26 June 2002.

214. F.J. Fernández, A. Cañas, A.F. Díaz, J. González, J. Ortega, A. Prieto: *Performance of Message-passing MATLAB Toolboxes*, Proceedings of the 5th International Meeting on High Performance Computing for Computational Science (VecPar 2002), Part III, pp. 707-718, Porto (Portugal) June 26-28, 2002.
215. J. González, I. Rojas, H. Pomares, A. Prieto, K. Goser, *Evolutionary Training of Neuro-Fuzzy Patches for Function Approximation*, Lecture Notes in Computer Science, Vol. 2415, pp. 559-564, (ISSN: 0302-9743), 2002. [Inter. Conference on Artificial Neural Networks (ICANN' 2002), Madrid 27-30 August 2002].
216. A.F. Díaz, J. Ortega, A. Cañas, F.J. Fernández, M. Anguita, A. Prieto, The Lightweight Protocol CLIC on Gigabit Ethernet, Workshop on Communication Architecture for Clusters, 17th Int. Parallel & Distributed Processing Symp. (IPDPS'03), pp. 200-207, ISBN: 0-7695-1926-1, Niza, 22-26 April 22-25, 2003.
217. P.A. Castillo, M.G. Arenas, J.J. Merelo, A. Prieto, G. Romero, Artificial Neural Networks Design using Evolutionary Algorithms, Advances in Soft Computing-Engineering, Design and Manufacturing. Proceedings of WSC7. J.M. Benitez, O. Cordon, F. Hoffmann, R. Roy (Eds.) pp. 43-52. 2003
218. M. Salmerón, J. Ortega, J. González, C.G. Puntonet, M. Damas, A. Prieto, Parallel Implementation of Adaptive Prediction based on RBF Networks and Matrix Techniques, IASTED Conference on Neural Networks and Computational Intelligence (NCI 2003)
219. S. Mota, E. Ros, J. Díaz, G. Botella, F. Vargas, A. Prieto, Motion Driven Segmentation scheme for car overtaking sequences, 10th International Conference on Vision in Vehicles (VIV'2003), organizado por: Institute of Behavioural Sciences, University of Derby" en colaboración con The Applied Vision Association, The Ergonomics Society y The International Association of Applied Psychology's Traffic and Transport Division, Granada (Spain), 7-10 September 2003.
220. A. Guillen, I. Rojas, J. Gonzalez, L.J. Herrera, A. Prieto, Supervised RBFNN Centers and Radii Initialization for Function Approximation Problem, Proc. of the IEEE International Joint Conference on Neural Networks, pp. 3175-3180, IEEE Press, ISBN: 0-7803-9490-9 Vancouver, Canada 16-21 July 2006. Posted online: 2006-10-30 09:49:03.0
221. A. Ortiz, J. Ortega, A. F. Díaz, A. Prieto, "Protocol offload evaluation using Simics". IEEE Cluster Computing, Barcelona. Septiembre, 2006.
222. A. Ortiz, J. Ortega, A.F. Diaz A. Prieto; Analyzing the benefits of protocol offload by full-system simulation, 15th EUROMICRO International Conference on Parallel, Distributed and Network-Based Processing (PDP'07), pp. 229-237, IEEE Computer Society, Naples, Italy. 7-9 February 2007; DOI: doi.ieeecomputersociety.org/10.1109/PDP.2007.24.
223. A. Ortiz, J. Ortega, A.F. Díaz, A. Prieto; "Comparación de técnicas para la externalización de protocolos"; Memorias de la 7^a Conferencia Iberoamericana en Sistemas, Cibernética e Informática (CISCI2008), Vol. I, pp. 59-66, ISBN-10: 1-934272-39-6, International Institute of Informatics and Systemics (IIS), Orlando (EEUU), 29 de junio a 2 de julio de 2008.
224. Ortiz, Andres; Ortega, Julio; Diaz, Antonio F.; Prieto, Alberto; A new Offloaded/Onloaded network interface for high performance communication; Proceedings of the Parallel, Distributed and Network-Based Processing; Book series: Euromicro Conference on Parallel Distributed and Network-based Processing (PDP); ISSN: 1066-6192; pp. 143-150; 17th Euromicro International Conference on Parallel, Distributed and Network-Based, Weimar, Germany, 18-20 Febr. 2009.
225. Rodolfo V. García, Fernando Rojas, Jesús González, Belén San Román, Olga Valenzuela, Alberto Prieto, Luis Velázquez, Roberto Rodríguez: Independent Component Analysis Aided Diagnosis of Cuban Spino Cerebellar Ataxia 2. ICANN (1) 2009: 259-266.

226. García Arenas, Maribel; Juan Luís Jiménez Laredo, Pedro A. Castillo, Pablo G. Sanchez, Antonio Miguel Mora, Alberto Prieto, Juan J. Merelo Guervós: Statistical analysis of the parameters of the simulated annealing algorithm. Proceedings of the IEEE Congress on Evolutionary Computation, CEC 2010; pp.: 1-8 Barcelona, Spain, 18-23 July 2010. IEEE 2010 Print ISBN: 978-1-4244-6909-3. DOI: 10.1109/CEC.2010.5586160.
227. Lopez-Gordo, MA; Pelayo, F; Prieto, A. A high performance SSVEP-BCI without gazing; 2010 IEEE International Joint Conference on Neural Networks (IJCNN); ISSN: 1098-7576 ISBN: 978-1-4244-6917-8. Barcelona, Spain.
228. Trujillo, AM, Rojas, I, Pomares, H, Prieto, A; Prieto, B; Aranega, A; Rodriguez, F; Alvarez-Aranega, PJ; Prados, JC. Analysis of the Inducing Factors Involved in Stem Cell Differentiation Using Feature Selection Techniques, Support Vector Machines and Decision Trees. Trends in Applied Intelligent Systems, Pt I, Proceedings. 23rd International Conference on Industrial, Engineering and Other Applications of Applied Intelligent Systems, Lecture Notes in Artificial Intelligence, Volume: 6096; Pages: 294-305. ISSN: 0302-9743; ISBN: 978-3-642-13021-2, June 1-4, 2010. Cordoba, Spain.
229. Andrés Ortiz, Julio Ortega, Antonio F. Díaz, Alberto Prieto: Network Intrusion Prevention by Using Hierarchical Self-Organizing Maps and Probability-Based Labeling. IWANN (1) 2011: 232-239
230. Andrés Ortiz, Julio Ortega, Antonio F. Díaz, Alberto Prieto: Improving Dynamic Web Servers by Affinity-Based Network Interfaces. PDP 2011: 478-482
231. F. Ortuño, J. P. Florido, J. M. Urquiza, H. Pomares, A. Prieto and I. Rojas; Optimization of multiple sequence alignment methodologies using a multiobjective evolutionary algorithm based on NSGA-II, Proceedings of IEEE Congress on Evolutionary Computation (CEC), WCCI 2012 World Congress on Computational Intelligence, pp. 318-325; June, 10-15, 2012 - Brisbane, Australia.
232. D. Jaramillo, I. Rojas, O. Valenzuela, I. García, A. Prieto; Advanced systems in medical decision-making using intelligent computing. Application to magnetic resonance imaging, Proceedings of IEEE International Joint Conference on Neural Networks (IJCNN), WCCI 2012 World Congress on Computational Intelligence, pp. 318-325; pp. 1518-1525, June, 10-15, 2012 - Brisbane, Australia.
233. Pouria Sadeghi-Tehran, Ana Belén Cara, Plamen P. Angelov, Héctor Pomares, Ignacio Rojas, Alberto Prieto: Self-evolving parameter-free Rule-based Controller. FUZZ-IEEE 2012: 1-8
234. David Jaramillo, Ignacio Rojas, Olga Valenzuela, Ignacio Garcia, Alberto Prieto: Advanced systems in medical decision-making using intelligent computing. Application to magnetic resonance imaging. IJCNN 2012: 1-8.
235. Emiro de la Hoz Franco, Andrés Ortiz García, Julio Ortega, Eduardo de la Hoz Correa, Alberto Prieto: Network Anomaly Detection with Bayesian Self-Organizing Maps. IWANN 2013. Lecture Notes in Computer Science 7902, Springer 2013, ISBN 978-3-642-38678-7 2013: 530-537.
236. Alberto Prieto, Begoña del Pino, Beatriz Prieto. "Combining face-to-face teaching with a MOOC in an introductory course for Computer Science." EdMedia + Innovate Learning Conference, organizada por la Association for the Advancement of Computing in Education (AACE). Amsterdam, 24 a 28 junio de 2019. 1670-1680.
237. Antonio Cañas, Eva Martínez Ortigosa, Beatriz Prieto, Begoña del Pino, Alberto Prieto. "SWAD, an Open Learning Management System: Results and Challenges". EdMedia + Innovate Learning Conference, organizada por la Association for the Advancement of Computing in Education (AACE). Amsterdam, 24 a 28 junio de 2019. Pp. 1496-1509.
238. Escobar, J.J., Rodríguez, F., Kiziltepe, R. Prieto, B., Kimovski, D., Ortiz, A, Prieto, A. & Damas, M. Energy-aware KNN for EEG Classification: A Case Study in Heterogeneous

Platforms (Ref: 9564). 17th International Work-Conference on Artificial Neural Networks (IWANN), Azores (Portugal) 19-21 June 2023. Lecture Notes on Computer Science (in Press). Springer Verlag.

239. Prieto, A., Prieto, B., Escobar J.J. (2023) Green computing, or how to slow down the imperceptible contamination of ICTs. Invited talk in 2nd Basque Conference on Cyber Physical Systems and Artificial Intelligence San Sebastián (Spain) July 17-21, 2023. <https://doi.org/10.5281/zenodo.8152669>. Direct link: https://zenodo.org/record/8152669/files/Alberto_Prieto_green_computing.pdf.

Comunicaciones presentadas y publicadas en congresos nacionales

1. A.LLORIS; A.PRIETO; "Construcción de elementos de memoria con circuitos multiumbrales". IV Congreso de Informática y Automática. AEIA. pp. 589-602. Octubre 1979.
2. A.LLORIS; F. PASTOR; A. PRIETO: "Análisis de circuitos en el dominio de la frecuencia utilizando potenciales probabilísticos". XVIII Reunión Bienal de la RSEFQ, 1980, pp.12-5.
3. A.PRIETO; S.VILLENA; A.LLORIS: "Simulación de un microprocesador modular." I Simposium Nacional sobre Modelado y Simulación. IFAC. 1980, pp. 441-447.
4. A.LLORIS; A.PRIETO; A.COBO: "Procedimiento de síntesis para las funciones ternarias". V Congreso de Informática y Automática (AEIA). Mayo 1982, vol.2 pp.705-710.
5. A.PRIETO; A.COBO; A.LLORIS: "Circuitos básicos en tecnología CMOS para la síntesis de las funciones ternarias". V Congreso de Informática y Automática (AEIA). Mayo 1982, Vol.2, pp. 631-636.
6. A.PRIETO; A.LLORIS: "Realizaciones umbrales para las funciones no linealmente separables". V Congreso de Informática y Automática (AEIA). Mayo 1982, vol.2, pp.717-721.
7. PRIETO; J.ROMERA; A.LLORIS: "Realización de un ordenador didáctico elemental". V Congreso de Informática y Automática (AEIA). Mayo 1982, vol.1, pp.611-615. (El trabajo descrito en esta publicación obtuvo un accésit en 1982 del Concurso de selección de módulos experimentales destinados al uso y aprendizaje de la Informática en EGB y BUP, convocado por FUNDESCO)
8. A.PRIETO; A.ECHARRI; "Absorbancias ópticas en el visible e infrarrojo del PbS como elemento de pares termoeléctricos solares". I Conferencia Ibérica de Energía Solar. Int. Solar Energy Society. Madrid 27-29.Sept. 1982.
9. A.LLORIS; A.PRIETO; F. PASTOR: "Programas de miniordenador para el análisis de circuitos en el dominio de la frecuencia aplicando la teoría de los potenciales probabilísticos". Congreso de Informática y Automática (AEIA). Mayo 1982. vol. 1, pp. 379-383.
10. A.LLORIS; J.C.TORRES; A.PRIETO: "Cálculo de potenciales en dieléctricos no lineales para red rectangular no homogénea". XIX Reunión Bienal de la RSEF, Octubre 1982, vol.E, pp. 61-62.
11. A.LLORIS; A.SALVADOR; A.PRIETO: "Programas de miniordenador para el análisis de circuitos en el dominio del tiempo". XIX Reunión Bienal de la RSEF. Octubre 1982, vol.E, pp. 139-140.
12. G.OLIVARES; A.PRIETO; A.LLORIS: "Microordenador portátil para la detección automática de microterremotos en redes sísmicas locales". VI Congreso de Informática y Automática (AEIA). Madrid 15 a 18 Octubre.1985.

13. A.LLORIS; A.PRIETO; J.M. IGLESIAS: "Procedimiento de síntesis de las funciones ternarias de dos variables asistido por computador". III Jornadas de Diseño Lógico (AEIA). Madrid 14 a 18 de Octubre 1985.
14. MARTIN-SMITH,P.; PRIETO,A.; LLORIS,A.: "Procedimiento de síntesis para circuitos decodificadores multivaluados". XXI Reunión Bienal de la real Sociedad Española de Física. Salamanca, pp.43-44. 4-10 Octubre 1987.
15. J.ORTEGA; A.PRIETO; F.PELAYO; A.LLORIS; P.MARTIN-SMITH: "Procedimiento Universal para Autotest de PLAs CMOS". V Jornadas de Diseño de Circuitos Integrados. La Rabida (Huelva). 12 a 14 de diciembre de 1989. (ISBN: 84-7405-472-9), pp. 166-175.
16. J.ORTEGA; A.PRIETO; F.PELAYO; A.LLORIS: "Simulador de defectos físicos en PLAs a nivel de transistor". V Jornadas de Diseño de Circuitos Integrados. La Rabida (Huelva). 12 a 14 de diciembre de 1989. (ISBN: 84-7405-472-9), pp. 166-175.
17. F.J. PELAYO; A.PRIETO; F.J. FERNANDEZ: Desarrollo de circuitos integrados en modo de corriente con tecnología CMOS. Comunicaciones de la V Escuela de Microelectrónica. (Real Sociedad de Física. Dto. de Electrónica Univ. de Granada). Serv. Publ. Un. Gr., pp.285-292 (ISBN 84-338-1172-X). 1990.
18. Prieto,A.; Anguita,M.; Pelayo,F.J.; Ortega,J.; Diaz,A.: "Red neuronal celular CMOS en modo de corriente" VI Congreso de Diseño de Circuitos Integrados. Grupo de Microelectrónica de la Universidad de Cantabria. (ISBN: 84-87412-61-0). pp. 439-444. Santander 11-15 Nov. 1991.
19. Ortega,J.; Lloris,A.; Prieto,A.; Pelayo,F.J.: "Aplicación del espectro de Reed-Muller a la generación de patrones de test" VI Congreso de Diseño de Circuitos Integrados. Grupo de Microelectrónica de la Universidad de Cantabria. (ISBN: 84-87412-61-0). pp. 453-458. Santander 11-15 Nov. 1991
20. Pino,B.; Pelayo,F.J.; Prieto,A.: "Implementación VLSI de redes neuronales artificiales". Seminario avanzado impartido en la VI Escuela de Microelectrónica. Grupo DYVCI; Dept. de Electrónica. Universidad de Cantabria. Laredo (Cantabria), 7-11 Septiembre 1992.
21. Bernier,J.L.; Ortega,J.; Lloris,A.; Prieto,A.: "Diagnosis de circuitos analógicos mediante firmas basadas en variaciones de parámetros de alto nivel". 8º Congreso de Diseño de Circuitos Integrados, Arquitectura y Tecnología de Computadores, Universidad de Malaga 9-11 Nov.1993, pp.205-210.
22. Bernier,J.L.; Ortega,J.; Prieto,A.; Lloris,A.: "Selección de Puntos de Test en Circuitos Analógicos". Actas del X Congreso de Diseño de Circuitos Integrados, pp. 36-41. ISBN 84-600-9269-0. Zaragoza, 1995.
23. Ortigosa, E.;Ortega, J.; Prieto, A. "Diseño y Evaluación de un Procesador de Red mediante un Lenguaje de Descripción de Hardware". Actas de las II Jornadas de Informática. AEIA ISBN 84-8254-080-7, Almuñecar (Granada), págs. 485-494, 15-19 Julio 1996.
24. Prieto, B.; Bernier, J.L.; Díaz, A.; Prieto, A. "Simulación de un Bus de Campo en un Entorno PC-Windows". Actas de las II Jornadas de Informática. AEIA ISBN 84-8254-080-7, Almuñecar (Granada), págs. 619-620, 15-19 Julio 1996.
25. Illia, C.; Merelo, J.J.; Olmeda, S.; Prieto, A. "Optimización Global de Redes Neuronales con Algoritmos Genéticos". Actas de las II Jornadas de Informática. AEIA ISBN 84-8254-080-7, Almuñecar (Granada), págs. 637-638, 15-19 Julio 1996.
26. Rojas, I.; Schaffner, M.; Olivares, G.; Prieto, A. "Análisis de un Regulador Heurístico para el Control de un Tanque de Líquido". Actas de las II Jornadas de Informática. AEIA ISBN 84-8254-080-7, Almuñecar (Granada), págs. 379-388, 15-19 Julio 1996.

27. Puntonet, C.G.; Rodríguez, M.; Prieto, A.: "Separación Ciega de Fuentes: Algoritmo de Reconstrucción de Señales". Actas de las II Jornadas de Informática. AEIA ISBN 84-8254-080-7, Almuñecar (Granada), págs. 525-534, 15-19 Julio 1996.
28. I.Rojas, H.Pomares, A.Prieto, "Nueva metodología para el desarrollo de controladores difusos adaptativos y con capacidad de aprendizaje en tiempo real", Actas del Seminario Anual de Automática, Electrónica Industrial e Instrumentación (SAAEI'97), ISBN: 84-8498-451-6, Vol.2, pp.615-620, Valencia 17-19 Sept. 1997.
29. J. L. Bernier, I.Rojas, E.Ros, J.Ortega, A. Prieto, "A criterion for selecting fault tolerant weight configurations in multilayer perceptrons", Proceedings of the XIV Design of Circuits and Integrated Systems Conference (DCIS'99) , pp.813-818, ISBN 84-7632-424-3, Palma de Mallorca, 16-19 Noviembre,1999.
30. J.J.Merelo, P.A.Castillo, A.Prieto, *Integración de una asignatura en Internet: el caso de Diseño y evaluación de configuraciones*, VII Jornadas de Enseñanza Universitaria de la Informática (JENUI'2001), Palma de Mallorca, pp. 51-56, Servei de Publicacions i Intercanvi Científic de la Universitat de les Illes Balears, ISBN 84-7632-657-2, 16-18 de Julio 2001.
31. A.F.Díaz, J.Ortega, A.Cañas, F.J.Fernández, A.Prieto, *Implementación de MPI sobre el protocolo CLIC*, Actas de las XII Jornadas de Paralelismo, pp. 57-62, Editorial de la UPV, ISBN 84-9705-043-6, Universidad Politécnica de Valencia, 3-4 Septiembre 2001.
32. .G. Castellano, P.A. Castillo, J.J. Merelo, A. Prieto, V. Rivas, G. Romero, *Desechar o reciclar: el papel de los operadores de variación de la longitud del cromosoma dentro de los Algoritmos Genéticos*, Primer Congreso Español de Algoritmos Evolutivos y Bioinspirados (AEB'02) pp 233-240, ISBN: 84-607-3913-9, Mérida, España. Febrero 2002.
33. A.Prieto, F.J.Pelayo, F.Gómez-Mula, J.Ortega, A.Cañas, A.Martínez, F.J.Fernández: *Un computador didáctico elemental (CODE-2)*, Actas de las VIII Jornadas de Enseñanza Universitaria de la Informática (JENUI'2002), pp. 117-124, ISBN: 84-600-9782-X, Cáceres, 10-12 Julio 2002.
34. A.Martínez, A.Prieto, H.Pomares, P.Castillo: *ECODE: Entorno integrado de desarrollo para CODE-2*, Actas de las VIII Jornadas de Enseñanza Universitaria de la Informática (JENUI'2002), pp. 591-594, ISBN: 84-600-9782-X, Cáceres, 10-12 Julio 2002.
35. A.Prieto, A.Cañas, G.Fernández: *Algunas consideraciones sobre el léxico utilizado en la docencia de Informática*, Actas de las VIII Jornadas de Enseñanza Universitaria de la Informática (JENUI'2002), pp. 213-219, ISBN: 84-600-9782-X, Cáceres, 10-12 Julio 2002.
36. A.Cañas, A.F.Díaz, A.Prieto, *Sistema de servicios web de apoyo a la docencia y gestión de una asignatura*, Actas de las VIII Jornadas de Enseñanza Universitaria de la Informática (JENUI'2002), pp. 611-614, ISBN: 84-600-9782-X, Cáceres, 10-12 Julio 2002.
37. A.Prieto, F.J.Pelayo, B. del Pino, J.Ortega, H.Pomares, F. Gómez-Mula, A.Cañas, A.Díaz, *CODE-2: Un Computador Didáctico Elemental*, Actas de las XIII Jornadas de Paralelismo, pp. 73-77, (ISBN: 84-8409-159-7), Lleida, 9-11 Septiembre 2002.
38. A.F.Díaz, J.Ortega, A.Cañas, F.J.Fernández, M.Anguita, A.Prieto, *El Protocolo CLIC en Gigabit Ethernet*, Actas de las XIII Jornadas de Paralelismo, pp. 353-458, (ISBN: 84-8409-159-7), Lleida, 9-11 Septiembre 2002.
39. E.Ros, F.J.Pelayo, A.Prieto, B. del Pino, *Ingeniería Neuromórfica: el papel del hardware reconfigurable*, Actas de las II Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA'2002), pp.89-92, (ISBN: 84-699-9448-4), Almuñecar (Granada), 18-20 Septiembre 2002.
40. S.Mota, E.Ros, B. del Pino, G.Botella, F.J. Pelayo, A.Prieto, *Sistema de monitorización de adelantamientos en tiempo real*, Actas de las II Jornadas sobre Computación

Reconfigurable y Aplicaciones (JCRA'2002), pp.93-96, (ISBN: 84-699-9448-4), Almuñecar (Granada), 18-20 Septiembre 2002.

41. A.Matínez, S.Romero, E.Ros, A.Prieto, F.J.Pelayo, *Implementación de hardware reconfigurable de un modelo de retina*, Actas de las II Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA'2002), pp.97-101, (ISBN: 84-699-9448-4), Almuñecar (Granada), 18-20 Septiembre 2002.
42. J.Díaz-Alonso, D.C.Román, J. Gómez-Osuna, B. del Pino, F.Gómez-Mula, A.Prieto, F.J.Pelayo, *Implementación en hardware reconfigurable del computador CODE-2*, Actas de las II Jornadas sobre Computación Reconfigurable y Aplicaciones (JCRA'2002), pp. 249-256, (ISBN: 84-699-9448-4), Almuñecar (Granada), 18-20 Septiembre 2002.
43. Solé, R. Martín, F.Rojas, C. G. Puntonet, J.M. Górriz, A.Prieto, *_Competitive Learning, Simulated Annealing and Genetic Algorithms for Source Separation_*, Advances in Multimedia Communications, Information Processing and Education (Learning 2002). *In CD-ROM format. October 23-25, 2002. Leganés, Madrid, (Spain)*
44. P.A.Castillo, A.Prieto, A.Cañas, B.Prieto, Autoevaluación a través de Internet por medio test, Actas IX Jornadas de Enseñanza Universitaria de la Informática (Jenui'2003), Edt. Thomson Paraninfo, S.A., ISBN: 84-283-2845-5, Cádiz, 9,10 y 11 de julio 2003.
45. J.A.Padilla, M.Angueta, F.J.Fernández, A.F.Díaz, A.Cañas, A.Prieto, Optimización de una implementación JPEG teniendo en cuenta la arquitectura actual de los procesadores, IX Jornadas de Enseñanza Universitaria de la Informática, pp. 95-102, Thomson, ISBN:84-283-2845-5, Cádiz, 9, 10 y 11 de julio de 2003.
46. R.Agís, E.Ros, R.Carrillo, E.M.Ortigosa, F.J.Pelayo, A.Prieto, Implementación en FPGAs de una Plataforma de Simulación de Neuronas de Pulsos, Computación Reconfigurable & FPGAs, Artículos seleccionados de las III Jornadas de Computación Reconfigurable y Aplicaciones, pp.293-300. Madrid, 10-12 de Septiembre de 2003, Universidad Autónoma de Madrid, ISBN: 84-600-9928-8.
47. A.F.Díaz; J.Ortega; A.Cañas; F.J.Fernández; M.Angueta; A.Prieto, Interfaces para Redes de Gigabits/s, XIV Jornadas de Paralelismo, pp. 71-76. ISBN: 84-89315-34-5, Leganés, 15-17 septiembre 2003.
48. R.García, J.González, J.Ortega, M.Angueta, A.Prieto. Uso de la Consola Sony PlayStation2 como Herramienta de Docencia de Arquitectura y de Computadores, XIV Jornadas de Paralelismo, pp. 291- 296, ISBN: 84-89315-34-5, Leganés, 15-17 septiembre 2003.
49. I.Rojas, F.Rojas, O.Valenzuela, A.Prieto, Hybridization of Fuzzy Systems and Genetic Algorithm: Application to Time Series Prediction, X Conferencia de la Asociación Española para la Inteligencia Artificial, V Jornadas de Transferencia Tecnológica de Inteligencia Artificial (CAEPIA-TTIA'2003). pp. 203-211, Actas, Volumen I. Donostia-San Sebastián, 11, 12-14, noviembre 2003, Universidad del País Vasco, ISBN: 84-8373-564-4.
50. P.A.Castillo, M.G.Arenas, G.Romero, J.J.Merelo, , F.Rateb, A.Prieto, Comparación de sistemas híbridos para diseño y optimización de RNA, MAEB'04, 2004.
51. J.I. López, F. Pelayo, A. Prieto, J. Ortega; *Segmentación de Cauce del Computador Didáctico Elemental CODE-2*; Actas de las XVI Jornadas de Paralelismo, pp. 725-732, Thomson, ISBN84-9732-430-7, I Congreso Español de Informática (CEDI2005) Granada, 13-16 Septiembre 2005.
52. A.F. Díaz, J. Ortega, A. Prieto, A. Ortiz; *Análisis de la externalización de protocolos mediante simulación HDL*; Actas de las XVI Jornadas de Paralelismo, pp. 213-220, Thomson, ISBN84-9732-430-7, I Congreso Español de Informática (CEDI2005) Granada, 13-16 Septiembre 2005.
53. J.I. López, J. Díaz, F.J. Pelayo, B. del Pino, A. Prieto; *Implementación segmentada de CODE-2 en hardware reconfigurable*; Actas de las V Jornadas de Computación

Reconfigurable y Aplicaciones, JCRA2005, pp. 387-393, Thomson, ISBN84-9732-439-0, I Congreso Español de Informática (CEDI2005) Granada, 13-16 Septiembre 2005.

54. M. Anguita, F.J. Fernández, A.F. Díaz, A. Cañas, A. Prieto; *Práctica de optimización de código teniendo en cuenta la arquitectura de para primer ciclo*; Actas del Simposio Nacional de Docencia en la Informática, SINDI2005 (AENUI), pp. 145-152, Thomson, ISBN84-9732-443-9, I Congreso Español de Informática (CEDI2005) Granada, 13-16 Septiembre 2005.
55. A. Ortiz; J. Ortega; Díaz, A.F.; Prieto, A.: "Simulación de la externalización de protocolos de comunicación mediante Simics". XVII Jornadas de Paralelismo, pp.103-108, Albacete. Septiembre, 2006.
56. P. A. Castillo, A. Cañas, J.J. Castillo-Valdivieso, A. Prieto, Sistema web de detección de copias en las prácticas de programación, XII Jornadas de Enseñanza Universitaria de Informática (JENUI'2006), ISBN: 84-9732-545-1, pp. 519-526. Bilbao, 12 a 14 de julio, Universidad de Deusto, Bilbao, 12 a 14 de julio, 2006.
57. Prieto, A.; Prieto, B.; del Pino, B.: Una experiencia de flipped classroom. Actas de las XXII JENUI. Almería, 6-8 de julio 2016 ISBN: 978-84-16642-30-4, pp. 237-244.
58. Alberto Prieto. Docencia semipresencial en estructura de computadores. Jornadas de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO). V Congreso Español de Informática (CEDI2016). Salamanca, 13 a 16 de septiembre de 2016. (*Conferencia Invitada*).
59. José Manuel López, Jesús González, Alberto Prieto; Red de control, actuación y optimización de consumo eléctrico para enchufes; Jornadas de Computación Empotrada y Reconfigurable, JCER2016; V Congreso Español de Informática (CEDI2016). Salamanca, 13 a 16 de septiembre de 2016.
60. Beatriz Prieto, Juan José Escobar, Juan Carlos Gómez-López, Antonio F Díaz, Alberto Prieto. Eficiencia energética de computadores personales: un análisis comparativo. Jornadas SARTECO 2022. Universidad de Alicante, 21 a 23 septiembre 2022, pp. 417-425. doi: 10.5281/zenodo.7195878.
Pdf: <https://zenodo.org/record/7195878#.Y8BI9nbMKUk>.
61. Prieto,A., Prieto, B. (2023). Las Tecnologías de la Información y de las Comunicaciones como parte del problema y de la solución del consumo energético. Conferencia invitada. Actas de las XXIX Jornadas sobre Enseñanza Universitaria de la Informática (Granada, 5, 6 y 7 de julio de 2023) vol. 8. 2023. Páginas: 9-23;
https://aenui.org/actas/pdf/JENUI_2023_002.pdf. ISSN: 2531-060

Edición de libros y números especiales de revistas

1. Prieto (Ed.): "Artificial Neural Networks". Lecture Notes in Computer Science 540. (ISBN 3-540-54537-9, ISBN 0-387-54537-9). Springer-Verlag. 1991.
2. J.Mira, J.Cabestany, A.Prieto, (Eds.) *New Trends in Neural Computation*, Lecture Notes in Computer Science 686, ISBN 3-540-56798-4 Springer Verlag, 1993.
3. José Mira, Alberto Prieto (Eds.): *Connectionist Models of Neurons, Learning Processes and Artificial Intelligence*, Springer 2001 Lecture Notes in Computer Science ISBN 3-540-42235-8.
4. J.Mira, A.Prieto (Eds.), *Bio-Inspired Applications of Connectionism*, 2085 (848 pages), ISBN 3-540-42237-4, Springer-Verlag, June 2001
5. A.Prieto, A.Andreou (Edts), Special Issue on: *Microelectronics for Bio-Inspired Systems*, Analog Integrated Circuits and Signal Processing, Vol. 30, February 2002.

6. J.Mira, A.Prieto (Eds.), *Connectionist Models of Neurons, Learning Processes and Artificial Intelligence*, 2084, (836 pages), ISBN 3-540-42235-8, Springer Verlag, June 2001
7. C.G. Puntonet, A.Prieto, (Eds.), *Independent Component analysis and Blind Signal Separation*, 1.266 páginas, ISBN: 3-540-23056-4, Vol 3195, Springer–Verlag, 2004
8. J. Cabestany, A.Prieto, F. Sandoval, *Computacional Intelligence and Bioinspired Systems. Springer-Verlag*, Vol. 3512, ISBN 3-540-26208-3, (1.260 páginas), 2005.
9. F. Sandoval, A. Prieto, J. Cabestany, M. Graña, (Edts) *Computational and Ambient Intelligence*, Lecture Notes in Computer Science, ISSN 0302-9743, Vol. 4507, pages: 1.165, June 2007.
10. A.Prieto, J.Cabestany, F.Sandoval, (Edts.) *Computational Intelligence and Bioinspired Systems*, Neurocomputing, Vol.70, No.16-18, October 2007.
11. Joan Cabestany, Francisco Sandoval, Alberto Prieto, Juan M. Corchado: *Bio-Inspired Systems: Computational and Ambient Intelligence*, LNCS Vol. 5517, Springer, ISSN 0302-9743, 2009.
12. Joan Cabestany, Francisco Sandoval, Alberto Prieto (Guest Editors). *Computational and Ambient Intelligence*, Neurocomputing, Vol. 72, Nos. 16-18, Elsevier, ISSN 0925-2312, 2009.
13. Francisco Sandoval, Joan Cabestany, Alberto Prieto (Guest Editors). *Computational and Ambient Intelligence*, Neurocomputing, Vol. 74, No. 16; Elsevier, 2011.
14. Alberto Prieto, Francisco Sandoval y Miguel Atencia, *Advances in artificial neural networks and machine learning*. Neurocomputing Vol. 121, No. 9; Elsevier 2013.
15. Miguel Atencia, Francisco Sandoval, Alberto Prieto, *Advances in computational intelligence*, Neurocomputing Vol. 164, Elsevir 2015.
16. Francisco Sandoval, Alberto Prieto, Miguel Atencia, *Applications in Computational Intelligence*, Neurocomputing, Elsevier 2016. *Managing Guest Editor: A. Prieto*.

Capítulos de libros

1. Prieto,A.; Martin-Smith,P.; Merelo,J.J.; Pelayo,F.J.; Ortega,J.; Fernandez,F.J.; Pino,B.: "Simulation and hardware implementation of competitive learning neural networks". In: "Stastistical Mechanics Neural Networks". Lectures Notes in Physics 368. pp.189-204. Springer-Verlag (ISBN 3-540-53267-6; ISBN 0-387-53267-6). 1990.
2. Prieto,A.; Pelayo,F.J.; Ortega,J.: "Redes Neuronales Artificiales", Libro Homenaje a Safwan Al Khouri Ibrahim, pp.7-24, Universidad de Granada, ISBN 84-604-6334-6, 1993.
3. Puntonet,C.G; Rodriguez,M.; Ortega,J; Prieto,A.: "Separación de fuentes: Un algoritmo de reconstrucción de señales" *Libro Homenaje a Safwan Al Khouri Ibrahim*, pp.61-68, Universidad de Granada, ISBN 84-604-6334-6, 1993.
4. Bernier,J.L.; Lloris,A.; Ortega,J.; Prieto,A.: "Técnicas para el test de circuitos analógicos", Libro Homenaje a Safwan Al Khouri Ibrahim, pp.95-106, Universidad de Granada, ISBN 84-604-6334-6, 1993.
5. Pino, B. del; Pelayo,J.F., Prieto,A.: "Implementación VLSI de Redes Neuronales Artificiales", en *Microelectronica'92 Monografias*. A.M.Burón, J.A.Michell, J.M.Solana y J.A.Ruiz (Eds). Servicio de Publicaciones de la Universidad de Cantabria., D.L. 1993, pp.135-195, ISBN: 84-8102-043-5.

6. Merelo, J.J.; Prieto, A.: "G-LVQ, a combination of genetic algorithms and LVQ", in *Artificial neural Nets and Genetic Algorithms*, D.W. Pearson, N.C. Steele and R.F. Albrecht, Edts., pp. 92-95, Springer-Verlag, ISBN 3-211-82692-0. 1995.
7. Prieto, A.; Fernández F.J.: "Entornos de programación para redes neuronales artificiales". En: *Computación Neuronal*, S. Barro y J. Mira (Eds.), Capítulo 9, Servicio de Publicaciones e Intercambio Científico. Universidad de Santiago de Compostela. 1995.
8. C.G. Puntonet, M. Rodríguez, A. Prieto. "Blind separation of signals through a geometrical approach", in "Methodologies for the Conception, Design, and Application of Intelligent Systems", Yamakawa, T. and Matsumoto, G. (Eds.), ISBN. 981-02-2845-7, pp. 667-670 World Scientific, 1996.
9. C. Iliá Herráiz, J.J. Merelo, S. Olmeda, A. Prieto. "An individual-based model that reproduces natural distribution of species abundance and diversity". In "Artificial Life V" C.G. Langton & K. Shimohara (Edts.) Chapter 38, pp. 308-315. MIT Press. 1997. ISBN 0-262-62111-8.
10. P. A. Castillo, G. Arenas, J. G. Castellano, M. Sillero, J. J. Merelo, A. Prieto, V. Rivas, G. Romero, *Function Approximation with Evolved Multilayer Perceptrons*. Advances in Neural Networks and Applications. Artificial Intelligence Series. Nikos E. Mastorakis Editor. ISBN:960-8052-26-2, pp.195-200, World Scientific and Engineering Society Press, 2001.
11. Anguita, M.; Pelayo, F.J.; Ros, E.; Palomar, D.; Prieto, A.: "Focal-plane and Multiple Chip VLSI Approaches to CNNs", in *Cellular Neural Networks and Analog VLSI* (Edt. by L.O. Chua, G. Gulak, E. Pierzchala, A. Rodríguez-Vázquez), pp.39-51, ISBN 0-7923-8125-4, Kluwer Acad. Publ. 1998.
12. A. Prieto, "Prologo a la edición en español" en "Organización y Arquitectura de Computadores", 5ª Edc. W. Stallings, pp. XXV-XXVI, Prentice Hall, ISBN 84-205-2993-1, 2000.
13. J. Ortega, A. Prieto, "Pentium III" apendice en "Organización y Arquitectura de Computadores", 5ª Edc. W. Stallings, pp.687-700, Prentice Hall, ISBN 84-205-2993-1, 2000.
14. A. Prieto, "Prologo a la edición en español" en "Comunicaciones y Redes de Computadores", 6ª Edc. W. Stallings, pp. XXV, Prentice Hall, ISBN 84-205-2986-9, 2000.
15. J.J. Merelo, A. Prieto, F. Moran, *Optimization of Classifiers Using Genetic Algorithms*, In: *Advances in The Evolutionary Synthesis of Intelligent Agents*, M.J. Patel, V. Honavar and K. Balakrishnan (Eds.), pp. 91-108, (ISBN 0-262-16201-6), MIT Press, 2001
16. P. A. Castillo, G. Arenas, J. G. Castellano, M. Sillero, J. J. Merelo, A. Prieto, V. Rivas, G. Romero, *Function Approximation with Evolved Multilayer Perceptrons*. Advances in Neural Networks and Applications. Artificial Intelligence Series. Nikos E. Mastorakis Editor. ISBN:960-8052-26-2, pp.195-200, World Scientific and Engineering Society Press, 2001.
17. Cañas; A.F. Díaz; M. Rodríguez; J.L. Bernier; A. Prieto, *Development and Evaluation of a web-based tool to support university education and administration*, Information Society and Education: Monitoring a Revolution. Serie Sociedad de la Educación No. 9, Tomo I, pp. 473-477. (ISBN: 84-95251-77-9), 2002.
18. Pomares, H.; Rojas, I.; Prieto, A.; Gómez, F.; Cañas, A.: *A didactic environment for the study of microprogrammed processors*, Information Society and Education: Monitoring a Revolution, Serie Sociedad de la Educación No. 9, Vol. I, pp. 17-22, (ISBN: 84-95251-77-9), 2002.
19. Prieto, A.; Prieto, B.; del Pino, B.; Illeras, F.: Sinergias entre MOOC y Flipped Classroom: una experiencia" En: *Experiencia MOOC: Un enfoque hacia el aprendizaje digital, la creación de contenidos docentes y comunidades online*; M. Gea (Edt.); Editorial Universidad de Granada; pp.133-154, (2016). ISBN 978-84--338--59-3.

Monografías e informes técnicos (I+D)

1. PRIETO: "Regulación de la velocidad de motores por medio de tiristores. Aplicación al motor serie". Centro de Investigaciones Técnicas de Guipuzcoa. Ref.: EL 113-1-69. 1969.
2. A.LLORIS; A. PRIETO: "Aplicación de técnicas gráficas al diseño de circuitos." Centro de Investigaciones Técnicas de Guipúzcoa. Publicación EI 115-1-70. Julio 1970.
3. MIRO,J.; PRIETO,A.; LLORIS,A.; HITTA,C.: "Sintetizadora digital electrónica SD-2". Centro de Investigaciones Técnicas de Guipúzcoa. Publicación EL-116-70. Julio 1970.
4. PRIETO: "Concepcion, diseño y realización de un microordenador para operar con señales analogicas". Universidad de Granada. 40.76.26. Dep. Leg. 221. 1976
5. OSUNA; A. LLORIS; A. PRIETO: "Elementos de memoria multiumbrales". Edit. Dept. Electr. Univ. de Granada. Dep. Legal GR. 653. 1982.
6. J.M. IGLESIAS; A.LLORIS; A.PRIETO: "Procedimiento de síntesis automatizada para las funciones ternarias de dos variables". Edit. Univ. de Granada. Dep. Legal GR. 654. 1982.
7. A.J.COBO; A. LLORIS; A.PRIETO: "Síntesis tabular para las funciones ternarias de dos variables". Edit. Dept. Electr. Univ. de Granada. Dep. Legal Gr. 655. 1982.
8. SALVADOR; A. LLORIS; A. PRIETO: "Aplicación de la teoria del potencial probabilístico al análisis de circuitos en el dominio del tiempo". Edit. Dept. Electr. Univ. de Granada. Dep.Legal GR. 656. 1982.
9. J.C. TORRES; A. LLORIS; A.PRIETO: "Cálculo de potenciales en dieléctricos no lineales homogéneos en coordenadas cartesianas". Edit. Dept. Electr. Univ. de Granada. Dep. Legal Gr. 657. 1982.
10. F. GOMEZ; A. LLORIS; A. PRIETO; F.J. PELAYO: "Descripción y montaje de un ordenador didáctico elemental". Edit. Dept. Electr. Univ. de Granada. Dep. Legal Gr. 256. 1983.
11. F.J. PELAYO; A.PRIETO; A. LLORIS; F. GOMEZ: "Emulación e implementación de un ensamblador cruzado de un ordenador didáctico elemental". Edit. Dept. Electr. Univ.de Granada. Dep. Legal 255. 1983.
12. J.L. VALERO; A. PRIETO; A. LLORIS; J.MORALES;G. OLIVARES: "Microordenador para la determinación automática de tensiones superficiales (DATS): concepción y diseño". Edit. Dept. Electr. Univ. de Granada. Dep. Legal Gr. 387. 1985.
13. C.G. PUNTONET; A. PRIETO; A. LLORIS; F. PELAYO: "Módulos funcionales integrables multiumbrales y multivaluados en tecnología IIL". Dept. Electr. Univ. de Granada. Dep. L. GR. 39. 1986. ISBN 84-600-4233-2.
14. J.ORTEGA, A. LLORIS, A. PRIETO: "Procedimiento para la sín-tesis multiumbral de máquinas secuenciales". Monografías del Departamento de Electrónica Univ. de Granada, no. 10. Dep. L. GR-634 -1986. ISBN 84-600-4645-1.
15. A.PRIETO; J.ORTEGA: "Estructura y funcionamiento de microprocesadores". La Gioconda. Dep. Legal GR-757-87. ISBN 84-404-7904-2. 1987.
16. P.MARTIN-SMITH; A.LLORIS; A.PRIETO: "Síntesis automatizada de funciones multivaluadas: Multiplexores". Monografías del Departamento de Electrónica Univ. de Granada, no. 11. Dep. L. GR-290 -1987. ISBN 84-600-4941-8.
17. F.PELAYO; A.PRIETO; A.LLORIS: "Circuitos integrados CMOS en modo de corriente". Monografías del Departamento de Electrónica Univ. de Granada, no. 14. Dep. L.GR -1110-1989. ISBN 84-600-7182-0. 1989.

18. ORTEGA, J.; LLORIS,A.; PRIETO,A.: "Aplicación de una nueva transformada a la comprobación de circuitos digitales". Monografías del Departamento de Electrónica Univ. de Granada, no. 17. Dep. L.GR -1790-90. ISBN 84-600-7580-X. 1990.

Artículos de opinión.

- A. Prieto; "La contaminación silenciosa" (Ideal, 17/12/2020, p.24) [Enlace web](#)
- A. Prieto; "Auge de la enseñanza a distancia" (Ideal, 31/05/2020, p.28). [Enlace web](#)
- A. Prieto; "Computadores cuánticos: ¿para qué y para cuándo?"; Ideal 8/4/2019, p.17. [Enlace web](#)
- A. Prieto; "A nuevos tiempos, nuevos métodos de enseñanza"; Ideal, 12/9/2017, p. 23. [Enlace web](#)
- A. Prieto; "Un sueño alcanzable (El proyecto IFMIF-DONES)"; Ideal, 3/9/2017, p. 29. [Enlace web](#)
- A. Prieto; "Profesores eméritos: Excelencia y lujo para la Universidad de Granada". Ideal; 20/06/2016; pág. 29. [Enlace web](#)
- A. Prieto; "Seguridad aérea e informática". Ideal, 21/06/2015, pág. 35. [Enlace web](#)
- A. Prieto; "Seguridad aérea e informática", AVIADOR (Revista del Colegio Oficial de Pilotos Comerciales -COPAC); julio-septiembre 2015; pp. 16-17. [Enlace web](#).
- A. Prieto; "La huella europea en el desarrollo de las primeras máquinas de calcular y computadores". Blog El año de Turing El País 25/4/2013. [Enlace web](#)
- A. Prieto; "Innovar para salir de la crisis: Claves para generar mejor tecnología"; Ideal 6/12/2009, pags.14-15.

12. Tesis doctorales dirigidas

Ha co-dirigido un total de 29 tesis doctorales.

1. Titulo: "Automatización de una Central de Registro de Microterremotos para Redes Sísmicas Locales".
Doctorando: Gonzalo Olivares Ruiz
Directores: Alberto Prieto y Gerardo Alguacil
Realizada en: Universidad de Granada
Calificación: Apto Cum Laude
Fecha: 13 Julio 1988.
2. Titulo: "Contribución al Diseño de Circuitos Integrados Multiumbrales y Multivaluados"
Autor: Francisco Jose Pelayo Valle
Directores: Alberto Prieto y Antonio Lloris
Realizada en: Facultad de Ciencias. Universidad de Granada
Calificación: Apto Cum Laude
Fecha: 6 de Julio de 1989
3. Titulo: "Test de Circuitos Digitales Mediante Técnicas Espectrales Basadas en una Nueva Transformada"
Doctorando: Julio Ortega Lopera
Directores: Antonio Lloris y Alberto Prieto
Realizada en: Facultad de Ciencias. Universidad de Granada
Calificación: Apto Cum Laude y Premio Extraordinario de Doctorado
Fecha: 23 de Noviembre 1990
4. Titulo: "Spiral: un Sistema de Telecontrol Distribuido"
Doctorando: Francisco Gomez Mula
Realizada en: Facultad de Ciencias. Universidad de Granada
Directores: Alberto Prieto y Gonzalo Olivares
Calificación: Apto Cum Laude

- Fecha: 21 Febrero 1994
5. Título: "Nuevos Algoritmos para Separación de Fuentes"
Doctorando: Carlos García Puntonet
Realizada en: Dto. de Electrónica y Tecnología de Computadores. Universidad de Granada
Directores: Alberto Prieto y Julio Ortega
Calificación: Apto Cum Laude
Fecha: 20 de Septiembre 1994
 6. Título: "Estudio, Aplicaciones y Optimización de Algoritmos Neuronales de Cuantización Vectorial Usando Algoritmos Genéticos"
Doctorando: Juan Julian Merelo Guervós
Centro: Universidad de Granada
Directores: Alberto Prieto y Julio Ortega
Calificación: Apto Cum Laude
Fecha: Octubre 1994
 7. Título: "Implementación de Arquitecturas VLSI para Redes Neuronales Celular"
Doctorando: Mancia Anguita López
Realizada en: Departamento de Electrónica y Tecnología de Computadores. Universidad de Granada
Directores: Fco. Pelayo y Alberto Prieto
Calificación: Apto Cum Laude
Fecha: 25 Julio 1996
 8. Título: Implementación VLSI de Estructuras Neuronales Inspiradas en la Biología.
Autor: Eduardo Ros Vidal
Director: Francisco José Pelayo y Alberto Prieto
Realizada en: Departamento de Electrónica y Tecnología de Computadores. Universidad de Granada
Titulación: Doctor en Ciencias Físicas
Calificación: Apto cum laude
Fecha: 17/11/1997
 9. Título: Un Nuevo Modelo de Red Neuronal con Aprendizaje Competitivo
Autor: Pedro Jesús Martín Smith
Director: Alberto Prieto y Francisco José Pelayo
Titulación: Doctor en Ciencias Físicas
Realizada en: Dto. de Electrónica y Tecnología de Computadores. Universidad de Granada
Calificación: Apto cum laude
Fecha: 19/11/1997.
 10. Título: Possibilistic neural networks for Process Modeling.
Autor: Andreas Kanstein
Directores: Karl Gosser (Hauptreferent) y Alberto Prieto (Korreferent)
Titulación: Doktor der Ingenieurwissenschaften.
Realizada en: Fakultät für Elektrotechnik. Universität Dortmund.
Publicada en: VDE-VERLAG GmbH. Berlin. Offenbach (ISBN: 3-8007-2441-3)
Fecha: 19/6/1998.
 11. Título: Estudio cuantitativo de la tolerancia a fallos, la capacidad de generalización y nuevos algoritmos de aprendizaje para el perceptrón multicapa.
Autor: José Luis Bernier Villamor
Director: Julio Ortega y Alberto Prieto
Titulación: Doctor en Ciencias Físicas
Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
Calificación: Apto cum laude
Fecha: 25 de enero de 1999.
 12. Título: Nuevos algoritmos para separación ciega de fuentes utilizando métodos geométricos
Autor: Beatriz Prieto Campos

- Director: Carlos G.Puntonet y Alberto Prieto
 Titulación: Doctor Ingeniero Electrónico
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 15 Octubre 1999
13. Título: Una arquitectura digital VLSI para implementar mapas auto-organizativos.
 Autor: Begoña del Pino Prieto
 Director: Francisco Pelayo y Alberto Prieto
 Titulación: Doctora en Informática
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 20 de Diciembre de 1999
14. Título: Nueva metodología para el diseño automático de sistemas difusos
 Autor: Hector Pomares Cintas
 Director: Alberto Prieto e Ignacio Rojas
 Titulación: Doctor Ingeniero Electrónico
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 21 de Enero de 2000
15. Título: Optimización de perceptrones multicapa mediante algoritmos evolutivos
 Autor: Pedro Castillo
 Director: J.J. Merelo y A.Prieto
 Titulación: Doctor Ingeniero Informático
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 27 de Junio de 2000
16. Título: Entorno paralelo de modelado y simulación bajo Matlab. Aplicación a Sistemas de Visión
 Autor: Francisco Javier Fernández Baldomero
 Directores: Francisco Pelayo y Alberto Prieto
 Titulación: Doctor en Informática
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 21 de septiembre de 2001
17. Título: Comunicación eficiente en redes de área local para procesamiento paralelo en clústeres
 Autor: Antonio F. Díaz García
 Directores: Julio Ortega y Alberto Prieto
 Titulación: Doctor en Informática
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 25 de septiembre de 2001
18. Título: Nuevo procedimiento geométrico de separación ciega de fuentes basado en el particionamiento del espacio de observaciones
 Autor: Manuel Rodríguez Álvarez
 Directores: Carlos G. Puntonet y Alberto Prieto
 Titulación: Doctor en Físicas
 Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada.
 Calificación: Sobresaliente cum laude, por unanimidad
 Fecha: 18 de Diciembre de 2002.
19. Título: Visualización de espacios de búsqueda multidimensionales en computación evolutiva
 Autor: Gustavo Romero López
 Directores: Juan Julián Merelo Guervós y Alberto Prieto
 Titulación: Doctor en Informática

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Universidad de Granada.
Calificación: Sobresaliente cum laude, por unanimidad
Fecha: 24 de Enero de 2003

20. Título: Optimización de redes neuronales de funciones base radial mediante algoritmos evolutivos

Autor: Víctor Manuel Rivas Santos

Directores: Juan Julián Merelo Guervós y Alberto Prieto

Titulación: Doctor en Informática

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: Sobresaliente cum laude, por unanimidad

Fecha: 13 de Junio de 2003

21. Título: Arquitectura neuronal para reconocimiento del habla en tiempo real

Autor: Antonio Cañas Vargas

Directores: Julio Ortega y Alberto Prieto

Titulación: Doctor en Informática

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: Sobresaliente cum laude, por unanimidad

Fecha: Septiembre 2003

22. Título: Desarrollo de un sistema ADC con una precisión efectiva de 16 bits para señales de entrada de frecuencia máxima 100 KHz: Aplicación en unidades de registro de datos para vehículos de Fórmula 1

Autor: Carlos Castro Serrato

Directores: Ignacio Rojas Ruiz, Karl Göser, Alberto Prieto Espinosa

Realizada en: Infineon (Munich) y Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: (Modalidad: *Doctorado Europeo*)

Fecha: 2 de Mayo de 2006

23. Título: Estudio y caracterización con microscopías de escaneo de nano-materiales empleables en nuevas arquitecturas para memorias

Autor: Manuela Alba Bueno

Directores: Alberto Prieto Espinosa, Ignacio Rojas Ruiz, Karl Göser

Realizada en: Infineon (Munich) y Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: (Modalidad: *Doctorado Europeo*)

Fecha: 5 de Mayo de 2006

24. Título: Sistema de visión bio-inspirado multi-modal. Arquitectura de procesamiento de movimiento y visión estéreo de altas prestaciones.

Autor: Javier Díaz Alonso

Directores: Eduardo Ros Vidal, Alberto Prieto Espinosa

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: Sobresaliente cum laude por unanimidad (Modalidad: *Doctorado Europeo*)

Fecha: 21 de Julio de 2006.

25. Título: Modelos y Herramientas para Sistemas de Rehabilitación Visual

Autor: Cristián Agustín Morillas Gutiérrez

Directores: Francisco José Pelayo Valle y Alberto Prieto Espinosa

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: Sobresaliente cum laude por unanimidad

Fecha: 20 de Septiembre de 2006

26. Título: Interfaz BCI de altas prestaciones basada en la detección y procesamiento de la actividad cerebral

Autor: Miguel Ángel López Gordo

Directores: Alberto Prieto Espinosa y Francisco José Pelayo Valle

Realizada en: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada.

Calificación: Sobresaliente cum laude por unanimidad

Fecha: 26 de Marzo de 2009

- 27.
- Título: Desarrollo de un modelo bioinformático como herramienta predictiva del comportamiento y trazabilidad de células madre para la diferenciación miocárdica en base a factores de inducción exógenos
- Autor: Pablo Juan Álvarez Aránega
- Directores: Fernando Rodríguez Serrano, José Carlos Prados Salazar. Alberto Prieto Espinosa
- Realizada: Dpto. Anatomía y Embriología Humana. UGR.
- Calificación: Sobresaliente cum laude (Doctorado Europeo)
- Fecha: 24 de julio de 2009
- 28.
- Título: Arquitectura eficiente de condensación de información visual dirigida por procesos atencionales
- Autor: Sara Granados Cabeza
- Directores: Antonio Javier Díaz, Alberto Prieto y Sonia Mota.
- Realizada: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada
- Calificación: Sobresaliente cum laude (Mención internacional)
- Fecha: 11 de diciembre de 2012.
- 29.
- Título: Service Oriented Architecture For Adaptive Evolutionary Algorithms: Implementation and Applications
- Autor: Pablo García Sánchez.
- Directores: Juan Julián Merelo Guervós, Jesús González Peñalver y Alberto Prieto Espinosa.
- Realizada: Dto. de Arquitectura y Tecnología de Computadores. Univ. de Granada
- Calificación: Sobresaliente cum laude (Mención internacional)
- Fecha: 16 de junio de 2014

13. Tesinas y proyectos finales de carrera dirigidos

Tesinas

- COBO RUIZ, A.J.: "Síntesis tabular para las funciones ternarias de dos variables". 6 de Julio de 1981. Dirigida por A. LLORIS Y A. PRIETO. Universidad de Granada.
- IGLESIAS PEREZ, J.M.: "Procedimiento de síntesis automatizada para las funciones ternarias de dos variables". 4 de Noviembre de 1982. Dirigida por A. LLORIS y A. PRIETO. Universidad de Granada.
- OSUNA FERRER, A.: "Elementos de memoria multiumbrales". 17 de Diciembre de 1982. Dirigida por A. LLORIS y A. PRIETO. Universidad de Granada.
- SALVADOR SANCHEZ, A.: "Aplicación de la teoría del potencial probabilístico al análisis de circuitos lineales en el dominio del tiempo". Dirigida por A. LLORIS y A. PRIETO. 17 de Diciembre de 1982. Universidad de Granada.
- TORRES CANTERO, J.C.: "Cálculo de potenciales en dieléctricos no lineales". Dirigida por A. LLORIS y A. PRIETO. 17 de Diciembre de 1982. Universidad de Granada.
- GOMEZ MULA, F.: "Diseño y montaje de un ordenador didáctico elemental". Dirigida por A. PRIETO y A. LLORIS. 6 de Julio de 1983. Universidad de Granada.
- PELAYO VALLE, F.J.: "Realización de un simulador y un ensamblador para un ordenador didáctico elemental". Dirigida por A. PRIETO y A. LLORIS. 6 de Julio de 1983. Universidad de Granada.
- VALERO PALOMARES, J.L.: "Microordenador para la determinación automática de tensiones superficiales (DATS)". Dirigida por A. PRIETO y A. LLORIS. Universidad de Granada. 1985.
- GARCIA PUNTONET, C.: "Nuevos circuitos lógicos, integrables no binarios, en tecnología IIL". Dirigida por A. PRIETO y A. LLORIS. Febrero de 1986. Universidad de Granada.
- ORTEGA LOPERA, J.: "Síntesis multiumbral de autómatas autónomos sin lógica combinacional". Dirigida por A. LLORIS y A. PRIETO. Junio de 1986. Universidad de Granada.
- J.J. MERELO: "Diseño e implementación de un lenguaje para procesamiento simbólico de polinomios". Tesina dirigida por A. PRIETO. 23 de junio 1989. Universidad de Granada.

Trabajos fin de carrera Ingeniero Electrónico

- Héctor Pomares Cintas; "Diseño e implementación de un entorno software y hardware para sistemas microprogramables". (MATRICULA HONOR). Curso 95/96
- Manuel Schaffner; " Estudio, diseño y realización de un regulador Fuzzy para el control de nivel en un tanque líquido". (SOBRESALIENTE). Curso 95/96
- Eduardo Ros Vidal; " Diseño y realización VLSI de una arquitectura ART". (MATRICULA HONOR). Curso 95/96
- José A. Gázquez Parra; "Modem de 9600 Baudios via radio". (SOBRESALIENTE). Curso 95/96
- Daniel González Castro; " Concepción y diseño de un nuevo ordenador didáctico elemental (N.O.D.E.)". (SOBRESALIENTE). Curso 95/96
- Pedro Andanuche Ayala ; " Sintetizador MIDI aditivo". (SOBRESALIENTE). Curso 96/97
- Antonio Ortega Morales; "Diseño de un simulador de algoritmos de tiempo real". (SOBRESALIENTE). Curso 96/97
- Martín Lanzas Viedma; "Creación de un controlador difuso auto-organizativo analógico en tecnología CMOS". (SOBRESALIENTE). Curso 97/98
- José Javier del Río López; "Implementación de un sistema de control difuso auto-organizativo" (SOBRESALIENTE). Curso 97/98
- Miguel Jiménez Olivares; "Sensores electrónicos integrados para el procesamiento de movimiento en tiempo real" (SOBRESALIENTE). Curso 97/98
- David Jiménez Olivares; "Aplicación de algoritmos genéticos en el desarrollo e implementación CMOS de sistemas basados en lógica difusa" (SOBRESALIENTE). Curso 97/98
- Francisco Javier Ramos Peñuela; "Mathematica analysis and automation of circuit design via Mathcad" (SOBRESALIENTE). Curso 97/98
- José Cortés Díaz; "Aplicación de la normativa IEE694 al repertorio de instrucciones de un microprocesador Pentium" (SOBRESALIENTE). Curso 99/00
- Rafael López Santiago; "Control ambiental de una sala de fiestas" (SOBRESALIENTE). Curso 99/00
- Miguel Ángel Rodríguez Minero; "Conexión de oficinas bancarias con equipo central a través de red frame-relay" (NOTABLE). Curso 99/00
- Pedro González Espínola; "Diseño de un sistema de separación ciega de señales" (SOBRESALIENTE). Curso 97/98
- Juan M. Pascual Gaspar; "Desarrollo de un sistema para acceso a base de datos en entorno internet (wizard php-mysql)" (NOTABLE). Curso 00/01.
- Enrique Ramírez Rodríguez; "Diseño VHDL e implementación con plds de un computador didáctico elemental" (SOBRESALIENTE). Curso 00/01.
- Antonio Martínez Alvarez; "Diseño de un entorno integrado de desarrollo con emulador y compilador cruzado par el computador CODE-2" (SOBRESALIENTE). Curso 01/02.
- Guillermo Botella Juan; "Estudio e implementación de modelo de visión artificial bio-inspirado ". (SOBRESALIENTE). Curso 01/02.
- Antonio J. Díaz Alonso; "Prototipo hardware de CODE-2 ". (SOBRESALIENTE). Curso 01/02.
- Beatriz Aparicio del Moral; "Predicción de series temporales utilizando sistemas de inteligencia artificial". (SOBRESALIENTE). Curso 01/02.
- Gerardo Benítez Gómez; "Programador de riego Agrícola". (SOBRESALIENTE). Curso 01/02.
- M^a José Sánchez Martínez; "Event driven simulation of pulse coupled neural network with dynamic synapses". (SOBRESALIENTE). Curso 01/02.
- Miguel Cubero Serrano; "Gestión de base de datos SQL con distintas tecnologías JAVA: Servlets + Html y Swing + JDBC". (NOTABLE). Curso 01/02.
- Ángel Díaz Rodríguez; "Arquitecturas de computación basadas en dispositivos de puntos cuánticos". (SOBRESALIENTE). Curso 02/03.
- Estanislao Aguayo Navarrete; "Plataforma de comunicaciones via radio para el desarrollo de aplicaciones multirrobot". (NOTABLE). Curso 02/03.
- Jose Tomás García Sánchez; "Gestión y mantenimiento de una empresa: aplicación de comercio electrónico" (SOBRESALIENTE). Curso 02/03.

- Adela Martínez Venegas; "Design of a high sensitive onchip voltage and current sensor usable for measurement below ground voltage and related test structures" (NOTABLE). Curso 03/04.
- Víctor Méndez Podadera; "Automatización de una central eléctrica". (SOBRESALIENTE). Curso 03/04.
- Laura Gutiérrez Jaímez; "Diseño en Hardware reconfigurable de una red neuronal basada en funciones radiales". (SOBRESALIENTE). Curso 03/04.

Proyectos Fin de Carrera de Ingeniero Informático

- Pedro David Reyes García "Design and development of a video object segmentation method based on background subtraction"; Directores: Prof. Alberto Prieto, Prof. Volker hahn; Technische Universität Darmstadt, 16 Octubre 2002.
- Miguel Ángel Arcos del Valle, "Diseño de un vision panorámica con monitor múltiple. Director: Alberto Prieto, julio 2006.
- Juan José Lázaro Suárez, "Control automático de productos deteriorados en una línea de producción industrial". Director: Alberto Prieto, 18 de julio 2013.

15. Transferencia de tecnología y relaciones con empresas

Ha sido promotor e IP de numerosos contratos y convenios con empresas, labor que se inició en 1988 con la empresa Fujitsu, y entre los que cabe destacar el proyecto AmiVital (CENIT; 2007 a2010) con una dotación para la participación de la UGR de 768.228 €, siendo una de las de mayor envergadura obtenida por la UGR en toda su historia (Empresa telefónica I+D y TELVENT)

Contratos de I+D+i

- Contrato de investigación con Fujitsu España, S.A. sobre "Arquitecturas Avanzadas con Microprocesadores". 3.240.000 ptas/año. 1 Abril 1988 a 31 de Marzo de 1992. Tutor del Proyecto (3,3 años)
- Programa de cooperación Universidad-Empresa en Electrónica y Tecnologías de la Información (Convenio INISEL-UNED), apartado de Electrónica Digital y Microprocesadores (800.000 ptas.). 1990. Responsable del Proyecto en Granada.
- "Características estructurales y tecnológicas de computadores"; Contrato de I+D Data General, A.Prieto, J.Ortega,(210.000 ptas.) Fund. Empresa - Unv. de Granada. Octubre 1996.
- Contrato con Prentice Hall para la realización del Apéndice C del libro "Organización y Arquitectura de Computadores" (Autor: Stallings, W.; Editorial: Prentice Hall). Título: Pentium III (coautor: Prof. Julio Ortega). (14 págs.).
- Contrato con CIATESA (a través de la OTRI de la Universidad de Granada) como investigador principal de 3 módulos del proyecto CANS: "Cooling Area Network System" (36.200 euros). 7 de Mayo a 7 de Septiembre de 2006.
- Contrato con Telvent-Abengoa para desarrollar el proyecto Plataforma Tecnológica Común para Unidad Terminal remota (UTR), junto con la Asociación para la Investigación y Cooperación Industrial de Andalucía y el CSIC (Centro Nacional de Microelectrónica). (Equipo Universidad de Granada: 2006: 50.500 €; previsto 2007: 128.500 €). Agosto 2006 a diciembre 2007.
- Contrato con Telefónica I+D (OTRI-2401) para desarrollar el proyecto: TELEADM: Teleasistencia avanzada domótica y multimedia, Total del proyecto: 95.000 €, Investigador principal: G. Olivares. Del 01-04-2007 al 31-05-2008 (investigador)

- Contrato con Telefónica I+D (OTRI-2411) para desarrollar el proyecto: eQuirófano: Entorno Colaborativo Multimedia (eQECM), Total del proyecto: 103.700,00 €, Investigador principal: E.Ros. Del 01-04-2007 al 31-05-2008 (investigador)
- Contrato con Telefónica I+D (OTRI-2401) para desarrollar el proyecto: ATICA: Arquitectura de Tecnologías de Comunicaciones Inalámbricas para la mejora de la calidad Asistencial en la Sanidad, Total del proyecto: 48.000 €, Investigador principal: E.Ros. Del 01-04-2007 al 31-12-2007 (investigador).
- Proyecto CENIT2007-1010, OTRI-2491 (TID). Contrato con Telefónica I+D para desarrollar el proyecto AmIVital: Entorno personal digital para la salud y el bienestar. Importe del contrato: 536.228 €. Investigador principal: A.Prieto. Del 01-04-2007 al 31-12-2010 (Investigador principal)
- Proyecto CENIT2007-1010 (Telvent) Contrato con Telvent para desarrollar el proyecto AmIVital: Entorno personal digital para la salud y el bienestar. Importe del contrato: 250.000,00€. Investigador principal: A.Prieto. Del 01-04-2007 al 31-12-2010 (Investigador principal)
- Contrato con Fase20 (Viajes Genil S.A.), dentro del programa de incentivos de la Consejería de Innovación Ciencia y Empresa de la Junta de Andalucía, PLAGESCO: Concepción e implementación de plataforma servicios avanzados de gestión de congresos, JA-IDEA-4SU0140516; OTRI2624; 47.500,00€ del 28-06-2009 al 1-10-2009 (Investigador principal)
- SGS ICS Ibérica. Evaluación y certificación de Proyecto de I+D+i. Experto Técnico. 450,00€ Contrato marco de la OTRI-UGR. Noviembre 2014, marzo 2016, diciembre 2016 y diciembre 2017 y octubre 2021.
- DNV Business Assurance Spain, S.L.U. Evaluación y certificación de Proyecto de I+D+i. Experto Técnico. Noviembre 2019, octubre 2021, junio 2022, abril 2023, noviembre 2023 y noviembre 2'023.

Patentes:

Autores:	Olivares Ruíz, Gonzalo; Gómez, F.; Gázquez, J.A.; Prieto, A.
Título:	Red de telemedida y telecontrol para la supervisión de redes de abastecimiento de agua.
Registro:	n1 9001967 y PCT/ES/910045
Entidad titular:	Universidad de Granada
Países:	España (1990) 9001967, Europa (1991) PCT/ES/91/0045
Patente en explotación por:	Patente en explotación (desde 1990) en la actualidad por la empresa: INGENIERÍA Y CONTROL REMOTO S.A. (ICR)
Fecha:	1990

Autores:	Miguel Angel López Gordo, Francisco Pelayo Valle, Alberto Prieto Espinosa, Eduardo Madrid Cañadas, Eduardo Fernández Jover
Título:	Sistema para la comunicación y rehabilitación de sujetos en estado de consciencia disminuida
Registro:	P2008-01687. 201191400000424
Entidad titular:	Universidad de Granada
Países:	España
Patente en explotación por:	
Fecha:	10/03/2011

Autores:	Delgado Pérez, Juan Ramón; Aránega Jiménez, Antonia; Prados Salazar, José Carlos; Caba Pérez, Octavio; Melguizo Alonso, Consolación; Rodríguez Serrano, Fernando; Ortiz Quesada, Raúl; Vélez Fernández, María Celia; Rojas Ruiz, Ignacio; Prieto Espinosa, Alberto; Pérez Florido, Javier.
Título:	Method for obtaining data that can be used for the diagnosis, prognosis and prediction of response to the treatment of Pancreatic Adenocarcinoma
Registro:	WO/2014/076342, PCT/ES2013/070786
Entidad titular:	Universidad de Granada, Universidad de Jaén, Servicio Andaluz de Salud
Países:	España
Patente en explotación por:	
Fecha:	P201231761; 14.11.2012 ES

Caba, O., Ortiz, R., Álvarez, P., C Prados, J., Melguizo, C., Hita, F., Rojas, I., Pérez-Florido, J., Prieto, A., Aránega, A., 2012. Patented biomarkers of peripheral blood for the early detection of cancer. <i>Recent Patents on Biomarkers</i> 2, 17–28.

Traducciones

Por encargo de la Editorial Dunod (de francés a castellano):

- BOULAYE, G.: "La Microprogrammation".

Por encargo de McGraw-Hill (de inglés a castellano):

- FOX, A.; FOX, D.: "BASIC básico" McGraw-Hill. 198. ISBN: 84-85240-75-8.
- SIKONOWIZ, W.: "Guide to the personal computer" 1983.
- SKIER, K.: "Top-Down BASIC for the TRS-80 Color Computer". 1983.
- PHILLIPS, G.: "Programming the Dragon for Games and Graphics". 1983.
- STEWART, G.: "The C-64 Program Factory". 1985.
- STEWART, G.: "The Apple Program Factory". 1984.
- O'KEEFFE, L.: "Integrated Spreadsheet Software". 1984.
- MELVIN L. PRUEITT: "Art and the Computer". 1985.
- SEYBOLD, P.B.; O'KEEFFE, L.: "Integrated spreadsheet software". 1985.
- BARNES, L.: "Introducing dBASE II". 1985.
- HAYES, J.P.: "Digital System Design and Microprocessors". 1986.
- CRAMER, W.; KANE, G.: "68000 Microprocessor Handbook". 2th Edt. 1987.
- BARAS, E.: "Guide to using Lotus 1-2-3". 2nd. Edt. 1986.
- KRUMM, R.: "The power of: WordPerfect 4.2". 1987.
- LESSER, M.L.: "Using the Microsoft Business BASIC Compiler on the IBM PC". 1988.
- FOSTER, D.: "Inside IBM PS/2". 1988.
- JAMSA, K.: "DOS: Power User's Guide". 1989.
- HOFFMAN, P.: "MicroSoft Word made easy" (Word 5). 1990.

Coordinación y/o revisión técnica de las siguientes traducciones (de inglés al castellano)

- STALLINGS, W.: "Computer Organization and Architecture. Designing for Performance (Fourth Edition)" Ed. Prentice Hall, 1996
- STALLINGS, W.: "Data & Computer Communications", 5th Edt. Prentice Hall, 1997.
- GAJSKI, D.D.: "Principles of Digital Design", Ed. Prentice Hall, 1997.
- STALLINGS, W.: "Computer Organization and Architecture. Designing for Performance (Fifth Edition)" Ed. Prentice Hall, 1999.
- STALLINGS, W.: "Data and Computer Communications", 6th Edt. Prentice Hall, 2000.
- LEÓN-GARCÍA, A.; WIDJAJA, I.: "Communication Networks", McGraw-Hill; 2002.
- FOROUZAN, B.A.: "Data Communications and Networking", McGraw-Hill, 2002.
- HAMACHER, C.; VRANESIC, ZAKY, S.: "Computer Organization", McGraw-Hill, 5th Edt.
- CARTER, N.: "Computer Architecture", SCHAUM'S, McGraw-Hill, 2004.

- STALLINGS, W. "Computer Organization and Architecture. Designing for Performance (Seventh Edition)" Ed. Prentice Hall, 2006.
- BROOKSHEAR, J.; SMITH, D.T.; BRYLOW, D.: "Computer Science: and overview", 11th Edt., 2012, Ed. Pearson, 2012.

Peritajes.

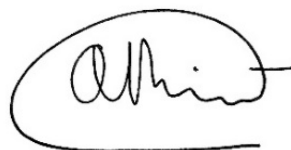
Ha desarrollado distintos peritajes informáticos de carácter judicial, a petición de Juzgados o empresas:

- Informe pericial solicitado por el Juzgado de Primera Instancia Número 6 de Granada, acerca del Procedimiento nº 129/2001, sobre diligencias preliminares solicitadas por Berner Montajes y Fijaciones, S.L. sobre su demandada Componentes para Taller, S.L. Granada, 23 de Mayo 2001
- Informe pericial jurídico-informático solicitado por el Juzgado de Instrucción nº 3 de Granada, en Diligencias Previas, Procedimiento 4074/98, Granda, Julio 2002.
- Informe pericial Informático solicitado por Jofra Nerei, S.L. sobre incumplimiento de servicios de consultaría contratados a TEQ Riverland, S.L. (Realizado a solicitud de la Asociación de Técnicos Informáticos –ATI), Granada, Febrero 2004.
- Auditoria solicitada por Jofra Nerei, S.L. (New World) sobre implementación de sistema SAP, Granada, octubre 2008.
- Informe pericial informático sobre acusación de delitos informáticos, Procedimiento Abreviado nº 152/2016, diligencias previas realizadas en el Juzgado de Instrucción Nº 1 (3810/2014) y resueltas en el Juzgado de lo Penal Nº 1 de Granada, (Juicio Oral de 21/6/2018).

Divulgación Científica y Tecnológica

Además de las actividades descritas anteriormente de vídeos didácticos (en Sección 3) y artículos en prensa (en Sección 11):

- Comisario de la exposición permanente 'La evolución de los computadores en la UGR: un viaje por la historia de la informática' inaugurada el 14 de noviembre 2022 en la Sala de Exposiciones del Campus de Ciencias de la Salud de Granada.
<https://patrimonio.ugr.es/bien-inmaterial/centro-de-calculo-ugr/>
<https://www.canalsurmas.es/videos/63658-tesis-08012023/>



Alberto Prieto Espinosa